

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>1.08.110</u>	AMD	<u>456</u>	2	<u>8.25</u>	ADD	<u>68</u>	1
<u>1.16.050</u>	AMD	<u>19</u>	2	<u>9.40.130</u>	AMD	<u>218</u>	62
<u>1.16.050</u>	AMD	<u>61</u>	2	<u>9.41.250</u>	AMD	<u>379</u>	1
<u>1.20</u>	ADD	<u>137</u>	1	<u>9.46.0209</u>	AMD	<u>452</u>	1
<u>1.20</u>	ADD	<u>224</u>	1	<u>9.46.070</u>	AMD	<u>206</u>	1
<u>1.20</u>	ADD	<u>351</u>	1	<u>9.46.36001</u>	AMD	<u>321</u>	1
<u>2</u>	ADD	<u>364</u>	1-4 6-8	<u>9.68A</u>	ADD	<u>368</u>	4,5,7
				<u>9.68A.001</u>	AMD	<u>368</u>	1
<u>2.06</u>	ADD	<u>34</u>	2	<u>9.68A.100</u>	AMD	<u>368</u>	2
<u>2.06.040</u>	AMD	<u>34</u>	1	<u>9.68A.105</u>	AMD	<u>368</u>	11
<u>2.08.065</u>	AMD	<u>95</u>	1	<u>9.68A.110</u>	AMD	<u>368</u>	3
<u>2.14.100</u>	AMD	<u>108</u>	1	<u>9.91.110</u>	REP	<u>377</u>	12
<u>2.14.110</u>	AMD	<u>108</u>	2	<u>9.94A</u>	ADD	<u>368</u>	10
<u>2.53</u>	ADD	<u>496</u>	306	<u>9.94A.515</u>	REMD	<u>199</u>	10
<u>2.56.030</u>	REMD	<u>496</u>	302	<u>9.94A.515</u>	REMD	<u>368</u>	14
<u>2.56.180</u>	AMD	<u>496</u>	202	<u>9.94A.525</u>	REMD	<u>116</u>	1
<u>3.62.060</u>	AMD	<u>46</u>	3	<u>9.94A.525</u>	REMD	<u>199</u>	8
<u>3.66.020</u>	AMD	<u>46</u>	1	<u>9.94A.533</u>	REMD	<u>368</u>	9
<u>3.66.040</u>	AMD	<u>46</u>	2	<u>9.94A.535</u>	AMD	<u>377</u>	10
<u>4.16.040</u>	AMD	<u>124</u>	1	<u>9.94A.537</u>	AMD	<u>205</u>	2
<u>4.20.020</u>	AMD	<u>156</u>	29	<u>9.94A.637</u>	AMD	<u>171</u>	1
<u>4.20.060</u>	AMD	<u>156</u>	30	<u>9.94A.728</u>	AMD	<u>483</u>	304
<u>4.24</u>	ADD	<u>174</u>	1,2	<u>9.94A.734</u>	AMD	<u>199</u>	9
<u>4.84.010</u>	AMD	<u>121</u>	1	<u>9.94A.737</u>	AMD	<u>483</u>	305
<u>5</u>	ADD	<u>196</u>	1	<u>9.95.003</u>	AMD	<u>362</u>	1
<u>5.60.060</u>	REMD	<u>472</u>	1	<u>9.95.011</u>	AMD	<u>363</u>	1
<u>6.13.030</u>	AMD	<u>429</u>	1	<u>9.95.420</u>	AMD	<u>363</u>	2
<u>6.13.080</u>	AMD	<u>429</u>	2	<u>9.95.435</u>	AMD	<u>363</u>	3
<u>6.13.090</u>	AMD	<u>429</u>	3	<u>9.96.050</u>	AMD	<u>171</u>	2
<u>6.15.020</u>	REMD	<u>492</u>	1	<u>9.96.050</u>	AMD	<u>363</u>	4
<u>6.17.160</u>	AMD	<u>37</u>	1	<u>9A.04.110</u>	AMD	<u>79</u>	3
<u>7.48.305</u>	REMD	<u>331</u>	2	<u>9A.36.021</u>	AMD	<u>79</u>	2
<u>7.48.310</u>	AMD	<u>331</u>	3	<u>9A.44.010</u>	AMD	<u>20</u>	3
<u>7.70.060</u>	AMD	<u>259</u>	3	<u>9A.44.050</u>	AMD	<u>20</u>	1
<u>7.70.065</u>	AMD	<u>156</u>	11	<u>9A.44.100</u>	AMD	<u>20</u>	2
<u>7.70.100</u>	AMD	<u>119</u>	1	<u>9A.46.110</u>	AMD	<u>201</u>	1
<u>7.90</u>	ADD	<u>55</u>	2	<u>9A.48.020</u>	AMD	<u>218</u>	63
<u>7.90.005</u>	AMD	<u>212</u>	1	<u>9A.56</u>	ADD	<u>199</u>	2,5,18
<u>7.90.020</u>	AMD	<u>55</u>	1	<u>9A.56</u>	ADD	<u>393</u>	1
<u>7.90.030</u>	AMD	<u>212</u>	2	<u>9A.56.030</u>	AMD	<u>199</u>	3
<u>7.90.110</u>	AMD	<u>212</u>	3	<u>9A.56.040</u>	AMD	<u>199</u>	4
<u>8.04</u>	ADD	<u>68</u>	2	<u>9A.56.070</u>	AMD	<u>199</u>	16
<u>8.08</u>	ADD	<u>68</u>	3	<u>9A.56.096</u>	AMD	<u>199</u>	17
<u>8.12</u>	ADD	<u>68</u>	4	<u>9A.56.150</u>	AMD	<u>199</u>	6
<u>8.12.530</u>	AMD	<u>68</u>	7	<u>9A.56.160</u>	AMD	<u>199</u>	7
<u>8.16</u>	ADD	<u>68</u>	5	<u>9A.84.030</u>	AMD	<u>2</u>	1
<u>8.20</u>	ADD	<u>68</u>	6	<u>9A.88.070</u>	AMD	<u>368</u>	13

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>9A.88.120</u>	AMD	<u>368</u>	12	<u>13.40.0357</u>	AMD	<u>199</u>	11
<u>9A.88.140</u>	AMD	<u>368</u>	8	<u>13.40.160</u>	REMD	<u>199</u>	14
<u>10.01</u>	ADD	<u>367</u>	1	<u>13.40.210</u>	AMD	<u>199</u>	13
<u>10.01.160</u>	AMD	<u>367</u>	3	<u>13.40.210</u>	AMD	<u>203</u>	1
<u>10.31</u>	ADD	<u>375</u>	2	<u>15</u>	ADD	<u>181</u>	1-8
<u>10.58</u>	ADD	<u>202</u>	1	<u>15.13</u>	ADD	<u>335</u>	5-8
<u>10.77</u>	ADD	<u>375</u>	3-5	<u>15.13.250</u>	AMD	<u>335</u>	1
<u>10.77.090</u>	REP	<u>375</u>	17	<u>15.13.260</u>	AMD	<u>335</u>	2
<u>10.101.080</u>	AMD	<u>59</u>	1	<u>15.13.265</u>	AMD	<u>335</u>	3
<u>11</u>	ADD	<u>475</u>	7-18	<u>15.13.270</u>	AMD	<u>335</u>	4
<u>11.02.005</u>	AMD	<u>475</u>	1	<u>15.13.340</u>	AMD	<u>335</u>	9
<u>11.04.015</u>	AMD	<u>156</u>	27	<u>15.13.370</u>	AMD	<u>335</u>	10
<u>11.05.010</u>	REP	<u>475</u>	6	<u>15.13.390</u>	AMD	<u>335</u>	11
<u>11.05.020</u>	REP	<u>475</u>	6	<u>15.13.400</u>	AMD	<u>335</u>	12
<u>11.05.030</u>	REP	<u>475</u>	6	<u>15.13.420</u>	AMD	<u>335</u>	13
<u>11.05.040</u>	REP	<u>475</u>	6	<u>15.13.430</u>	AMD	<u>335</u>	14
<u>11.05.050</u>	REP	<u>475</u>	6	<u>15.13.440</u>	AMD	<u>335</u>	15
<u>11.05.900</u>	REP	<u>475</u>	6	<u>15.13.455</u>	AMD	<u>335</u>	16
<u>11.05.910</u>	REP	<u>475</u>	6	<u>15.13.470</u>	AMD	<u>335</u>	17
<u>11.07.010</u>	AMD	<u>156</u>	13	<u>15.13.490</u>	AMD	<u>335</u>	18
<u>11.07.010</u>	AMD	<u>475</u>	2	<u>15.64.050</u>	AMD	<u>122</u>	1
<u>11.12.260</u>	AMD	<u>475</u>	3	<u>15.64.050</u>	AMD	<u>522</u>	947
<u>11.24.010</u>	AMD	<u>475</u>	4	<u>15.65.055</u>	REP	<u>181</u>	9
<u>11.28.120</u>	AMD	<u>156</u>	28	<u>15.65.610</u>	REP	<u>234</u>	102
<u>11.94.010</u>	AMD	<u>156</u>	31	<u>15.66.025</u>	REP	<u>181</u>	9
<u>11.94.080</u>	AMD	<u>156</u>	14	<u>15.66.270</u>	AMD	<u>234</u>	100
<u>11.96A.150</u>	AMD	<u>475</u>	5	<u>15.89.070</u>	AMD	<u>211</u>	1
<u>12.04.130</u>	AMD	<u>46</u>	4	<u>15.110.005</u>	RECD	<u>348</u>	502
<u>13.32A.200</u>	AMD	<u>213</u>	1	<u>15.110.010</u>	AMD	<u>348</u>	301
<u>13.34</u>	ADD	<u>409</u>	1,2	<u>15.110.010</u>	RECD	<u>348</u>	502
<u>13.34</u>	ADD	<u>410</u>	6	<u>15.110.020</u>	AMD	<u>348</u>	302
<u>13.34</u>	ADD	<u>411</u>	2	<u>15.110.020</u>	RECD	<u>348</u>	502
<u>13.34</u>	ADD	<u>413</u>	1	<u>15.110.030</u>	RECD	<u>348</u>	502
<u>13.34.025</u>	AMD	<u>410</u>	2	<u>15.110.040</u>	AMD	<u>348</u>	303
<u>13.34.060</u>	AMD	<u>413</u>	3	<u>15.110.040</u>	RECD	<u>348</u>	502
<u>13.34.062</u>	AMD	<u>409</u>	5	<u>15.110.050</u>	AMD	<u>348</u>	305
<u>13.34.062</u>	AMD	<u>413</u>	4	<u>15.110.050</u>	RECD	<u>348</u>	502
<u>13.34.065</u>	AMD	<u>413</u>	5	<u>15.110.060</u>	RECD	<u>348</u>	502
<u>13.34.110</u>	AMD	<u>220</u>	9	<u>15.110.900</u>	RECD	<u>348</u>	502
<u>13.34.130</u>	AMD	<u>412</u>	2	<u>15.110.901</u>	RECD	<u>348</u>	502
<u>13.34.130</u>	AMD	<u>413</u>	6	<u>16</u>	ADD	<u>238</u>	1-9
<u>13.34.136</u>	AMD	<u>413</u>	7	<u>16.36</u>	ADD	<u>71</u>	1,3,4,8
<u>13.34.138</u>	AMD	<u>410</u>	1	<u>16.36.010</u>	AMD	<u>71</u>	5
<u>13.34.138</u>	AMD	<u>413</u>	8	<u>16.36.050</u>	AMD	<u>71</u>	2
<u>13.34.145</u>	AMD	<u>413</u>	9	<u>16.36.092</u>	RECD	<u>71</u>	8
<u>13.34.200</u>	AMD	<u>413</u>	2	<u>16.52.011</u>	AMD	<u>376</u>	2
<u>13.40</u>	ADD	<u>199</u>	12,15	<u>16.52.207</u>	AMD	<u>376</u>	1

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>18</u>	ADD	<u>70</u>	1-10	<u>18.74.073</u>	AMD	<u>98</u>	9
<u>18</u>	ADD	<u>253</u>	1-11	<u>18.74.090</u>	AMD	<u>98</u>	10
<u>18</u>	ADD	<u>269</u>	1-13	<u>18.74.120</u>	AMD	<u>98</u>	11
			18	<u>18.74.130</u>	AMD	<u>98</u>	12
<u>18</u>	ADD	<u>435</u>	1-10	<u>18.74.150</u>	AMD	<u>98</u>	13
<u>18.20</u>	ADD	<u>162</u>	1,2	<u>18.74.160</u>	AMD	<u>98</u>	14
<u>18.22.015</u>	AMD	<u>273</u>	28	<u>18.74.170</u>	AMD	<u>98</u>	15
<u>18.27</u>	ADD	<u>436</u>	11	<u>18.85.343</u>	REP	<u>256</u>	22
<u>18.27.010</u>	AMD	<u>436</u>	1	<u>18.88A.085</u>	AMD	<u>361</u>	9
<u>18.27.020</u>	AMD	<u>436</u>	2	<u>18.92</u>	ADD	<u>235</u>	2
<u>18.27.030</u>	AMD	<u>436</u>	3	<u>18.92.013</u>	AMD	<u>235</u>	5
<u>18.27.040</u>	AMD	<u>436</u>	4	<u>18.92.015</u>	AMD	<u>235</u>	1
<u>18.27.080</u>	AMD	<u>436</u>	5	<u>18.92.021</u>	AMD	<u>235</u>	3
<u>18.27.090</u>	AMD	<u>436</u>	6	<u>18.92.030</u>	AMD	<u>235</u>	4
<u>18.27.104</u>	AMD	<u>436</u>	7	<u>18.92.140</u>	AMD	<u>235</u>	6
<u>18.27.114</u>	AMD	<u>436</u>	8	<u>18.92.145</u>	AMD	<u>235</u>	7
<u>18.27.200</u>	AMD	<u>436</u>	9	<u>18.108</u>	ADD	<u>272</u>	2
<u>18.27.210</u>	AMD	<u>436</u>	10	<u>18.108.010</u>	AMD	<u>272</u>	1
<u>18.27.230</u>	AMD	<u>436</u>	12	<u>18.108.100</u>	REP	<u>165</u>	3
<u>18.27.240</u>	AMD	<u>436</u>	13	<u>18.108.210</u>	AMD	<u>165</u>	2
<u>18.27.250</u>	AMD	<u>436</u>	14	<u>18.130.040</u>	AMD	<u>70</u>	11
<u>18.27.270</u>	AMD	<u>436</u>	15	<u>18.130.040</u>	AMD	<u>253</u>	13
<u>18.27.290</u>	AMD	<u>436</u>	16	<u>18.130.040</u>	AMD	<u>269</u>	17
<u>18.27.310</u>	AMD	<u>436</u>	17	<u>18.130.070</u>	AMD	<u>273</u>	23
<u>18.29</u>	ADD	<u>269</u>	14	<u>18.140.160</u>	AMD	<u>256</u>	1
<u>18.29</u>	ADD	<u>270</u>	3	<u>18.140.175</u>	REP	<u>256</u>	22
<u>18.29.056</u>	AMD	<u>270</u>	1	<u>18.165.170</u>	AMD	<u>256</u>	8
<u>18.29.220</u>	AMD	<u>270</u>	2	<u>18.170</u>	ADD	<u>306</u>	2
<u>18.32.030</u>	AMD	<u>269</u>	15	<u>18.170.010</u>	AMD	<u>154</u>	1
<u>18.32.0351</u>	AMD	<u>269</u>	16	<u>18.170.010</u>	AMD	<u>306</u>	1
<u>18.35.040</u>	AMD	<u>271</u>	1	<u>18.170.020</u>	AMD	<u>154</u>	2
<u>18.43.020</u>	AMD	<u>193</u>	2	<u>18.170.100</u>	REP	<u>306</u>	3
<u>18.43.040</u>	AMD	<u>193</u>	1	<u>18.170.180</u>	AMD	<u>256</u>	9
<u>18.57.005</u>	AMD	<u>273</u>	27	<u>18.180</u>	ADD	<u>121</u>	2
<u>18.57A</u>	ADD	<u>264</u>	2	<u>18.185.110</u>	AMD	<u>256</u>	2
<u>18.71.017</u>	AMD	<u>273</u>	26	<u>18.185.120</u>	AMD	<u>256</u>	3
<u>18.71.0195</u>	AMD	<u>273</u>	24	<u>18.220.040</u>	AMD	<u>256</u>	5
<u>18.71A</u>	ADD	<u>264</u>	3	<u>18.220.050</u>	AMD	<u>256</u>	7
<u>18.73.180</u>	AMD	<u>305</u>	1	<u>18.220.130</u>	AMD	<u>256</u>	6
<u>18.74</u>	ADD	<u>98</u>	7,16,17	<u>18.220.140</u>	REP	<u>256</u>	22
<u>18.74.010</u>	AMD	<u>98</u>	1	<u>18.220.150</u>	REP	<u>256</u>	22
<u>18.74.020</u>	AMD	<u>98</u>	2	<u>18.220.170</u>	REP	<u>256</u>	22
<u>18.74.030</u>	AMD	<u>98</u>	3	<u>18.220.180</u>	REP	<u>256</u>	22
<u>18.74.035</u>	AMD	<u>98</u>	4	<u>18.235.005</u>	AMD	<u>256</u>	10
<u>18.74.040</u>	AMD	<u>98</u>	5	<u>18.235.010</u>	AMD	<u>256</u>	11
<u>18.74.060</u>	AMD	<u>98</u>	6	<u>18.235.020</u>	AMD	<u>256</u>	12
<u>18.74.070</u>	AMD	<u>98</u>	8	<u>18.235.040</u>	AMD	<u>256</u>	13

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>18.235.050</u>	AMD	<u>256</u>	14	<u>19.32.900</u>	REP	<u>52</u>	3
<u>18.235.080</u>	AMD	<u>256</u>	15	<u>19.48</u>	ADD	<u>390</u>	1
<u>18.235.090</u>	AMD	<u>256</u>	16	<u>19.60.060</u>	AMD	<u>125</u>	1
<u>18.235.100</u>	AMD	<u>256</u>	17	<u>19.60.061</u>	AMD	<u>125</u>	2
<u>18.235.110</u>	AMD	<u>256</u>	18	<u>19.85.020</u>	AMD	<u>239</u>	2
<u>18.235.130</u>	AMD	<u>256</u>	19	<u>19.85.030</u>	AMD	<u>239</u>	3
<u>18.235.150</u>	AMD	<u>256</u>	20	<u>19.85.040</u>	AMD	<u>239</u>	4
<u>18.235.210</u>	AMD	<u>256</u>	21	<u>19.86.080</u>	AMD	<u>66</u>	1
<u>19</u>	ADD	<u>1</u>	1-12	<u>19.86.090</u>	AMD	<u>66</u>	2
<u>19</u>	ADD	<u>67</u>	1-4	<u>19.112.010</u>	AMD	<u>309</u>	1
<u>19</u>	ADD	<u>377</u>	1-9	<u>19.112.100</u>	AMD	<u>310</u>	1
<u>19.02.110</u>	AMD	<u>52</u>	1	<u>19.112.120</u>	AMD	<u>309</u>	2
<u>19.09</u>	ADD	<u>471</u>	11-17	<u>19.118.021</u>	AMD	<u>425</u>	1
<u>19.09.010</u>	AMD	<u>471</u>	1	<u>19.118.041</u>	AMD	<u>426</u>	1
<u>19.09.020</u>	AMD	<u>471</u>	2	<u>19.122.020</u>	AMD	<u>142</u>	9
<u>19.09.075</u>	AMD	<u>471</u>	3	<u>19.138.340</u>	AMD	<u>368</u>	6
<u>19.09.076</u>	AMD	<u>471</u>	4	<u>19.150.010</u>	AMD	<u>113</u>	1
<u>19.09.079</u>	AMD	<u>471</u>	5	<u>19.150.040</u>	AMD	<u>113</u>	2
<u>19.09.085</u>	AMD	<u>471</u>	6	<u>19.150.060</u>	AMD	<u>113</u>	3
<u>19.09.095</u>	REP	<u>471</u>	18	<u>19.150.070</u>	AMD	<u>113</u>	4
<u>19.09.097</u>	AMD	<u>471</u>	7	<u>19.150.080</u>	AMD	<u>113</u>	5
<u>19.09.100</u>	AMD	<u>218</u>	64	<u>19.150.100</u>	AMD	<u>113</u>	6
<u>19.09.100</u>	AMD	<u>471</u>	8	<u>19.182.020</u>	AMD	<u>93</u>	1
<u>19.09.210</u>	AMD	<u>471</u>	9	<u>19.182.170</u>	AMD	<u>499</u>	1
<u>19.09.440</u>	AMD	<u>471</u>	10	<u>20.01.380</u>	AMD	<u>71</u>	7
<u>19.16.410</u>	AMD	<u>256</u>	4	<u>20.01.610</u>	AMD	<u>71</u>	6
<u>19.27.500</u>	AMD	<u>434</u>	1	<u>23B.07</u>	ADD	<u>467</u>	6
<u>19.27.510</u>	AMD	<u>434</u>	2	<u>23B.08.030</u>	AMD	<u>467</u>	1
<u>19.28.261</u>	AMD	<u>218</u>	83	<u>23B.08.050</u>	AMD	<u>467</u>	2
<u>19.28.321</u>	AMD	<u>218</u>	84	<u>23B.08.070</u>	AMD	<u>467</u>	3
<u>19.29.010</u>	AMD	<u>218</u>	81	<u>23B.08.100</u>	AMD	<u>467</u>	4
<u>19.32.005</u>	REP	<u>52</u>	3	<u>23B.10</u>	ADD	<u>467</u>	5
<u>19.32.010</u>	REP	<u>52</u>	3	<u>23B.10.200</u>	AMD	<u>467</u>	7
<u>19.32.020</u>	REP	<u>52</u>	3	<u>23B.19.040</u>	AMD	<u>45</u>	1
<u>19.32.030</u>	REP	<u>52</u>	3	<u>26</u>	ADD	<u>156</u>	1,2
<u>19.32.040</u>	REP	<u>52</u>	3				4-8
<u>19.32.050</u>	REP	<u>52</u>	3	<u>26.04.050</u>	AMD	<u>29</u>	1
<u>19.32.055</u>	REP	<u>52</u>	3	<u>26.09</u>	ADD	<u>496</u>	102,301
<u>19.32.060</u>	REP	<u>52</u>	3				304,401
<u>19.32.090</u>	REP	<u>52</u>	3				701
<u>19.32.100</u>	REP	<u>52</u>	3	<u>26.09.002</u>	AMD	<u>496</u>	101
<u>19.32.110</u>	REP	<u>52</u>	3	<u>26.09.015</u>	AMD	<u>496</u>	501,602
<u>19.32.150</u>	REP	<u>52</u>	3	<u>26.09.020</u>	AMD	<u>496</u>	203
<u>19.32.160</u>	REP	<u>52</u>	3	<u>26.09.173</u>	AMD	<u>313</u>	2
<u>19.32.165</u>	REP	<u>52</u>	3	<u>26.09.184</u>	AMD	<u>496</u>	601
<u>19.32.170</u>	REP	<u>52</u>	3	<u>26.09.187</u>	AMD	<u>496</u>	603
<u>19.32.180</u>	REP	<u>52</u>	3	<u>26.09.191</u>	AMD	<u>496</u>	303

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>26.09.197</u>	AMD	<u>496</u>	604	<u>28A.175</u>	ADD	<u>408</u>	2-7
<u>26.10.195</u>	AMD	<u>313</u>	3	<u>28A.210</u>	ADD	<u>5</u>	5
<u>26.12</u>	ADD	<u>496</u>	201	<u>28A.210.080</u>	AMD	<u>276</u>	1
<u>26.12.177</u>	AMD	<u>496</u>	305	<u>28A.215</u>	ADD	<u>400</u>	5
<u>26.18</u>	ADD	<u>496</u>	702	<u>28A.220.080</u>	AMD	<u>97</u>	4
<u>26.18.170</u>	AMD	<u>143</u>	1	<u>28A.230</u>	ADD	<u>459</u>	3
<u>26.18.210</u>	AMD	<u>313</u>	4	<u>28A.230.130</u>	AMD	<u>396</u>	13,14
<u>26.19</u>	ADD	<u>313</u>	6	<u>28A.300</u>	ADD	<u>265</u>	2
<u>26.19.025</u>	AMD	<u>313</u>	5	<u>28A.300</u>	ADD	<u>291</u>	3
<u>26.23.035</u>	AMD	<u>143</u>	2	<u>28A.300</u>	ADD	<u>348</u>	101
<u>26.23.050</u>	AMD	<u>143</u>	3	<u>28A.300</u>	ADD	<u>384</u>	5
<u>26.23.110</u>	AMD	<u>143</u>	4	<u>28A.300</u>	ADD	<u>396</u>	3,15
<u>26.28.060</u>	AMD	<u>464</u>	1	<u>28A.300</u>	ADD	<u>401</u>	2,5
<u>26.33.190</u>	AMD	<u>387</u>	2	<u>28A.300</u>	ADD	<u>406</u>	2
<u>26.44</u>	ADD	<u>118</u>	2	<u>28A.300.285</u>	AMD	<u>407</u>	1
<u>26.44</u>	ADD	<u>410</u>	3	<u>28A.300.350</u>	REP	<u>402</u>	11
<u>26.44.020</u>	AMD	<u>220</u>	1	<u>28A.300.455</u>	AMD	<u>459</u>	1
<u>26.44.030</u>	AMD	<u>220</u>	2	<u>28A.300.460</u>	AMD	<u>459</u>	2
<u>26.44.030</u>	AMD	<u>387</u>	3	<u>28A.300.470</u>	AMD	<u>459</u>	4
<u>26.44.031</u>	AMD	<u>220</u>	3	<u>28A.300.801</u>	AMD	<u>291</u>	2
<u>26.44.060</u>	AMD	<u>118</u>	1	<u>28A.305</u>	ADD	<u>396</u>	1,2
<u>26.50.110</u>	AMD	<u>173</u>	2	<u>28A.310.080</u>	AMD	<u>460</u>	1
<u>27.34</u>	ADD	<u>138</u>	2,3	<u>28A.310.350</u>	AMD	<u>402</u>	8
<u>27.34</u>	ADD	<u>333</u>	2-4	<u>28A.320</u>	ADD	<u>396</u>	11
<u>27.34.020</u>	AMD	<u>333</u>	5	<u>28A.320</u>	ADD	<u>401</u>	4
<u>28A</u>	ADD	<u>463</u>	2-6	<u>28A.320.125</u>	AMD	<u>406</u>	1
<u>28A.150</u>	ADD	<u>400</u>	2	<u>28A.320.330</u>	AMD	<u>129</u>	2
<u>28A.150.210</u>	AMD	<u>400</u>	1	<u>28A.320.330</u>	AMD	<u>503</u>	2
<u>28A.150.410</u>	AMD	<u>403</u>	1	<u>28A.400.303</u>	AMD	<u>35</u>	1
<u>28A.155</u>	ADD	<u>318</u>	2	<u>28A.400.305</u>	AMD	<u>35</u>	2
<u>28A.155</u>	ADD	<u>400</u>	8	<u>28A.405</u>	ADD	<u>398</u>	2
<u>28A.155.010</u>	AMD	<u>115</u>	1	<u>28A.410</u>	ADD	<u>175</u>	2
<u>28A.155.020</u>	AMD	<u>115</u>	2	<u>28A.410</u>	ADD	<u>319</u>	2
<u>28A.155.030</u>	AMD	<u>115</u>	3	<u>28A.410.070</u>	AMD	<u>401</u>	7
<u>28A.155.040</u>	AMD	<u>115</u>	4	<u>28A.415</u>	ADD	<u>396</u>	4
<u>28A.155.045</u>	AMD	<u>354</u>	3	<u>28A.415</u>	ADD	<u>402</u>	1,7
<u>28A.155.050</u>	AMD	<u>115</u>	5				9,10
<u>28A.155.060</u>	AMD	<u>115</u>	6	<u>28A.415.020</u>	AMD	<u>319</u>	3
<u>28A.155.065</u>	AMD	<u>115</u>	7	<u>28A.415.200</u>	REP	<u>402</u>	11
<u>28A.155.070</u>	AMD	<u>115</u>	8,9	<u>28A.415.205</u>	REP	<u>402</u>	11
<u>28A.155.080</u>	AMD	<u>115</u>	10	<u>28A.515</u>	ADD	<u>505</u>	3
<u>28A.155.090</u>	AMD	<u>115</u>	11	<u>28A.515.300</u>	AMD	<u>505</u>	2
<u>28A.155.100</u>	AMD	<u>115</u>	12	<u>28A.600</u>	ADD	<u>355</u>	4
<u>28A.155.115</u>	AMD	<u>115</u>	13	<u>28A.630</u>	ADD	<u>400</u>	3,4
<u>28A.155.140</u>	AMD	<u>115</u>	14	<u>28A.630</u>	ADD	<u>522</u>	959
<u>28A.155.160</u>	AMD	<u>115</u>	15	<u>28A.655</u>	ADD	<u>354</u>	4
<u>28A.160.170</u>	AMD	<u>139</u>	1	<u>28A.655</u>	ADD	<u>396</u>	16

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>28A.655.061</u>	AMD	<u>354</u>	2	<u>28B.92.060</u>	AMD	<u>404</u>	2
<u>28A.655.061</u>	AMD	<u>355</u>	5	<u>28B.92.080</u>	AMD	<u>404</u>	1
<u>28A.655.063</u>	AMD	<u>354</u>	7	<u>28B.95</u>	ADD	<u>214</u>	12
<u>28A.655.065</u>	AMD	<u>354</u>	6	<u>28B.95.020</u>	AMD	<u>405</u>	8
<u>28A.655.070</u>	AMD	<u>354</u>	5	<u>28B.95.060</u>	AMD	<u>214</u>	13
<u>28A.655.200</u>	AMD	<u>354</u>	8	<u>28B.102.080</u>	AMD	<u>396</u>	9
<u>28A.660</u>	ADD	<u>396</u>	6,7	<u>28B.108.060</u>	AMD	<u>73</u>	2
<u>28A.660.005</u>	AMD	<u>396</u>	5	<u>28B.116.060</u>	AMD	<u>73</u>	3
<u>28A.660.050</u>	AMD	<u>396</u>	8	<u>28C.10.020</u>	AMD	<u>462</u>	1
<u>28B</u>	ADD	<u>24</u>	1-5	<u>28C.10.050</u>	AMD	<u>462</u>	2
<u>28B</u>	ADD	<u>214</u>	1-11	<u>28C.10.120</u>	AMD	<u>462</u>	3
<u>28B</u>	ADD	<u>314</u>	1-10	<u>28C.18.060</u>	AMD	<u>149</u>	1
<u>28B</u>	ADD	<u>405</u>	1-7	<u>29A.04.008</u>	AMD	<u>38</u>	1
<u>28B.07</u>	ADD	<u>36</u>	2-13	<u>29A.04.133</u>	AMD	<u>374</u>	1
<u>28B.07.020</u>	AMD	<u>218</u>	86	<u>29A.08</u>	ADD	<u>157</u>	1
<u>28B.07.030</u>	AMD	<u>36</u>	14	<u>29A.08.660</u>	REP	<u>171</u>	3
<u>28B.10</u>	ADD	<u>186</u>	1	<u>29A.24</u>	ADD	<u>383</u>	2
<u>28B.10</u>	ADD	<u>396</u>	10	<u>29A.36</u>	ADD	<u>509</u>	4
<u>28B.10.350</u>	AMD	<u>495</u>	1	<u>29A.36.104</u>	AMD	<u>38</u>	2
<u>28B.10.590</u>	AMD	<u>457</u>	1	<u>29A.36.106</u>	AMD	<u>38</u>	3
<u>28B.15</u>	ADD	<u>151</u>	1,2	<u>29A.52.151</u>	AMD	<u>38</u>	4
<u>28B.15.067</u>	AMD	<u>355</u>	7	<u>29A.52.360</u>	AMD	<u>374</u>	2
<u>28B.15.385</u>	AMD	<u>450</u>	3	<u>29A.56.040</u>	AMD	<u>385</u>	1
<u>28B.15.520</u>	AMD	<u>355</u>	6	<u>29A.60.160</u>	REMD	<u>373</u>	1
<u>28B.15.558</u>	AMD	<u>461</u>	1	<u>29A.60.160</u>	AMD	<u>373</u>	2
<u>28B.15.621</u>	AMD	<u>450</u>	1	<u>29A.60.170</u>	AMD	<u>373</u>	3
<u>28B.15.820</u>	AMD	<u>404</u>	4	<u>29A.68.011</u>	AMD	<u>374</u>	3
<u>28B.15.910</u>	AMD	<u>130</u>	1	<u>29A.68.020</u>	AMD	<u>374</u>	4
<u>28B.15.910</u>	AMD	<u>450</u>	2	<u>29A.68.030</u>	AMD	<u>374</u>	5
<u>28B.15.910</u>	AMD	<u>522</u>	948	<u>29A.68.120</u>	AMD	<u>374</u>	6
<u>28B.20</u>	ADD	<u>216</u>	1,2	<u>30.04.285</u>	AMD	<u>167</u>	1
<u>28B.30</u>	ADD	<u>348</u>	402	<u>31.04.125</u>	AMD	<u>208</u>	1
<u>28B.30.632</u>	AMD	<u>341</u>	64	<u>31.45</u>	ADD	<u>81</u>	1
<u>28B.50</u>	ADD	<u>277</u>	101,102 201,202	<u>34.05.210</u>	AMD	<u>456</u>	3
<u>28B.50</u>	ADD	<u>355</u>	3	<u>34.05.312</u>	AMD	<u>456</u>	4
<u>28B.50.030</u>	AMD	<u>277</u>	301	<u>34.05.380</u>	AMD	<u>456</u>	5
<u>28B.50.330</u>	AMD	<u>495</u>	2	<u>34.12</u>	ADD	<u>431</u>	9
<u>28B.50.535</u>	AMD	<u>355</u>	2	<u>35</u>	ADD	<u>251</u>	1-10
<u>28B.76</u>	ADD	<u>73</u>	1	<u>35.13.270</u>	AMD	<u>285</u>	1
<u>28B.76</u>	ADD	<u>396</u>	17	<u>35.17.100</u>	AMD	<u>218</u>	65
<u>28B.76.050</u>	AMD	<u>458</u>	101	<u>35.21</u>	ADD	<u>31</u>	5
<u>28B.76.090</u>	AMD	<u>458</u>	102	<u>35.21</u>	ADD	<u>348</u>	208
<u>28B.76.100</u>	AMD	<u>458</u>	103	<u>35.21.228</u>	AMD	<u>422</u>	1
<u>28B.76.200</u>	AMD	<u>458</u>	201	<u>35.21.688</u>	AMD	<u>17</u>	9
<u>28B.76.210</u>	AMD	<u>458</u>	202	<u>35.21.712</u>	AMD	<u>6</u>	1016
<u>28B.92</u>	ADD	<u>404</u>	3	<u>35.21.714</u>	AMD	<u>6</u>	1017
							1018

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>35.21.715</u>	AMD	<u>6</u>	1019	<u>36.55.060</u>	AMD	<u>31</u>	6
<u>35.21.735</u>	AMD	<u>230</u>	2	<u>36.57.120</u>	AMD	<u>422</u>	4
<u>35.21.755</u>	AMD	<u>104</u>	16	<u>36.57A.050</u>	AMD	<u>469</u>	14
<u>35.21.860</u>	AMD	<u>6</u>	1020	<u>36.57A.170</u>	AMD	<u>422</u>	5
<u>35.23.121</u>	AMD	<u>218</u>	75	<u>36.57A.220</u>	AMD	<u>223</u>	1
<u>35.27.220</u>	AMD	<u>218</u>	76	<u>36.70.757</u>	AMD	<u>17</u>	12
<u>35.27.240</u>	AMD	<u>218</u>	67	<u>36.70A</u>	ADD	<u>159</u>	1
<u>35.57.010</u>	AMD	<u>486</u>	1	<u>36.70A</u>	ADD	<u>194</u>	1
<u>35.61.150</u>	AMD	<u>469</u>	1	<u>36.70A</u>	ADD	<u>236</u>	2
<u>35.61.210</u>	AMD	<u>295</u>	1	<u>36.70A</u>	ADD	<u>353</u>	2
<u>35.63.185</u>	AMD	<u>17</u>	10	<u>36.70A.367</u>	AMD	<u>433</u>	1
<u>35.66.040</u>	AMD	<u>218</u>	68	<u>36.70A.450</u>	AMD	<u>17</u>	13
<u>35.75.050</u>	AMD	<u>218</u>	69	<u>36.73.050</u>	AMD	<u>329</u>	3
<u>35.82</u>	ADD	<u>483</u>	603	<u>36.73.065</u>	AMD	<u>329</u>	1
<u>35.88.020</u>	AMD	<u>218</u>	70	<u>36.73.120</u>	AMD	<u>329</u>	4
<u>35.92</u>	ADD	<u>348</u>	209	<u>36.89.090</u>	AMD	<u>295</u>	4
<u>35.92</u>	ADD	<u>349</u>	2	<u>36.94.010</u>	AMD	<u>343</u>	14
<u>35.95A.120</u>	AMD	<u>516</u>	12	<u>36.120.070</u>	AMD	<u>509</u>	2
<u>35.102.020</u>	AMD	<u>6</u>	1021	<u>38.52.010</u>	AMD	<u>292</u>	1
<u>35A.11.020</u>	AMD	<u>218</u>	66	<u>38.52.180</u>	AMD	<u>292</u>	2
<u>35A.14.801</u>	AMD	<u>285</u>	2	<u>38.52.570</u>	REP	<u>292</u>	3
<u>35A.21.300</u>	AMD	<u>422</u>	2	<u>39.04</u>	ADD	<u>133</u>	2
<u>35A.40.050</u>	AMD	<u>64</u>	1	<u>39.04.010</u>	AMD	<u>133</u>	1
<u>35A.63.215</u>	AMD	<u>17</u>	11	<u>39.04.155</u>	AMD	<u>133</u>	4
<u>35A.82.055</u>	AMD	<u>6</u>	1012	<u>39.04.155</u>	AMD	<u>210</u>	1
<u>35A.82.060</u>	AMD	<u>6</u>	1013	<u>39.04.155</u>	AMD	<u>218</u>	87
			1014	<u>39.04.310</u>	AMD	<u>437</u>	1
<u>35A.82.065</u>	AMD	<u>6</u>	1015	<u>39.04.320</u>	AMD	<u>437</u>	2
<u>36</u>	ADD	<u>344</u>	1-6	<u>39.06</u>	ADD	<u>133</u>	3
<u>36.01</u>	ADD	<u>349</u>	6	<u>39.08.010</u>	AMD	<u>210</u>	3
<u>36.01.210</u>	AMD	<u>422</u>	3	<u>39.08.010</u>	AMD	<u>218</u>	88
<u>36.18.010</u>	REMD	<u>523</u>	2	<u>39.08.030</u>	AMD	<u>218</u>	89
<u>36.18.016</u>	AMD	<u>496</u>	204	<u>39.10</u>	ADD	<u>494</u>	104-109
<u>36.22.178</u>	AMD	<u>427</u>	1				204
<u>36.22.179</u>	AMD	<u>427</u>	4				302-308
<u>36.28A</u>	ADD	<u>199</u>	19				402-405
<u>36.28A</u>	ADD	<u>252</u>	1				502,503
<u>36.28A.040</u>	AMD	<u>204</u>	1				511
<u>36.28A.110</u>	AMD	<u>10</u>	3	<u>39.10.010</u>	AMD	<u>494</u>	1
<u>36.28A.120</u>	AMD	<u>10</u>	4	<u>39.10.010</u>	RECD	<u>494</u>	511
<u>36.32.245</u>	REMD	<u>88</u>	1	<u>39.10.020</u>	AMD	<u>494</u>	101
<u>36.33A.040</u>	AMD	<u>195</u>	1	<u>39.10.020</u>	RECD	<u>494</u>	511
<u>36.35.020</u>	AMD	<u>295</u>	2	<u>39.10.030</u>	REP	<u>494</u>	509
<u>36.35.100</u>	AMD	<u>295</u>	3	<u>39.10.040</u>	REP	<u>494</u>	509
<u>36.54</u>	ADD	<u>223</u>	7	<u>39.10.051</u>	REMD	<u>494</u>	201
<u>36.54.110</u>	AMD	<u>223</u>	5	<u>39.10.051</u>	RECD	<u>494</u>	511
<u>36.54.130</u>	AMD	<u>223</u>	6	<u>39.10.061</u>	REMD	<u>494</u>	301

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>39.10.061</u>	RECD	<u>494</u>	511	<u>39.102.140</u>	AMD	<u>229</u>	9
<u>39.10.063</u>	REP	<u>494</u>	509	<u>39.102.150</u>	AMD	<u>229</u>	10
<u>39.10.065</u>	REP	<u>494</u>	509	<u>39.102.180</u>	REP	<u>229</u>	12
<u>39.10.067</u>	REP	<u>494</u>	509	<u>40.04.031</u>	AMD	<u>456</u>	1
<u>39.10.068</u>	REP	<u>494</u>	509	<u>41.04</u>	ADD	<u>25</u>	1
<u>39.10.070</u>	AMD	<u>494</u>	203	<u>41.04.007</u>	AMD	<u>448</u>	1
<u>39.10.070</u>	RECD	<u>494</u>	511	<u>41.04.010</u>	AMD	<u>449</u>	1
<u>39.10.080</u>	AMD	<u>494</u>	202	<u>41.04.017</u>	AMD	<u>487</u>	1
<u>39.10.080</u>	RECD	<u>494</u>	511	<u>41.04.190</u>	AMD	<u>42</u>	1
<u>39.10.090</u>	RECD	<u>494</u>	511	<u>41.04.230</u>	AMD	<u>99</u>	1
<u>39.10.100</u>	RECD	<u>494</u>	511	<u>41.04.410</u>	AMD	<u>492</u>	2
<u>39.10.115</u>	REP	<u>494</u>	509	<u>41.04.440</u>	AMD	<u>492</u>	3
<u>39.10.117</u>	REP	<u>494</u>	509	<u>41.04.445</u>	AMD	<u>492</u>	4
<u>39.10.120</u>	AMD	<u>494</u>	501	<u>41.04.450</u>	AMD	<u>492</u>	5
<u>39.10.120</u>	RECD	<u>494</u>	511	<u>41.04.665</u>	AMD	<u>25</u>	2
<u>39.10.130</u>	AMD	<u>494</u>	401	<u>41.04.665</u>	AMD	<u>454</u>	1
<u>39.10.130</u>	RECD	<u>494</u>	511	<u>41.04.810</u>	AMD	<u>184</u>	4
<u>39.10.800</u>	AMD	<u>494</u>	102	<u>41.05</u>	ADD	<u>156</u>	9
<u>39.10.800</u>	RECD	<u>494</u>	511	<u>41.05</u>	ADD	<u>259</u>	2,9,10
<u>39.10.810</u>	AMD	<u>494</u>	103				15,18
<u>39.10.810</u>	RECD	<u>494</u>	511				41
<u>39.10.900</u>	RECD	<u>494</u>	511	<u>41.05.011</u>	AMD	<u>114</u>	2
<u>39.10.901</u>	RECD	<u>494</u>	511	<u>41.05.011</u>	AMD	<u>488</u>	2
<u>39.10.902</u>	REP	<u>494</u>	508	<u>41.05.017</u>	AMD	<u>502</u>	2
<u>39.12.020</u>	AMD	<u>169</u>	1	<u>41.05.021</u>	AMD	<u>114</u>	3
<u>39.12.040</u>	AMD	<u>210</u>	4	<u>41.05.021</u>	AMD	<u>274</u>	1
<u>39.35A.010</u>	AMD	<u>39</u>	1	<u>41.05.050</u>	AMD	<u>114</u>	4
<u>39.35A.020</u>	AMD	<u>39</u>	2	<u>41.05.053</u>	AMD	<u>302</u>	2
<u>39.35A.030</u>	AMD	<u>39</u>	3	<u>41.05.065</u>	AMD	<u>114</u>	5
<u>39.35B</u>	ADD	<u>506</u>	3	<u>41.05.065</u>	AMD	<u>156</u>	10
<u>39.35C.010</u>	AMD	<u>39</u>	4	<u>41.05.075</u>	AMD	<u>259</u>	34
<u>39.42.070</u>	AMD	<u>215</u>	2	<u>41.05.080</u>	AMD	<u>114</u>	6
<u>39.42.090</u>	AMD	<u>215</u>	3	<u>41.05.143</u>	AMD	<u>507</u>	1
<u>39.100.010</u>	AMD	<u>266</u>	2	<u>41.05.195</u>	AMD	<u>114</u>	7
<u>39.100.020</u>	AMD	<u>266</u>	3	<u>41.05.320</u>	AMD	<u>492</u>	6
<u>39.100.030</u>	AMD	<u>266</u>	4	<u>41.05.540</u>	AMD	<u>259</u>	40
<u>39.100.040</u>	AMD	<u>266</u>	5	<u>41.06</u>	ADD	<u>76</u>	1
<u>39.100.050</u>	AMD	<u>266</u>	6	<u>41.06</u>	ADD	<u>112</u>	1
<u>39.102</u>	ADD	<u>229</u>	13,14	<u>41.06</u>	ADD	<u>341</u>	45
<u>39.102.020</u>	AMD	<u>229</u>	1	<u>41.06.152</u>	AMD	<u>489</u>	1
<u>39.102.040</u>	AMD	<u>229</u>	2	<u>41.06.475</u>	AMD	<u>387</u>	8
<u>39.102.050</u>	AMD	<u>229</u>	3	<u>41.08.020</u>	AMD	<u>218</u>	2
<u>39.102.060</u>	AMD	<u>229</u>	4	<u>41.08.030</u>	AMD	<u>218</u>	3
<u>39.102.090</u>	AMD	<u>229</u>	5	<u>41.08.075</u>	AMD	<u>218</u>	4
<u>39.102.110</u>	AMD	<u>229</u>	6	<u>41.08.080</u>	AMD	<u>218</u>	5
<u>39.102.120</u>	AMD	<u>229</u>	7	<u>41.08.090</u>	AMD	<u>218</u>	6
<u>39.102.130</u>	AMD	<u>229</u>	11	<u>41.08.100</u>	AMD	<u>218</u>	7

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
41.08.150	AMD	218	8	41.18.140	AMD	218	54
41.08.220	AMD	218	9	41.18.150	AMD	218	55
41.12.020	AMD	218	10	41.18.160	AMD	218	56
41.12.030	AMD	218	11	41.18.165	AMD	218	57
41.12.075	AMD	218	12	41.18.170	AMD	218	58
41.12.080	AMD	218	13	41.18.180	AMD	218	59
41.12.090	AMD	218	14	41.18.190	AMD	218	60
41.12.100	AMD	218	15	41.18.210	AMD	218	61
41.12.150	AMD	218	16	41.24	ADD	57	1
41.12.220	AMD	218	17	41.24.250	AMD	56	1
41.14.050	AMD	12	1	41.24.400	AMD	492	7
41.16.010	AMD	218	18	41.26	ADD	49	1
41.16.020	AMD	218	19	41.26	ADD	303	2
41.16.030	AMD	218	20	41.26.048	AMD	487	2
41.16.040	AMD	218	21	41.26.080	AMD	492	8
41.16.050	AMD	218	22	41.26.195	AMD	492	9
41.16.070	AMD	218	23	41.26.547	AMD	304	1
41.16.080	AMD	218	24	41.26.715	AMD	303	1
41.16.100	AMD	218	25	41.31.010	REP	491	13
41.16.110	AMD	218	26	41.31.020	REP	491	13
41.16.120	AMD	218	27	41.31.030	REP	491	13
41.16.130	AMD	218	28	41.31A.010	REP	491	13
41.16.140	AMD	218	29	41.31A.020	AMD	491	1
41.16.145	AMD	218	30	41.31A.020	REP	491	13
41.16.150	AMD	218	31	41.31A.020	AMD	492	10
41.16.160	AMD	218	32	41.31A.030	REP	491	13
41.16.170	AMD	218	33	41.31A.040	REP	491	13
41.16.180	AMD	218	34	41.32	ADD	49	2
41.16.190	AMD	218	35	41.32	ADD	123	7
41.16.200	AMD	218	36	41.32	ADD	491	5
41.16.210	AMD	218	37	41.32.010	REMD	50	1
41.16.220	AMD	218	38	41.32.010	REMD	398	3
41.16.230	AMD	218	39	41.32.053	AMD	487	3
41.16.250	AMD	218	40	41.32.055	AMD	50	2
41.18.010	AMD	218	41	41.32.489	AMD	89	2
41.18.015	AMD	218	42	41.32.570	AMD	50	3
41.18.020	AMD	218	43	41.32.584	AMD	123	5
41.18.030	AMD	218	44	41.32.765	AMD	491	2
41.18.040	AMD	218	45	41.32.835	AMD	491	3
41.18.045	AMD	218	46	41.32.875	AMD	491	4
41.18.050	AMD	218	47	41.35.070	AMD	49	3
41.18.060	AMD	218	48	41.35.115	AMD	487	4
41.18.080	AMD	218	49	41.35.420	AMD	491	6
41.18.090	AMD	218	50	41.35.610	AMD	491	7
41.18.100	AMD	218	51	41.35.680	AMD	491	8
41.18.102	AMD	218	52	41.37.010	AMD	294	1
41.18.130	AMD	218	53	41.37.010	AMD	492	11

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>41.37.060</u>	AMD	<u>49</u>	4	<u>42.17.410</u>	AMD	<u>455</u>	2
<u>41.37.110</u>	AMD	<u>487</u>	5	<u>42.17.760</u>	AMD	<u>438</u>	1
<u>41.40</u>	ADD	<u>123</u>	6	<u>42.23.030</u>	AMD	<u>298</u>	1
<u>41.40</u>	ADD	<u>491</u>	11	<u>42.48.010</u>	AMD	<u>17</u>	6
<u>41.40.010</u>	AMD	<u>50</u>	4	<u>42.52</u>	ADD	<u>452</u>	2
<u>41.40.037</u>	AMD	<u>50</u>	5	<u>42.56</u>	ADD	<u>197</u>	6
<u>41.40.0931</u>	AMD	<u>487</u>	6	<u>42.56</u>	ADD	<u>198</u>	2
<u>41.40.0932</u>	AMD	<u>487</u>	7	<u>42.56.010</u>	AMD	<u>197</u>	1
<u>41.40.113</u>	AMD	<u>294</u>	2	<u>42.56.030</u>	AMD	<u>197</u>	2
<u>41.40.124</u>	AMD	<u>123</u>	1	<u>42.56.270</u>	REMD	<u>197</u>	3,4
<u>41.40.127</u>	AMD	<u>123</u>	2	<u>42.56.270</u>	REMD	<u>251</u>	12,13
<u>41.40.197</u>	AMD	<u>89</u>	1	<u>42.56.270</u>	REMD	<u>470</u>	1,2
<u>41.40.630</u>	AMD	<u>491</u>	9	<u>42.56.330</u>	AMD	<u>197</u>	5
<u>41.40.700</u>	AMD	<u>487</u>	8	<u>42.56.360</u>	REMD	<u>259</u>	49
<u>41.40.820</u>	AMD	<u>491</u>	10	<u>42.56.360</u>	REMD	<u>261</u>	4
<u>41.40.870</u>	AMD	<u>123</u>	3	<u>42.56.360</u>	REMD	<u>273</u>	25
<u>41.40.873</u>	AMD	<u>123</u>	4	<u>42.56.380</u>	REMD	<u>177</u>	1
<u>41.44.060</u>	AMD	<u>218</u>	71	<u>42.56.400</u>	REMD	<u>82</u>	17
<u>41.45.030</u>	AMD	<u>280</u>	1	<u>42.56.400</u>	REMD	<u>117</u>	36
<u>41.45.060</u>	AMD	<u>280</u>	2	<u>42.56.400</u>	REMD	<u>197</u>	7
<u>41.45.0604</u>	AMD	<u>280</u>	3	<u>42.56.430</u>	AMD	<u>293</u>	1
<u>41.45.061</u>	AMD	<u>280</u>	4	<u>42.56.570</u>	REMD	<u>197</u>	8
<u>41.45.0631</u>	AMD	<u>280</u>	5	<u>42.56.580</u>	AMD	<u>456</u>	6
<u>41.45.0631</u>	AMD	<u>300</u>	1	<u>42.56.590</u>	AMD	<u>197</u>	9
<u>41.45.070</u>	AMD	<u>491</u>	12	<u>43</u>	ADD	<u>228</u>	101-105
<u>41.45.110</u>	AMD	<u>280</u>	6				205
<u>41.45.203</u>	AMD	<u>492</u>	12	<u>43</u>	ADD	<u>259</u>	50-54
<u>41.48.030</u>	AMD	<u>218</u>	72	<u>43</u>	ADD	<u>348</u>	204,205
<u>41.50</u>	ADD	<u>493</u>	1				304,307
<u>41.54.010</u>	AMD	<u>207</u>	1				403,502
<u>41.54.030</u>	AMD	<u>207</u>	2	<u>43</u>	ADD	<u>432</u>	13
<u>41.54.070</u>	AMD	<u>207</u>	3	<u>43</u>	ADD	<u>482</u>	1-3
<u>41.56</u>	ADD	<u>136</u>	1	<u>43</u>	ADD	<u>501</u>	3-8
<u>41.56</u>	ADD	<u>184</u>	1	<u>43</u>	ADD	<u>521</u>	1-5
<u>41.56.028</u>	AMD	<u>278</u>	2	<u>43.01</u>	ADD	<u>76</u>	2
<u>41.56.030</u>	AMD	<u>184</u>	2	<u>43.01</u>	ADD	<u>348</u>	206
<u>41.56.070</u>	AMD	<u>75</u>	1,2	<u>43.01.047</u>	AMD	<u>184</u>	5
<u>41.56.113</u>	AMD	<u>184</u>	3	<u>43.03.011</u>	AMD	<u>524</u>	1
<u>41.56.465</u>	AMD	<u>278</u>	1	<u>43.03.012</u>	AMD	<u>524</u>	2
<u>42.17.020</u>	AMD	<u>180</u>	1	<u>43.03.013</u>	AMD	<u>524</u>	3
<u>42.17.020</u>	AMD	<u>358</u>	1	<u>43.03.028</u>	AMD	<u>241</u>	3
<u>42.17.040</u>	AMD	<u>358</u>	2	<u>43.04.100</u>	AMD	<u>453</u>	4
<u>42.17.070</u>	AMD	<u>358</u>	3	<u>43.06</u>	ADD	<u>69</u>	2,3
<u>42.17.2401</u>	AMD	<u>15</u>	1	<u>43.06.460</u>	AMD	<u>320</u>	1
<u>42.17.2401</u>	AMD	<u>241</u>	2	<u>43.07</u>	ADD	<u>156</u>	3
<u>42.17.2401</u>	AMD	<u>341</u>	48	<u>43.07</u>	ADD	<u>523</u>	1,4
<u>42.17.400</u>	AMD	<u>455</u>	1	<u>43.07.370</u>	AMD	<u>523</u>	3

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>43.08.250</u>	REMD	<u>522</u>	950	<u>43.43.832</u>	AMD	<u>387</u>	10
<u>43.09</u>	ADD	<u>41</u>	1	<u>43.43.838</u>	AMD	<u>17</u>	5
<u>43.10.180</u>	AMD	<u>522</u>	951	<u>43.43.842</u>	AMD	<u>387</u>	4
<u>43.17</u>	ADD	<u>62</u>	2	<u>43.43.944</u>	AMD	<u>290</u>	1
<u>43.17.010</u>	AMD	<u>341</u>	46	<u>43.43.944</u>	AMD	<u>520</u>	6034
<u>43.17.020</u>	AMD	<u>341</u>	47	<u>43.46</u>	ADD	<u>128</u>	2,3
<u>43.19</u>	ADD	<u>62</u>	12	<u>43.60A</u>	ADD	<u>11</u>	1
<u>43.19</u>	ADD	<u>348</u>	202,203	<u>43.60A</u>	ADD	<u>451</u>	3
<u>43.19.125</u>	AMD	<u>520</u>	6014				5-8
<u>43.19.642</u>	AMD	<u>348</u>	201	<u>43.60A.150</u>	AMD	<u>241</u>	6
<u>43.20.050</u>	AMD	<u>343</u>	11	<u>43.60A.150</u>	AMD	<u>451</u>	2
<u>43.21A.690</u>	AMD	<u>94</u>	10	<u>43.60A.165</u>	AMD	<u>522</u>	952
<u>43.21B.300</u>	AMD	<u>147</u>	9	<u>43.63A</u>	ADD	<u>316</u>	2-7
<u>43.21C</u>	ADD	<u>308</u>	1	<u>43.63A</u>	ADD	<u>384</u>	6
<u>43.21J.030</u>	AMD	<u>241</u>	4	<u>43.63A.460</u>	AMD	<u>432</u>	1
<u>43.21J.030</u>	AMD	<u>341</u>	62	<u>43.63A.460</u>	RECD	<u>432</u>	13
<u>43.21J.040</u>	AMD	<u>341</u>	63	<u>43.63A.465</u>	AMD	<u>432</u>	2
<u>43.22</u>	ADD	<u>287</u>	2	<u>43.63A.465</u>	RECD	<u>432</u>	13
<u>43.22.431</u>	AMD	<u>432</u>	6	<u>43.63B.005</u>	RECD	<u>432</u>	13
<u>43.22.495</u>	AMD	<u>432</u>	7	<u>43.63B.010</u>	AMD	<u>432</u>	3
<u>43.30.490</u>	AMD	<u>94</u>	11	<u>43.63B.010</u>	RECD	<u>432</u>	13
<u>43.30.490</u>	AMD	<u>188</u>	1	<u>43.63B.020</u>	RECD	<u>432</u>	13
<u>43.33A.150</u>	AMD	<u>215</u>	4	<u>43.63B.030</u>	RECD	<u>432</u>	13
<u>43.33A.220</u>	REP	<u>484</u>	8	<u>43.63B.035</u>	RECD	<u>432</u>	13
<u>43.41</u>	ADD	<u>85</u>	1	<u>43.63B.040</u>	RECD	<u>432</u>	13
<u>43.41</u>	ADD	<u>401</u>	3	<u>43.63B.050</u>	RECD	<u>432</u>	13
<u>43.41.270</u>	AMD	<u>241</u>	5	<u>43.63B.060</u>	RECD	<u>432</u>	13
<u>43.41.270</u>	AMD	<u>444</u>	7	<u>43.63B.070</u>	AMD	<u>432</u>	11
<u>43.42.005</u>	AMD	<u>94</u>	1	<u>43.63B.070</u>	RECD	<u>432</u>	13
<u>43.42.010</u>	AMD	<u>94</u>	2	<u>43.63B.080</u>	RECD	<u>432</u>	13
<u>43.42.010</u>	AMD	<u>231</u>	5	<u>43.63B.090</u>	RECD	<u>432</u>	13
<u>43.42.020</u>	AMD	<u>94</u>	3	<u>43.63B.100</u>	RECD	<u>432</u>	13
<u>43.42.030</u>	AMD	<u>94</u>	4	<u>43.63B.110</u>	RECD	<u>432</u>	13
<u>43.42.040</u>	AMD	<u>94</u>	5	<u>43.63B.120</u>	RECD	<u>432</u>	13
<u>43.42.050</u>	AMD	<u>94</u>	6	<u>43.63B.130</u>	RECD	<u>432</u>	13
<u>43.42.060</u>	AMD	<u>94</u>	7	<u>43.63B.140</u>	RECD	<u>432</u>	13
<u>43.42.070</u>	AMD	<u>94</u>	8	<u>43.63B.150</u>	AMD	<u>432</u>	4
<u>43.42.080</u>	AMD	<u>94</u>	9	<u>43.63B.150</u>	RECD	<u>432</u>	13
<u>43.42.905</u>	DECD	<u>94</u>	17	<u>43.63B.160</u>	RECD	<u>432</u>	13
<u>43.43</u>	ADD	<u>387</u>	1	<u>43.63B.170</u>	AMD	<u>432</u>	5
<u>43.43</u>	ADD	<u>488</u>	4	<u>43.63B.170</u>	RECD	<u>432</u>	13
<u>43.43.250</u>	AMD	<u>87</u>	1	<u>43.63B.800</u>	RECD	<u>432</u>	13
<u>43.43.285</u>	AMD	<u>487</u>	9	<u>43.63B.900</u>	RECD	<u>432</u>	13
<u>43.43.285</u>	AMD	<u>488</u>	1	<u>43.63B.901</u>	RECD	<u>432</u>	13
<u>43.43.400</u>	AMD	<u>350</u>	1	<u>43.70</u>	ADD	<u>259</u>	5,12
<u>43.43.751</u>	AMD	<u>10</u>	6				60-63
<u>43.43.830</u>	AMD	<u>387</u>	9				65

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>43.70</u>	ADD	<u>261</u>	2,5	<u>43.131.393</u>	AMD	<u>147</u>	10
<u>43.70</u>	ADD	<u>279</u>	1	<u>43.131.394</u>	AMD	<u>147</u>	11
<u>43.70.110</u>	AMD	<u>259</u>	11	<u>43.131.397</u>	REP	<u>28</u>	1
<u>43.70.510</u>	REMD	<u>273</u>	21	<u>43.131.398</u>	REP	<u>28</u>	1
<u>43.70.520</u>	AMD	<u>259</u>	64	<u>43.131.401</u>	AMD	<u>94</u>	15
<u>43.70.530</u>	REP	<u>466</u>	5	<u>43.131.401</u>	AMD	<u>231</u>	6
<u>43.70.630</u>	AMD	<u>94</u>	12	<u>43.131.402</u>	AMD	<u>94</u>	16
<u>43.70.670</u>	AMD	<u>259</u>	38	<u>43.131.402</u>	AMD	<u>231</u>	7
<u>43.70.900</u>	AMD	<u>52</u>	2	<u>43.135.035</u>	AMD	<u>484</u>	6
<u>43.79</u>	ADD	<u>25</u>	3	<u>43.135.045</u>	REMD	<u>484</u>	5
<u>43.79</u>	ADD	<u>484</u>	1,2	<u>43.135.045</u>	REMD	<u>520</u>	6035
<u>43.79.010</u>	AMD	<u>215</u>	5	<u>43.135.051</u>	REP	<u>484</u>	8
<u>43.79.060</u>	AMD	<u>215</u>	6	<u>43.155</u>	ADD	<u>341</u>	25
<u>43.79.110</u>	AMD	<u>215</u>	7	<u>43.155.050</u>	REMD	<u>520</u>	6036
<u>43.79.130</u>	AMD	<u>215</u>	8	<u>43.155.050</u>	AMD	<u>520</u>	6037
<u>43.79.160</u>	AMD	<u>215</u>	9	<u>43.155.070</u>	AMD	<u>231</u>	2
<u>43.79A.040</u>	REMD	<u>214</u>	14	<u>43.155.070</u>	AMD	<u>341</u>	24
<u>43.79A.040</u>	REMD	<u>357</u>	21	<u>43.160.060</u>	AMD	<u>231</u>	3
<u>43.79A.040</u>	REMD	<u>523</u>	5	<u>43.160.230</u>	AMD	<u>231</u>	4
<u>43.82</u>	ADD	<u>506</u>	2	<u>43.162</u>	ADD	<u>232</u>	3,5
			4-6	<u>43.162.005</u>	AMD	<u>232</u>	1
<u>43.82.010</u>	AMD	<u>506</u>	8	<u>43.162.010</u>	AMD	<u>232</u>	2
<u>43.82.150</u>	AMD	<u>506</u>	7	<u>43.162.020</u>	AMD	<u>232</u>	4
<u>43.83C.040</u>	AMD	<u>241</u>	7	<u>43.162.030</u>	AMD	<u>232</u>	7
<u>43.84</u>	ADD	<u>505</u>	1	<u>43.185A</u>	ADD	<u>428</u>	2
<u>43.84.092</u>	REMD	<u>356</u>	9	<u>43.185C</u>	ADD	<u>427</u>	2,5
<u>43.84.092</u>	REMD	<u>484</u>	4	<u>43.185C</u>	ADD	<u>483</u>	604
<u>43.84.092</u>	REMD	<u>513</u>	1	<u>43.185C.010</u>	AMD	<u>427</u>	3
<u>43.84.092</u>	REMD	<u>514</u>	3	<u>43.185C.060</u>	AMD	<u>427</u>	6
<u>43.84.170</u>	AMD	<u>505</u>	4	<u>43.215</u>	ADD	<u>17</u>	1,3,4,7
<u>43.86A.030</u>	AMD	<u>500</u>	1				15,16
<u>43.86A.060</u>	AMD	<u>500</u>	2	<u>43.215</u>	ADD	<u>299</u>	1
<u>43.99A.070</u>	AMD	<u>241</u>	8	<u>43.215</u>	ADD	<u>384</u>	4
<u>43.99B.016</u>	AMD	<u>241</u>	9	<u>43.215</u>	ADD	<u>394</u>	3,4,6,7
<u>43.99B.032</u>	AMD	<u>241</u>	10	<u>43.215</u>	ADD	<u>415</u>	4,5,8,9
<u>43.99N.060</u>	AMD	<u>241</u>	11	<u>43.215.005</u>	AMD	<u>415</u>	1
<u>43.99N.120</u>	AMD	<u>241</u>	12	<u>43.215.010</u>	AMD	<u>394</u>	2
<u>43.101</u>	ADD	<u>410</u>	4	<u>43.215.010</u>	AMD	<u>415</u>	2
<u>43.101.220</u>	AMD	<u>382</u>	1	<u>43.215.020</u>	AMD	<u>394</u>	5
<u>43.101.350</u>	AMD	<u>382</u>	2	<u>43.215.200</u>	AMD	<u>415</u>	3
<u>43.103.090</u>	REMD	<u>200</u>	1	<u>43.215.2201</u>	REP	<u>17</u>	8
<u>43.103.110</u>	AMD	<u>10</u>	2	<u>43.215.300</u>	AMD	<u>17</u>	2
<u>43.105.032</u>	AMD	<u>158</u>	1	<u>43.215.525</u>	AMD	<u>415</u>	6
<u>43.117.070</u>	AMD	<u>19</u>	3	<u>43.215.530</u>	AMD	<u>415</u>	7
<u>43.121</u>	ADD	<u>466</u>	1-4	<u>43.215.535</u>	AMD	<u>415</u>	10
<u>43.121.020</u>	AMD	<u>144</u>	1	<u>43.300</u>	ADD	<u>62</u>	6
<u>43.131</u>	ADD	<u>494</u>	506,507	<u>43.300.080</u>	AMD	<u>94</u>	13

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>43.330</u>	ADD	<u>227</u>	1,2	<u>46.20</u>	ADD	<u>7</u>	1,2
<u>43.330</u>	ADD	<u>249</u>	3-5	<u>46.20</u>	ADD	<u>85</u>	2,3
<u>43.330</u>	ADD	<u>322</u>	3	<u>46.20</u>	ADD	<u>356</u>	7
<u>43.330.010</u>	AMD	<u>322</u>	2	<u>46.20.291</u>	AMD	<u>393</u>	2
<u>43.330.080</u>	AMD	<u>249</u>	2	<u>46.20.293</u>	AMD	<u>424</u>	1
<u>43.330.090</u>	AMD	<u>228</u>	201	<u>46.20.505</u>	AMD	<u>97</u>	1
<u>43.330.094</u>	AMD	<u>228</u>	202	<u>46.25.060</u>	AMD	<u>418</u>	1
<u>43.330.095</u>	REP	<u>228</u>	203	<u>46.29.050</u>	AMD	<u>424</u>	2
<u>43.330.096</u>	AMD	<u>228</u>	107	<u>46.32</u>	ADD	<u>419</u>	14
<u>43.330.096</u>	RECD	<u>228</u>	205	<u>46.32.010</u>	AMD	<u>419</u>	7
<u>44</u>	ADD	<u>453</u>	1-3	<u>46.32.020</u>	AMD	<u>419</u>	8
<u>44.04.170</u>	AMD	<u>31</u>	7	<u>46.32.040</u>	AMD	<u>419</u>	9
<u>44.28</u>	ADD	<u>6</u>	905	<u>46.32.080</u>	AMD	<u>419</u>	10
<u>44.68</u>	ADD	<u>18</u>	6,7	<u>46.32.090</u>	AMD	<u>419</u>	11
<u>44.68.010</u>	AMD	<u>18</u>	1	<u>46.32.100</u>	AMD	<u>419</u>	12
<u>44.68.030</u>	AMD	<u>18</u>	2	<u>46.37.185</u>	AMD	<u>218</u>	73
<u>44.68.040</u>	AMD	<u>18</u>	3	<u>46.37.420</u>	AMD	<u>140</u>	2
<u>44.68.050</u>	AMD	<u>18</u>	4	<u>46.37.4215</u>	AMD	<u>140</u>	3
<u>44.68.060</u>	AMD	<u>18</u>	5	<u>46.37.4216</u>	AMD	<u>140</u>	4
<u>44.68.070</u>	REP	<u>18</u>	9	<u>46.37.430</u>	AMD	<u>168</u>	1
<u>46</u>	ADD	<u>199</u>	20-27	<u>46.44.105</u>	REMD	<u>419</u>	13
<u>46.04</u>	ADD	<u>510</u>	2	<u>46.52.130</u>	AMD	<u>424</u>	3
<u>46.04.272</u>	AMD	<u>140</u>	1	<u>46.55.113</u>	AMD	<u>86</u>	1
<u>46.04.320</u>	REMD	<u>510</u>	1	<u>46.55.113</u>	AMD	<u>242</u>	1
<u>46.04.480</u>	AMD	<u>419</u>	4	<u>46.61</u>	ADD	<u>416</u>	1
<u>46.09.020</u>	AMD	<u>241</u>	13	<u>46.61</u>	ADD	<u>417</u>	2
<u>46.09.110</u>	AMD	<u>241</u>	14	<u>46.61</u>	ADD	<u>423</u>	1
<u>46.09.165</u>	AMD	<u>241</u>	15	<u>46.61</u>	ADD	<u>510</u>	3
<u>46.09.170</u>	AMD	<u>241</u>	16	<u>46.61.100</u>	AMD	<u>83</u>	2
<u>46.09.170</u>	AMD	<u>522</u>	953	<u>46.61.120</u>	AMD	<u>83</u>	3
<u>46.09.240</u>	AMD	<u>241</u>	17	<u>46.61.212</u>	AMD	<u>83</u>	1
<u>46.09.250</u>	AMD	<u>241</u>	18	<u>46.61.5055</u>	AMD	<u>474</u>	1
<u>46.09.280</u>	AMD	<u>241</u>	19	<u>46.61.687</u>	REMD	<u>510</u>	4
<u>46.12.030</u>	AMD	<u>420</u>	1	<u>46.61.688</u>	AMD	<u>510</u>	5
<u>46.12.040</u>	AMD	<u>420</u>	2	<u>46.63</u>	ADD	<u>367</u>	2
<u>46.12.101</u>	AMD	<u>96</u>	1	<u>46.63.030</u>	AMD	<u>101</u>	1
<u>46.12.170</u>	AMD	<u>96</u>	2	<u>46.63.073</u>	AMD	<u>372</u>	1
<u>46.16</u>	ADD	<u>340</u>	1	<u>46.63.110</u>	REMD	<u>199</u>	28
<u>46.16</u>	ADD	<u>419</u>	3,5	<u>46.63.110</u>	AMD	<u>356</u>	8
<u>46.16.010</u>	AMD	<u>242</u>	2	<u>46.63.160</u>	AMD	<u>101</u>	2
<u>46.16.045</u>	AMD	<u>155</u>	1	<u>46.63.160</u>	AMD	<u>372</u>	2
<u>46.16.160</u>	REMD	<u>419</u>	6	<u>46.63.170</u>	AMD	<u>372</u>	3
<u>46.16.381</u>	AMD	<u>44</u>	1	<u>46.68</u>	ADD	<u>424</u>	4
<u>46.16.381</u>	AMD	<u>262</u>	1	<u>46.68</u>	ADD	<u>514</u>	2
<u>46.16.606</u>	AMD	<u>246</u>	2	<u>46.68.060</u>	AMD	<u>518</u>	714
<u>46.16.685</u>	AMD	<u>518</u>	704	<u>46.68.110</u>	REMD	<u>148</u>	1
<u>46.16.725</u>	REMD	<u>518</u>	711	<u>46.68.170</u>	AMD	<u>518</u>	701

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>46.70.136</u>	AMD	<u>432</u>	8	<u>47.24.020</u>	AMD	<u>84</u>	1
<u>46.70.136</u>	RECD	<u>432</u>	13	<u>47.26.080</u>	AMD	<u>148</u>	2
<u>46.70.180</u>	AMD	<u>155</u>	2	<u>47.26.164</u>	AMD	<u>148</u>	3
<u>46.81A.020</u>	AMD	<u>97</u>	2	<u>47.26.340</u>	AMD	<u>148</u>	4
<u>46.82.420</u>	AMD	<u>97</u>	3	<u>47.26.420</u>	AMD	<u>519</u>	6
<u>46.87.294</u>	AMD	<u>419</u>	15	<u>47.26.425</u>	AMD	<u>519</u>	7
<u>46.87.296</u>	AMD	<u>419</u>	16	<u>47.28.030</u>	AMD	<u>218</u>	90
<u>47.01</u>	ADD	<u>33</u>	1	<u>47.29.170</u>	AMD	<u>518</u>	702
<u>47.01</u>	ADD	<u>92</u>	1	<u>47.48</u>	ADD	<u>252</u>	2
<u>47.01</u>	ADD	<u>516</u>	6	<u>47.48.040</u>	AMD	<u>252</u>	3
<u>47.01</u>	ADD	<u>517</u>	2,3,6,7	<u>47.56</u>	ADD	<u>62</u>	10
<u>47.01.011</u>	AMD	<u>516</u>	2	<u>47.60</u>	ADD	<u>481</u>	2
<u>47.01.012</u>	AMD	<u>516</u>	3	<u>47.60</u>	ADD	<u>512</u>	3,4,6,7
<u>47.01.012</u>	RECD	<u>516</u>	14				9-15
<u>47.01.071</u>	AMD	<u>516</u>	4	<u>47.60.150</u>	REP	<u>512</u>	16
<u>47.01.075</u>	AMD	<u>516</u>	5	<u>47.60.290</u>	AMD	<u>512</u>	5
<u>47.01.350</u>	AMD	<u>223</u>	2	<u>47.60.326</u>	REP	<u>512</u>	16
<u>47.01.370</u>	REP	<u>516</u>	13	<u>47.60.330</u>	AMD	<u>512</u>	8
<u>47.01.390</u>	AMD	<u>518</u>	705	<u>47.60.658</u>	AMD	<u>223</u>	8
<u>47.04</u>	ADD	<u>516</u>	14	<u>47.60.662</u>	AMD	<u>223</u>	3
<u>47.05.030</u>	AMD	<u>516</u>	7	<u>47.64.170</u>	AMD	<u>160</u>	1
<u>47.05.035</u>	AMD	<u>516</u>	8	<u>47.64.210</u>	AMD	<u>160</u>	2
<u>47.05.051</u>	REP	<u>516</u>	13	<u>47.64.230</u>	AMD	<u>160</u>	3
<u>47.06.020</u>	AMD	<u>516</u>	9	<u>47.64.300</u>	AMD	<u>160</u>	4
<u>47.06.030</u>	REP	<u>516</u>	13	<u>47.76.230</u>	AMD	<u>234</u>	94
<u>47.06.050</u>	AMD	<u>516</u>	10	<u>47.76.240</u>	AMD	<u>234</u>	95
<u>47.06.140</u>	AMD	<u>512</u>	2	<u>47.80.023</u>	AMD	<u>421</u>	5
<u>47.06.140</u>	AMD	<u>516</u>	11	<u>47.80.060</u>	AMD	<u>511</u>	1
<u>47.06B</u>	ADD	<u>421</u>	6	<u>48</u>	ADD	<u>82</u>	2-16
<u>47.06B.010</u>	AMD	<u>421</u>	1				18
<u>47.06B.015</u>	REP	<u>421</u>	11	<u>48</u>	ADD	<u>267</u>	1
<u>47.06B.020</u>	AMD	<u>421</u>	2				3-14
<u>47.06B.030</u>	REMD	<u>421</u>	3	<u>48.02.065</u>	REMD	<u>126</u>	1
<u>47.06B.040</u>	AMD	<u>421</u>	4	<u>48.02.190</u>	AMD	<u>153</u>	3
<u>47.06B.900</u>	AMD	<u>421</u>	8	<u>48.02.190</u>	AMD	<u>468</u>	1
<u>47.06B.901</u>	AMD	<u>421</u>	9	<u>48.03</u>	ADD	<u>82</u>	1
<u>47.10.812</u>	AMD	<u>519</u>	1	<u>48.05.310</u>	REP	<u>117</u>	39
<u>47.10.813</u>	AMD	<u>519</u>	2	<u>48.05.340</u>	AMD	<u>127</u>	1
<u>47.10.861</u>	AMD	<u>519</u>	3	<u>48.11</u>	ADD	<u>80</u>	5
<u>47.10.873</u>	AMD	<u>519</u>	4	<u>48.12.010</u>	AMD	<u>80</u>	2
<u>47.10.877</u>	AMD	<u>519</u>	5	<u>48.12.120</u>	REP	<u>80</u>	15
<u>47.12</u>	ADD	<u>62</u>	9	<u>48.12.130</u>	REP	<u>80</u>	15
<u>47.12.244</u>	AMD	<u>518</u>	707	<u>48.13.120</u>	AMD	<u>80</u>	6
<u>47.17.020</u>	AMD	<u>348</u>	405	<u>48.13.265</u>	AMD	<u>80</u>	7
<u>47.17.135</u>	AMD	<u>348</u>	406	<u>48.13.275</u>	AMD	<u>80</u>	8
<u>47.17.140</u>	AMD	<u>348</u>	407	<u>48.14.010</u>	AMD	<u>117</u>	37
<u>47.20.780</u>	AMD	<u>152</u>	1	<u>48.14.040</u>	AMD	<u>153</u>	4

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>48.14.050</u>	REP	<u>80</u>	15	<u>48.17.475</u>	AMD	<u>117</u>	25
<u>48.17</u>	ADD	<u>117</u>	3,13,14	<u>48.17.480</u>	AMD	<u>117</u>	26
			32	<u>48.17.490</u>	AMD	<u>117</u>	27
			34,35	<u>48.17.500</u>	REP	<u>117</u>	39
<u>48.17.010</u>	AMD	<u>117</u>	1	<u>48.17.510</u>	AMD	<u>117</u>	28
<u>48.17.020</u>	REP	<u>117</u>	39	<u>48.17.520</u>	REP	<u>117</u>	39
<u>48.17.030</u>	REP	<u>117</u>	39	<u>48.17.530</u>	AMD	<u>117</u>	29
<u>48.17.040</u>	REP	<u>117</u>	39	<u>48.17.565</u>	AMD	<u>117</u>	30
<u>48.17.050</u>	REP	<u>117</u>	39	<u>48.17.591</u>	AMD	<u>117</u>	31
<u>48.17.055</u>	REP	<u>117</u>	39	<u>48.17.600</u>	AMD	<u>117</u>	33
<u>48.17.060</u>	AMD	<u>117</u>	2	<u>48.18.170</u>	AMD	<u>153</u>	1
<u>48.17.063</u>	AMD	<u>117</u>	4	<u>48.18.180</u>	AMD	<u>153</u>	2
<u>48.17.065</u>	AMD	<u>117</u>	5	<u>48.19.460</u>	AMD	<u>258</u>	1
<u>48.17.067</u>	AMD	<u>117</u>	6	<u>48.20</u>	ADD	<u>8</u>	1
<u>48.17.070</u>	REP	<u>117</u>	39	<u>48.20</u>	ADD	<u>259</u>	19
<u>48.17.090</u>	AMD	<u>117</u>	7	<u>48.20</u>	ADD	<u>296</u>	2,3
<u>48.17.100</u>	REP	<u>117</u>	39	<u>48.21</u>	ADD	<u>259</u>	20
<u>48.17.110</u>	AMD	<u>117</u>	8	<u>48.21</u>	ADD	<u>296</u>	4,5
<u>48.17.120</u>	REP	<u>117</u>	39	<u>48.21.045</u>	AMD	<u>260</u>	7
<u>48.17.125</u>	AMD	<u>117</u>	9	<u>48.21.200</u>	AMD	<u>80</u>	3
<u>48.17.130</u>	REP	<u>117</u>	39	<u>48.21.240</u>	REP	<u>8</u>	7
<u>48.17.150</u>	AMD	<u>117</u>	10	<u>48.21.241</u>	AMD	<u>8</u>	2
<u>48.17.160</u>	AMD	<u>117</u>	11	<u>48.22.030</u>	REMD	<u>80</u>	14
<u>48.17.170</u>	AMD	<u>117</u>	12	<u>48.24.070</u>	AMD	<u>80</u>	9
<u>48.17.180</u>	AMD	<u>117</u>	15	<u>48.30</u>	ADD	<u>74</u>	1
<u>48.17.190</u>	REP	<u>117</u>	39	<u>48.30</u>	ADD	<u>498</u>	3
<u>48.17.200</u>	REP	<u>117</u>	39	<u>48.30.010</u>	AMD	<u>498</u>	2
<u>48.17.210</u>	REP	<u>117</u>	39	<u>48.31.045</u>	AMD	<u>80</u>	10
<u>48.17.230</u>	REP	<u>117</u>	39	<u>48.31.131</u>	AMD	<u>80</u>	11
<u>48.17.240</u>	REP	<u>117</u>	39	<u>48.31.155</u>	AMD	<u>80</u>	12
<u>48.17.250</u>	AMD	<u>117</u>	16	<u>48.36A.260</u>	AMD	<u>80</u>	4
<u>48.17.260</u>	REP	<u>117</u>	39	<u>48.41</u>	ADD	<u>8</u>	6
<u>48.17.270</u>	AMD	<u>117</u>	17	<u>48.41.037</u>	AMD	<u>259</u>	29
<u>48.17.280</u>	REP	<u>117</u>	39	<u>48.41.100</u>	AMD	<u>259</u>	30
<u>48.17.290</u>	REP	<u>117</u>	39	<u>48.41.110</u>	AMD	<u>8</u>	5
<u>48.17.300</u>	REP	<u>117</u>	39	<u>48.41.110</u>	AMD	<u>259</u>	26
<u>48.17.310</u>	REP	<u>117</u>	39	<u>48.41.120</u>	AMD	<u>259</u>	31
<u>48.17.320</u>	REP	<u>117</u>	39	<u>48.41.160</u>	AMD	<u>259</u>	27
<u>48.17.330</u>	REP	<u>117</u>	39	<u>48.41.190</u>	AMD	<u>259</u>	33
<u>48.17.340</u>	REP	<u>117</u>	39	<u>48.41.200</u>	AMD	<u>259</u>	28
<u>48.17.380</u>	AMD	<u>117</u>	18	<u>48.43</u>	ADD	<u>5</u>	7
<u>48.17.390</u>	AMD	<u>117</u>	19	<u>48.43</u>	ADD	<u>23</u>	1
<u>48.17.410</u>	AMD	<u>117</u>	20	<u>48.43</u>	ADD	<u>259</u>	24
<u>48.17.420</u>	AMD	<u>117</u>	21	<u>48.43</u>	ADD	<u>296</u>	6
<u>48.17.450</u>	AMD	<u>117</u>	22	<u>48.43</u>	ADD	<u>502</u>	1
<u>48.17.460</u>	AMD	<u>117</u>	23	<u>48.43.005</u>	AMD	<u>259</u>	32
<u>48.17.470</u>	AMD	<u>117</u>	24	<u>48.43.005</u>	AMD	<u>296</u>	1

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>48.43.018</u>	AMD	<u>80</u>	13	<u>50.04.310</u>	AMD	<u>146</u>	5
<u>48.43.018</u>	AMD	<u>259</u>	37	<u>50.12</u>	ADD	<u>146</u>	9,12
<u>48.43.045</u>	AMD	<u>98</u>	18	<u>50.12</u>	ADD	<u>287</u>	1
<u>48.43.045</u>	AMD	<u>253</u>	12	<u>50.12.070</u>	AMD	<u>146</u>	1
<u>48.44</u>	ADD	<u>259</u>	21	<u>50.12.220</u>	AMD	<u>146</u>	3
<u>48.44.010</u>	AMD	<u>267</u>	2	<u>50.16.010</u>	AMD	<u>327</u>	4
<u>48.44.023</u>	AMD	<u>260</u>	8	<u>50.20</u>	ADD	<u>248</u>	1
<u>48.44.340</u>	REP	<u>8</u>	7	<u>50.20.070</u>	AMD	<u>146</u>	7
<u>48.44.341</u>	AMD	<u>8</u>	3	<u>50.20.095</u>	AMD	<u>248</u>	2
<u>48.46</u>	ADD	<u>259</u>	22	<u>50.20.190</u>	AMD	<u>327</u>	1
<u>48.46.066</u>	AMD	<u>260</u>	9	<u>50.24</u>	ADD	<u>146</u>	11,18
<u>48.46.120</u>	AMD	<u>468</u>	2	<u>50.24.014</u>	AMD	<u>327</u>	2
<u>48.46.290</u>	REP	<u>8</u>	7	<u>50.24.160</u>	AMD	<u>146</u>	6
<u>48.46.291</u>	AMD	<u>8</u>	4	<u>50.24.170</u>	AMD	<u>146</u>	17
<u>48.111.020</u>	AMD	<u>80</u>	1	<u>50.29</u>	ADD	<u>146</u>	10
<u>48.140.020</u>	AMD	<u>32</u>	1	<u>50.29.021</u>	AMD	<u>146</u>	2
<u>49</u>	ADD	<u>357</u>	1	<u>50.29.025</u>	AMD	<u>51</u>	1
			3-20	<u>50.29.063</u>	AMD	<u>327</u>	3
			26-28	<u>50.44</u>	ADD	<u>386</u>	2
<u>49.17</u>	ADD	<u>27</u>	2-6	<u>50.44.040</u>	AMD	<u>386</u>	1
<u>49.19.010</u>	AMD	<u>375</u>	10	<u>51.04.080</u>	AMD	<u>78</u>	1
<u>49.19.010</u>	AMD	<u>414</u>	3	<u>51.08.178</u>	AMD	<u>297</u>	1
<u>49.44.120</u>	AMD	<u>14</u>	1	<u>51.12.100</u>	AMD	<u>324</u>	1
<u>49.60.010</u>	AMD	<u>187</u>	1	<u>51.14</u>	ADD	<u>281</u>	1-10
<u>49.60.020</u>	AMD	<u>187</u>	2				12
<u>49.60.030</u>	AMD	<u>187</u>	3	<u>51.28</u>	ADD	<u>263</u>	1
<u>49.60.040</u>	AMD	<u>187</u>	4	<u>51.28.010</u>	AMD	<u>77</u>	1
<u>49.60.040</u>	AMD	<u>317</u>	2	<u>51.28.025</u>	AMD	<u>77</u>	2
<u>49.60.120</u>	AMD	<u>187</u>	5	<u>51.28.050</u>	AMD	<u>77</u>	3
<u>49.60.130</u>	AMD	<u>187</u>	6	<u>51.32</u>	ADD	<u>72</u>	2,3
<u>49.60.175</u>	AMD	<u>187</u>	7	<u>51.32.050</u>	AMD	<u>284</u>	1
<u>49.60.176</u>	AMD	<u>187</u>	8	<u>51.32.060</u>	AMD	<u>284</u>	2
<u>49.60.180</u>	AMD	<u>187</u>	9	<u>51.32.080</u>	AMD	<u>172</u>	1
<u>49.60.190</u>	AMD	<u>187</u>	10	<u>51.32.090</u>	REMD	<u>190</u>	1
<u>49.60.200</u>	AMD	<u>187</u>	11	<u>51.32.090</u>	REMD	<u>284</u>	3
<u>49.60.215</u>	AMD	<u>187</u>	12	<u>51.32.095</u>	AMD	<u>72</u>	1
<u>49.60.222</u>	AMD	<u>187</u>	13	<u>51.32.185</u>	AMD	<u>490</u>	2
<u>49.60.223</u>	AMD	<u>187</u>	14	<u>51.32.220</u>	AMD	<u>255</u>	1
<u>49.60.224</u>	AMD	<u>187</u>	15	<u>51.36</u>	ADD	<u>282</u>	1,2
<u>49.60.225</u>	AMD	<u>187</u>	16	<u>51.36.010</u>	AMD	<u>134</u>	1
<u>50.04</u>	ADD	<u>146</u>	8,15,16	<u>51.44.033</u>	AMD	<u>357</u>	23
<u>50.04</u>	ADD	<u>366</u>	1	<u>51.44.150</u>	AMD	<u>281</u>	11
<u>50.04.080</u>	AMD	<u>146</u>	19	<u>51.52.120</u>	AMD	<u>490</u>	3
<u>50.04.090</u>	AMD	<u>146</u>	20	<u>51.52.130</u>	AMD	<u>490</u>	4
<u>50.04.165</u>	AMD	<u>146</u>	4	<u>52.14.010</u>	AMD	<u>469</u>	2
<u>50.04.240</u>	AMD	<u>218</u>	85	<u>53.08.040</u>	AMD	<u>348</u>	103
<u>50.04.245</u>	AMD	<u>146</u>	14	<u>53.08.255</u>	AMD	<u>476</u>	1

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>53.12.260</u>	AMD	<u>469</u>	3	<u>66.24.240</u>	AMD	<u>370</u>	7
<u>54.04</u>	ADD	<u>348</u>	210	<u>66.24.244</u>	REMD	<u>222</u>	1
<u>54.12.080</u>	AMD	<u>469</u>	4	<u>66.24.244</u>	AMD	<u>222</u>	2
<u>54.16</u>	ADD	<u>349</u>	4	<u>66.24.244</u>	REMD	<u>370</u>	4
<u>54.52.010</u>	AMD	<u>132</u>	1	<u>66.24.244</u>	AMD	<u>370</u>	5
<u>54.52.020</u>	AMD	<u>132</u>	2	<u>66.24.320</u>	REMD	<u>370</u>	9
<u>57.08.005</u>	AMD	<u>31</u>	8	<u>66.24.360</u>	AMD	<u>226</u>	2
<u>57.08.120</u>	AMD	<u>31</u>	9	<u>66.24.375</u>	AMD	<u>370</u>	1
<u>57.12</u>	ADD	<u>383</u>	1	<u>66.24.400</u>	AMD	<u>53</u>	1
<u>57.12.010</u>	AMD	<u>469</u>	5	<u>66.24.400</u>	AMD	<u>370</u>	13
<u>57.24</u>	ADD	<u>31</u>	1-4	<u>66.24.410</u>	AMD	<u>370</u>	18
<u>59</u>	ADD	<u>431</u>	1-8	<u>66.24.420</u>	REMD	<u>370</u>	8,19
<u>59.12.110</u>	AMD	<u>218</u>	77	<u>66.24.440</u>	AMD	<u>370</u>	20
<u>59.18</u>	ADD	<u>483</u>	602	<u>66.24.570</u>	AMD	<u>369</u>	2
<u>59.22.050</u>	AMD	<u>432</u>	9	<u>66.28.010</u>	REMD	<u>217</u>	1
<u>59.22.070</u>	AMD	<u>432</u>	10	<u>66.28.010</u>	REMD	<u>222</u>	3
<u>60.28.010</u>	AMD	<u>218</u>	91	<u>66.28.010</u>	REMD	<u>369</u>	1
<u>60.28.011</u>	AMD	<u>218</u>	92	<u>66.28.010</u>	REMD	<u>370</u>	2
<u>60.28.011</u>	AMD	<u>494</u>	504	<u>66.28.150</u>	AMD	<u>217</u>	2
<u>60.28.020</u>	AMD	<u>218</u>	93	<u>66.28.200</u>	AMD	<u>53</u>	2
<u>60.28.021</u>	AMD	<u>218</u>	94	<u>66.28.220</u>	AMD	<u>53</u>	3
<u>60.28.051</u>	AMD	<u>210</u>	2	<u>66.44.310</u>	AMD	<u>370</u>	12
<u>63.29.130</u>	AMD	<u>183</u>	1	<u>67.16.200</u>	AMD	<u>100</u>	1
<u>63.32.050</u>	AMD	<u>219</u>	1	<u>67.16.260</u>	AMD	<u>209</u>	1
<u>63.35</u>	ADD	<u>219</u>	2	<u>67.28</u>	ADD	<u>476</u>	2
<u>63.40.060</u>	AMD	<u>219</u>	3	<u>67.28</u>	ADD	<u>497</u>	2
<u>64</u>	ADD	<u>104</u>	1-15	<u>67.28.080</u>	AMD	<u>497</u>	1
<u>64.06</u>	ADD	<u>107</u>	5	<u>67.28.180</u>	AMD	<u>189</u>	1
<u>64.06.005</u>	AMD	<u>107</u>	2	<u>67.40.040</u>	AMD	<u>228</u>	106
<u>64.06.010</u>	AMD	<u>107</u>	3	<u>68.32.020</u>	AMD	<u>156</u>	15
<u>64.06.020</u>	AMD	<u>107</u>	4	<u>68.32.030</u>	AMD	<u>156</u>	16
<u>65.16.130</u>	AMD	<u>103</u>	1	<u>68.32.040</u>	AMD	<u>156</u>	17
<u>65.16.140</u>	REP	<u>103</u>	3	<u>68.32.060</u>	AMD	<u>156</u>	18
<u>65.16.150</u>	AMD	<u>103</u>	2	<u>68.32.110</u>	AMD	<u>156</u>	19
<u>66.04.010</u>	REMD	<u>226</u>	1	<u>68.32.130</u>	AMD	<u>156</u>	20
<u>66.04.010</u>	REMD	<u>370</u>	10	<u>68.50.100</u>	AMD	<u>156</u>	21
<u>66.08</u>	ADD	<u>221</u>	1	<u>68.50.101</u>	AMD	<u>156</u>	22
<u>66.08.150</u>	AMD	<u>370</u>	3	<u>68.50.105</u>	AMD	<u>156</u>	23
<u>66.08.180</u>	AMD	<u>370</u>	14	<u>68.50.105</u>	AMD	<u>439</u>	1
<u>66.08.220</u>	AMD	<u>370</u>	15	<u>68.50.160</u>	AMD	<u>156</u>	24
<u>66.20.010</u>	AMD	<u>370</u>	16	<u>68.50.200</u>	AMD	<u>156</u>	25
<u>66.20.310</u>	AMD	<u>370</u>	17	<u>68.50.320</u>	REMD	<u>10</u>	5
<u>66.24</u>	ADD	<u>370</u>	11	<u>68.50.550</u>	AMD	<u>156</u>	26
<u>66.24.010</u>	AMD	<u>473</u>	1	<u>68.52.220</u>	AMD	<u>469</u>	6
<u>66.24.170</u>	AMD	<u>16</u>	2	<u>69.04.240</u>	AMD	<u>226</u>	3
<u>66.24.206</u>	AMD	<u>16</u>	1	<u>69.50.511</u>	AMD	<u>104</u>	17
<u>66.24.240</u>	REMD	<u>370</u>	6	<u>69.51A</u>	ADD	<u>371</u>	8

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>69.51A.005</u>	AMD	<u>371</u>	2	<u>70.94.473</u>	AMD	<u>339</u>	1
<u>69.51A.010</u>	AMD	<u>371</u>	3	<u>70.95.521</u>	AMD	<u>518</u>	708
<u>69.51A.030</u>	AMD	<u>371</u>	4	<u>70.95M.115</u>	AMD	<u>268</u>	1
<u>69.51A.040</u>	AMD	<u>371</u>	5	<u>70.96B</u>	ADD	<u>120</u>	2
<u>69.51A.060</u>	AMD	<u>371</u>	6	<u>70.96B.050</u>	AMD	<u>120</u>	1
<u>69.51A.070</u>	AMD	<u>371</u>	7	<u>70.105D</u>	ADD	<u>341</u>	31
<u>70</u>	ADD	<u>65</u>	1-12	<u>70.105D.020</u>	AMD	<u>104</u>	18
<u>70</u>	ADD	<u>259</u>	42-48	<u>70.105D.030</u>	AMD	<u>104</u>	19
<u>70</u>	ADD	<u>273</u>	1-6	<u>70.105D.030</u>	AMD	<u>225</u>	1
			8-19	<u>70.105D.030</u>	AMD	<u>446</u>	1
<u>70</u>	ADD	<u>343</u>	1-8	<u>70.105D.060</u>	AMD	<u>104</u>	20
<u>70.02.050</u>	AMD	<u>156</u>	12	<u>70.105D.070</u>	AMD	<u>341</u>	30
<u>70.05.070</u>	AMD	<u>343</u>	10	<u>70.105D.070</u>	AMD	<u>446</u>	2
<u>70.14</u>	ADD	<u>60</u>	1	<u>70.105D.070</u>	AMD	<u>520</u>	6033
<u>70.38</u>	ADD	<u>440</u>	1	<u>70.105D.070</u>	AMD	<u>522</u>	954
<u>70.38.015</u>	AMD	<u>259</u>	55	<u>70.118</u>	ADD	<u>341</u>	66
<u>70.38.135</u>	AMD	<u>259</u>	57	<u>70.118</u>	ADD	<u>343</u>	9
<u>70.38.919</u>	REP	<u>259</u>	67	<u>70.118.090</u>	AMD	<u>341</u>	61
<u>70.41</u>	ADD	<u>102</u>	2	<u>70.128</u>	ADD	<u>184</u>	6
<u>70.41.200</u>	REMD	<u>261</u>	3	<u>70.128.010</u>	REMD	<u>184</u>	7
<u>70.41.200</u>	REMD	<u>273</u>	22	<u>70.128.040</u>	AMD	<u>184</u>	8
<u>70.44.050</u>	AMD	<u>469</u>	7	<u>70.128.225</u>	AMD	<u>40</u>	1
<u>70.47.020</u>	AMD	<u>259</u>	35	<u>70.146</u>	ADD	<u>233</u>	1
<u>70.47.060</u>	AMD	<u>259</u>	36	<u>70.146</u>	ADD	<u>341</u>	27
<u>70.47A</u>	ADD	<u>260</u>	4,5	<u>70.146.030</u>	REMD	<u>522</u>	955
<u>70.47A.010</u>	AMD	<u>260</u>	1	<u>70.146.070</u>	AMD	<u>341</u>	26,60
<u>70.47A.020</u>	AMD	<u>260</u>	2	<u>70.146.080</u>	AMD	<u>522</u>	956
<u>70.47A.030</u>	AMD	<u>259</u>	58	<u>70.149</u>	ADD	<u>240</u>	2
<u>70.47A.040</u>	AMD	<u>260</u>	6	<u>70.149.040</u>	AMD	<u>240</u>	1
<u>70.47A.050</u>	AMD	<u>260</u>	12	<u>70.150.070</u>	AMD	<u>494</u>	505
<u>70.47A.060</u>	AMD	<u>260</u>	13	<u>71.05</u>	ADD	<u>360</u>	2
<u>70.47A.080</u>	AMD	<u>260</u>	14				4-6
<u>70.48.090</u>	AMD	<u>13</u>	1	<u>71.05</u>	ADD	<u>375</u>	8
<u>70.48.130</u>	AMD	<u>259</u>	66	<u>71.05.020</u>	AMD	<u>191</u>	2
<u>70.56.010</u>	AMD	<u>273</u>	20	<u>71.05.020</u>	AMD	<u>375</u>	6
<u>70.56.030</u>	AMD	<u>259</u>	13	<u>71.05.150</u>	AMD	<u>375</u>	7
<u>70.58</u>	ADD	<u>156</u>	32	<u>71.05.157</u>	AMD	<u>375</u>	9
<u>70.58.107</u>	REMD	<u>91</u>	2	<u>71.05.160</u>	AMD	<u>375</u>	13
<u>70.58.107</u>	REMD	<u>200</u>	2	<u>71.05.360</u>	AMD	<u>375</u>	14
<u>70.83</u>	ADD	<u>259</u>	8	<u>71.05.390</u>	REMD	<u>375</u>	15
<u>70.83.040</u>	AMD	<u>259</u>	7	<u>71.05.630</u>	AMD	<u>191</u>	1
<u>70.93</u>	ADD	<u>244</u>	2	<u>71.24</u>	ADD	<u>359</u>	7
<u>70.93.030</u>	AMD	<u>244</u>	1	<u>71.24.025</u>	AMD	<u>414</u>	1
<u>70.94</u>	ADD	<u>339</u>	2,3	<u>71.24.035</u>	AMD	<u>375</u>	12
<u>70.94.017</u>	AMD	<u>348</u>	102	<u>71.24.035</u>	AMD	<u>410</u>	8
<u>70.94.085</u>	AMD	<u>94</u>	14	<u>71.24.035</u>	AMD	<u>414</u>	2
<u>70.94.094</u>	AMD	<u>164</u>	1	<u>71.34.600</u>	AMD	<u>375</u>	11

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>71.36</u>	ADD	<u>359</u>	3,6	<u>74.13.285</u>	AMD	<u>409</u>	7
<u>71.36.005</u>	AMD	<u>359</u>	1	<u>74.13.330</u>	AMD	<u>410</u>	7
<u>71.36.010</u>	AMD	<u>359</u>	2	<u>74.13.650</u>	AMD	<u>220</u>	7
<u>71.36.020</u>	REP	<u>359</u>	13	<u>74.13.660</u>	AMD	<u>220</u>	8
<u>71.36.030</u>	REP	<u>359</u>	13	<u>74.15.020</u>	REMD	<u>412</u>	1
<u>71A.12</u>	ADD	<u>283</u>	2	<u>74.15.030</u>	REMD	<u>17</u>	14
<u>72</u>	ADD	<u>483</u>	101-107	<u>74.15.030</u>	REMD	<u>387</u>	5
<u>72.09</u>	ADD	<u>384</u>	2	<u>74.15.035</u>	REP	<u>17</u>	8
<u>72.09</u>	ADD	<u>483</u>	203	<u>74.15.130</u>	AMD	<u>220</u>	6
			302,303	<u>74.20.040</u>	AMD	<u>143</u>	5
			403	<u>74.20.330</u>	AMD	<u>143</u>	6
<u>72.09.015</u>	AMD	<u>483</u>	202	<u>74.20A.030</u>	AMD	<u>143</u>	7
<u>72.09.111</u>	AMD	<u>483</u>	605	<u>74.20A.055</u>	AMD	<u>143</u>	8
<u>72.09.300</u>	AMD	<u>483</u>	108	<u>74.20A.056</u>	REMD	<u>143</u>	9
<u>72.09.460</u>	AMD	<u>483</u>	402	<u>74.34</u>	ADD	<u>312</u>	4,9,10
<u>72.09.480</u>	AMD	<u>91</u>	1	<u>74.34.020</u>	AMD	<u>312</u>	1
<u>72.09.480</u>	AMD	<u>365</u>	1	<u>74.34.067</u>	AMD	<u>312</u>	2
<u>72.09.480</u>	AMD	<u>483</u>	404	<u>74.34.110</u>	AMD	<u>312</u>	3
<u>72.36</u>	ADD	<u>43</u>	2	<u>74.34.120</u>	AMD	<u>312</u>	5
<u>73.08.060</u>	REP	<u>448</u>	2	<u>74.34.130</u>	REMD	<u>312</u>	6
<u>74</u>	ADD	<u>356</u>	1-6	<u>74.34.145</u>	AMD	<u>312</u>	7
<u>74.04</u>	ADD	<u>161</u>	1	<u>74.34.150</u>	AMD	<u>312</u>	8
<u>74.04</u>	ADD	<u>384</u>	3	<u>74.34.210</u>	AMD	<u>312</u>	11
<u>74.08A.270</u>	AMD	<u>289</u>	1	<u>74.39A</u>	ADD	<u>361</u>	3-6
<u>74.08A.340</u>	AMD	<u>522</u>	957	<u>74.39A.009</u>	AMD	<u>361</u>	2
<u>74.09</u>	ADD	<u>5</u>	2-4	<u>74.39A.190</u>	REP	<u>361</u>	10
<u>74.09</u>	ADD	<u>259</u>	4,16	<u>74.39A.270</u>	AMD	<u>278</u>	3
<u>74.09</u>	ADD	<u>359</u>	5,8,11	<u>74.39A.270</u>	AMD	<u>361</u>	7
<u>74.09.010</u>	AMD	<u>3</u>	2	<u>74.39A.310</u>	AMD	<u>361</u>	8
<u>74.09.402</u>	AMD	<u>5</u>	1	<u>74.46</u>	ADD	<u>508</u>	6
<u>74.09.405</u>	REP	<u>5</u>	8	<u>74.46.020</u>	AMD	<u>508</u>	7
<u>74.09.415</u>	REP	<u>5</u>	8	<u>74.46.410</u>	AMD	<u>508</u>	1
<u>74.09.425</u>	REP	<u>5</u>	8	<u>74.46.431</u>	AMD	<u>508</u>	2
<u>74.09.435</u>	REP	<u>5</u>	8	<u>74.46.506</u>	AMD	<u>508</u>	3
<u>74.09.450</u>	REP	<u>5</u>	8	<u>74.46.511</u>	AMD	<u>508</u>	4
<u>74.09.510</u>	REMD	<u>315</u>	1	<u>74.46.521</u>	AMD	<u>508</u>	5
<u>74.09.520</u>	AMD	<u>3</u>	1	<u>76.04.005</u>	AMD	<u>480</u>	12
<u>74.09.530</u>	AMD	<u>315</u>	2	<u>76.04.610</u>	AMD	<u>110</u>	1
<u>74.09A</u>	ADD	<u>179</u>	4	<u>76.04.660</u>	AMD	<u>480</u>	13
<u>74.09A.005</u>	AMD	<u>179</u>	1	<u>76.06</u>	ADD	<u>480</u>	5-7
<u>74.09A.010</u>	AMD	<u>179</u>	2				9,10
<u>74.09A.020</u>	AMD	<u>179</u>	3	<u>76.06.020</u>	AMD	<u>480</u>	2
<u>74.13</u>	ADD	<u>220</u>	5	<u>76.06.030</u>	AMD	<u>480</u>	3
<u>74.13.031</u>	REMD	<u>413</u>	10	<u>76.06.040</u>	AMD	<u>480</u>	4
<u>74.13.0903</u>	RECD	<u>17</u>	7	<u>76.06.050</u>	REP	<u>480</u>	14
<u>74.13.280</u>	AMD	<u>220</u>	4	<u>76.06.060</u>	REP	<u>480</u>	14
<u>74.13.280</u>	AMD	<u>409</u>	6	<u>76.06.070</u>	REP	<u>480</u>	14

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>76.06.080</u>	REP	<u>480</u>	14	<u>77.85</u>	ADD	<u>444</u>	8
<u>76.06.090</u>	REP	<u>480</u>	14	<u>77.85.010</u>	AMD	<u>444</u>	1
<u>76.06.110</u>	REP	<u>480</u>	14	<u>77.85.020</u>	AMD	<u>444</u>	2
<u>76.06.140</u>	AMD	<u>480</u>	1	<u>77.85.030</u>	AMD	<u>444</u>	3
<u>76.09</u>	ADD	<u>106</u>	2,3	<u>77.85.040</u>	AMD	<u>444</u>	4
<u>76.09.060</u>	AMD	<u>106</u>	1	<u>77.85.090</u>	AMD	<u>341</u>	49
<u>76.09.060</u>	AMD	<u>480</u>	11	<u>77.85.090</u>	AMD	<u>444</u>	5
<u>76.09.067</u>	AMD	<u>106</u>	5	<u>77.85.110</u>	AMD	<u>241</u>	20
<u>76.09.070</u>	AMD	<u>106</u>	4	<u>77.85.120</u>	AMD	<u>241</u>	21
<u>76.09.220</u>	AMD	<u>480</u>	8	<u>77.85.130</u>	REMD	<u>257</u>	1
<u>76.09.240</u>	AMD	<u>106</u>	6	<u>77.85.130</u>	REMD	<u>341</u>	36
<u>76.09.240</u>	AMD	<u>236</u>	1	<u>77.85.140</u>	AMD	<u>241</u>	22
<u>76.09.405</u>	AMD	<u>48</u>	1	<u>77.85.150</u>	AMD	<u>444</u>	6
<u>76.09.405</u>	AMD	<u>54</u>	3	<u>77.115.040</u>	AMD	<u>216</u>	6
<u>76.48.020</u>	AMD	<u>392</u>	3	<u>77.120</u>	ADD	<u>350</u>	13-15
<u>76.48.030</u>	AMD	<u>392</u>	4	<u>77.120.010</u>	AMD	<u>350</u>	8
<u>76.48.130</u>	AMD	<u>392</u>	1	<u>77.120.020</u>	AMD	<u>350</u>	9
<u>77.04</u>	ADD	<u>62</u>	7	<u>77.120.030</u>	AMD	<u>350</u>	10
<u>77.08.010</u>	AMD	<u>254</u>	1	<u>77.120.060</u>	REP	<u>350</u>	17
<u>77.08.010</u>	AMD	<u>350</u>	2	<u>77.120.070</u>	AMD	<u>350</u>	12
<u>77.12</u>	ADD	<u>62</u>	8	<u>77.120.080</u>	REP	<u>350</u>	17
<u>77.12</u>	ADD	<u>246</u>	3-5	<u>77.120.090</u>	REP	<u>350</u>	17
<u>77.12</u>	ADD	<u>293</u>	2	<u>78.44</u>	ADD	<u>192</u>	1,3,4
<u>77.12</u>	ADD	<u>337</u>	2	<u>78.44.190</u>	AMD	<u>192</u>	2
<u>77.12</u>	ADD	<u>350</u>	4	<u>78.44.210</u>	AMD	<u>192</u>	5
<u>77.12</u>	ADD	<u>442</u>	2	<u>78.60.070</u>	AMD	<u>338</u>	1
<u>77.12.879</u>	AMD	<u>350</u>	3	<u>78.60.100</u>	AMD	<u>338</u>	2
<u>77.15</u>	ADD	<u>350</u>	7	<u>78.60.130</u>	AMD	<u>338</u>	3
<u>77.15.253</u>	AMD	<u>350</u>	5	<u>78.60.200</u>	AMD	<u>338</u>	4
<u>77.15.290</u>	AMD	<u>350</u>	6	<u>78.60.210</u>	AMD	<u>338</u>	5
<u>77.15.360</u>	AMD	<u>337</u>	3	<u>78.60.230</u>	AMD	<u>338</u>	6
<u>77.15.568</u>	AMD	<u>337</u>	4	<u>79.10.140</u>	AMD	<u>241</u>	23
<u>77.15.700</u>	AMD	<u>163</u>	2	<u>79.11</u>	ADD	<u>62</u>	3
<u>77.32.155</u>	AMD	<u>163</u>	1	<u>79.13.010</u>	AMD	<u>504</u>	1
<u>77.32.237</u>	AMD	<u>254</u>	6	<u>79.13.060</u>	AMD	<u>504</u>	2
<u>77.32.238</u>	AMD	<u>254</u>	5	<u>79.13.110</u>	AMD	<u>504</u>	3
<u>77.32.400</u>	AMD	<u>254</u>	2	<u>79.15.540</u>	AMD	<u>109</u>	2
<u>77.32.470</u>	AMD	<u>442</u>	5	<u>79.17</u>	ADD	<u>62</u>	4
<u>77.32.480</u>	AMD	<u>254</u>	3	<u>79.22</u>	ADD	<u>62</u>	5
<u>77.32.490</u>	REP	<u>254</u>	7	<u>79.64.040</u>	AMD	<u>522</u>	958
<u>77.32.520</u>	AMD	<u>336</u>	1	<u>79.64.110</u>	AMD	<u>503</u>	1
<u>77.32.550</u>	AMD	<u>254</u>	4	<u>79.70.070</u>	AMD	<u>241</u>	24
<u>77.60.130</u>	AMD	<u>341</u>	59	<u>79.100</u>	ADD	<u>342</u>	3
<u>77.60.160</u>	AMD	<u>341</u>	44	<u>79.100.010</u>	AMD	<u>342</u>	1
<u>77.65.150</u>	AMD	<u>442</u>	3	<u>79.100.040</u>	AMD	<u>342</u>	2
<u>77.65.210</u>	AMD	<u>442</u>	4	<u>79.100.100</u>	AMD	<u>342</u>	4
<u>77.85</u>	ADD	<u>341</u>	37	<u>79.105</u>	ADD	<u>341</u>	33

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>79.105.150</u>	REMD	<u>341</u>	32	<u>79A.25.370</u>	AMD	<u>241</u>	62
<u>79.105.500</u>	AMD	<u>341</u>	58	<u>79A.25.820</u>	AMD	<u>241</u>	59
<u>79.135.100</u>	AMD	<u>216</u>	3	<u>79A.25.830</u>	AMD	<u>241</u>	60
<u>79A.05</u>	ADD	<u>62</u>	11	<u>79A.35.010</u>	AMD	<u>241</u>	63
<u>79A.05</u>	ADD	<u>176</u>	2	<u>79A.35.030</u>	AMD	<u>241</u>	64
<u>79A.05.065</u>	AMD	<u>441</u>	1	<u>79A.35.050</u>	AMD	<u>241</u>	65
<u>79A.05.165</u>	AMD	<u>441</u>	2	<u>79A.35.060</u>	AMD	<u>241</u>	66
<u>79A.05.175</u>	AMD	<u>145</u>	1	<u>79A.35.070</u>	AMD	<u>241</u>	67
<u>79A.05.215</u>	AMD	<u>340</u>	2	<u>79A.35.090</u>	AMD	<u>241</u>	68
<u>79A.05.785</u>	AMD	<u>241</u>	25	<u>79A.35.100</u>	AMD	<u>241</u>	69
<u>79A.15</u>	ADD	<u>341</u>	35	<u>79A.35.110</u>	AMD	<u>241</u>	70
<u>79A.15.010</u>	AMD	<u>241</u>	26	<u>79A.35.120</u>	AMD	<u>241</u>	71
<u>79A.15.020</u>	AMD	<u>241</u>	27	<u>79A.40.100</u>	AMD	<u>234</u>	98
<u>79A.15.030</u>	AMD	<u>241</u>	28	<u>79A.60</u>	ADD	<u>311</u>	1-3
<u>79A.15.040</u>	AMD	<u>241</u>	29	<u>79A.60.510</u>	AMD	<u>341</u>	57
<u>79A.15.040</u>	AMD	<u>341</u>	34	<u>79A.60.520</u>	AMD	<u>341</u>	56
<u>79A.15.050</u>	AMD	<u>241</u>	30	<u>79A.60.590</u>	AMD	<u>241</u>	72
<u>79A.15.060</u>	AMD	<u>241</u>	31	<u>80</u>	ADD	<u>307</u>	1-5
<u>79A.15.065</u>	AMD	<u>241</u>	32				7-10
<u>79A.15.070</u>	AMD	<u>241</u>	33	<u>80.01.040</u>	AMD	<u>234</u>	1
<u>79A.15.080</u>	AMD	<u>241</u>	34	<u>80.28.205</u>	REP	<u>142</u>	11
<u>79A.15.100</u>	AMD	<u>241</u>	35	<u>80.28.207</u>	REP	<u>142</u>	11
<u>79A.15.110</u>	AMD	<u>241</u>	36	<u>80.28.210</u>	REP	<u>142</u>	11
<u>79A.15.120</u>	AMD	<u>241</u>	37	<u>80.28.212</u>	REP	<u>142</u>	11
<u>79A.15.130</u>	AMD	<u>241</u>	38	<u>80.28.215</u>	REP	<u>142</u>	11
<u>79A.25</u>	ADD	<u>247</u>	1	<u>80.36</u>	ADD	<u>26</u>	2
<u>79A.25.005</u>	AMD	<u>241</u>	39	<u>80.36.330</u>	AMD	<u>26</u>	1
<u>79A.25.010</u>	AMD	<u>241</u>	40	<u>80.50</u>	ADD	<u>325</u>	3,4
<u>79A.25.020</u>	AMD	<u>241</u>	41	<u>80.50</u>	ADD	<u>326</u>	2
<u>79A.25.030</u>	AMD	<u>241</u>	42	<u>80.50.020</u>	REMD	<u>325</u>	1
<u>79A.25.060</u>	AMD	<u>241</u>	43	<u>80.50.060</u>	AMD	<u>325</u>	2
<u>79A.25.080</u>	AMD	<u>241</u>	44	<u>80.60.010</u>	AMD	<u>323</u>	1
<u>79A.25.090</u>	AMD	<u>241</u>	45	<u>80.60.020</u>	AMD	<u>323</u>	2
<u>79A.25.100</u>	AMD	<u>241</u>	46	<u>80.60.030</u>	AMD	<u>323</u>	3
<u>79A.25.110</u>	AMD	<u>241</u>	47	<u>81.04</u>	ADD	<u>234</u>	2,3
<u>79A.25.120</u>	AMD	<u>241</u>	48	<u>81.04.010</u>	AMD	<u>234</u>	4
<u>79A.25.130</u>	AMD	<u>241</u>	49	<u>81.04.080</u>	AMD	<u>234</u>	5
<u>79A.25.140</u>	AMD	<u>241</u>	50	<u>81.04.130</u>	AMD	<u>234</u>	6
<u>79A.25.150</u>	AMD	<u>241</u>	51	<u>81.04.150</u>	AMD	<u>234</u>	7
<u>79A.25.190</u>	AMD	<u>241</u>	52	<u>81.04.160</u>	AMD	<u>234</u>	8
<u>79A.25.200</u>	AMD	<u>241</u>	53	<u>81.04.170</u>	REP	<u>234</u>	102
<u>79A.25.210</u>	AMD	<u>241</u>	54	<u>81.04.180</u>	REP	<u>234</u>	102
<u>79A.25.220</u>	AMD	<u>241</u>	55	<u>81.04.190</u>	REP	<u>234</u>	102
<u>79A.25.230</u>	AMD	<u>241</u>	56	<u>81.04.220</u>	AMD	<u>234</u>	9
<u>79A.25.240</u>	AMD	<u>241</u>	57	<u>81.04.240</u>	AMD	<u>234</u>	10
<u>79A.25.250</u>	AMD	<u>241</u>	58	<u>81.04.250</u>	AMD	<u>234</u>	11
<u>79A.25.310</u>	AMD	<u>241</u>	61	<u>81.04.270</u>	AMD	<u>234</u>	12

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>81.04.280</u>	AMD	<u>234</u>	13	<u>81.44.097</u>	REP	<u>234</u>	102
<u>81.04.300</u>	AMD	<u>234</u>	14	<u>81.44.0971</u>	REP	<u>234</u>	102
<u>81.04.330</u>	AMD	<u>234</u>	15	<u>81.44.0972</u>	REP	<u>234</u>	102
<u>81.04.350</u>	AMD	<u>234</u>	16	<u>81.44.098</u>	REP	<u>234</u>	102
<u>81.04.360</u>	AMD	<u>234</u>	17	<u>81.44.0981</u>	REP	<u>234</u>	102
<u>81.04.490</u>	AMD	<u>142</u>	10	<u>81.44.0982</u>	REP	<u>234</u>	102
<u>81.04.520</u>	REP	<u>234</u>	102	<u>81.44.099</u>	REP	<u>234</u>	102
<u>81.08.010</u>	AMD	<u>234</u>	18	<u>81.44.100</u>	REP	<u>234</u>	102
<u>81.08.070</u>	REP	<u>234</u>	102	<u>81.44.101</u>	REP	<u>234</u>	102
<u>81.12.010</u>	AMD	<u>234</u>	19	<u>81.44.102</u>	REP	<u>234</u>	102
<u>81.16.010</u>	AMD	<u>234</u>	20	<u>81.44.103</u>	REP	<u>234</u>	102
<u>81.24.010</u>	AMD	<u>234</u>	21	<u>81.44.104</u>	REP	<u>234</u>	102
<u>81.28.010</u>	AMD	<u>234</u>	22	<u>81.44.105</u>	REP	<u>234</u>	102
<u>81.28.020</u>	AMD	<u>234</u>	23	<u>81.44.110</u>	REP	<u>234</u>	102
<u>81.28.030</u>	AMD	<u>234</u>	24	<u>81.44.120</u>	REP	<u>234</u>	102
<u>81.28.040</u>	AMD	<u>234</u>	25	<u>81.48</u>	ADD	<u>234</u>	101
<u>81.28.050</u>	AMD	<u>234</u>	26	<u>81.48.010</u>	REP	<u>234</u>	102
<u>81.28.080</u>	AMD	<u>218</u>	74	<u>81.48.015</u>	REP	<u>234</u>	102
<u>81.28.080</u>	AMD	<u>234</u>	27	<u>81.52.010</u>	REP	<u>234</u>	102
<u>81.28.180</u>	AMD	<u>234</u>	28	<u>81.52.020</u>	REP	<u>234</u>	102
<u>81.28.190</u>	AMD	<u>234</u>	29	<u>81.52.030</u>	REP	<u>234</u>	102
<u>81.28.200</u>	AMD	<u>234</u>	30	<u>81.52.040</u>	REP	<u>234</u>	102
<u>81.28.210</u>	AMD	<u>234</u>	31	<u>81.53.261</u>	AMD	<u>234</u>	99
<u>81.28.220</u>	AMD	<u>234</u>	32	<u>81.56.010</u>	REP	<u>234</u>	102
<u>81.28.230</u>	AMD	<u>234</u>	33	<u>81.56.020</u>	REP	<u>234</u>	102
<u>81.28.250</u>	AMD	<u>234</u>	34	<u>81.56.030</u>	REP	<u>234</u>	102
<u>81.28.260</u>	AMD	<u>234</u>	35	<u>81.56.040</u>	REP	<u>234</u>	102
<u>81.29.010</u>	AMD	<u>234</u>	36	<u>81.56.050</u>	REP	<u>234</u>	102
<u>81.29.020</u>	AMD	<u>234</u>	37	<u>81.56.060</u>	REP	<u>234</u>	102
<u>81.36.070</u>	REP	<u>234</u>	102	<u>81.56.070</u>	REP	<u>234</u>	102
<u>81.40.040</u>	REP	<u>234</u>	102	<u>81.56.080</u>	REP	<u>234</u>	102
<u>81.40.095</u>	AMD	<u>218</u>	82	<u>81.56.100</u>	REP	<u>234</u>	102
<u>81.40.100</u>	REP	<u>234</u>	102	<u>81.56.110</u>	REP	<u>234</u>	102
<u>81.44.010</u>	AMD	<u>234</u>	38	<u>81.56.120</u>	RECD	<u>234</u>	101
<u>81.44.020</u>	AMD	<u>234</u>	39	<u>81.56.130</u>	REP	<u>234</u>	102
<u>81.44.031</u>	REP	<u>234</u>	102	<u>81.56.140</u>	REP	<u>234</u>	102
<u>81.44.032</u>	REP	<u>234</u>	102	<u>81.56.150</u>	REP	<u>234</u>	102
<u>81.44.040</u>	AMD	<u>234</u>	40	<u>81.56.160</u>	REP	<u>234</u>	102
<u>81.44.050</u>	REP	<u>234</u>	102	<u>81.61.020</u>	AMD	<u>234</u>	41
<u>81.44.060</u>	REP	<u>234</u>	102	<u>81.66</u>	ADD	<u>234</u>	42
<u>81.44.065</u>	REP	<u>234</u>	102	<u>81.66.040</u>	AMD	<u>234</u>	43
<u>81.44.091</u>	REP	<u>234</u>	102	<u>81.66.060</u>	AMD	<u>234</u>	44
<u>81.44.092</u>	REP	<u>234</u>	102	<u>81.68</u>	ADD	<u>234</u>	45
<u>81.44.093</u>	REP	<u>234</u>	102	<u>81.68.010</u>	AMD	<u>234</u>	46
<u>81.44.094</u>	REP	<u>234</u>	102	<u>81.68.015</u>	AMD	<u>234</u>	47
<u>81.44.095</u>	REP	<u>234</u>	102	<u>81.68.020</u>	AMD	<u>234</u>	48
<u>81.44.096</u>	REP	<u>234</u>	102	<u>81.68.030</u>	AMD	<u>234</u>	96

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>81.68.040</u>	AMD	<u>234</u>	49	<u>81.80.312</u>	REP	<u>234</u>	102
<u>81.68.060</u>	AMD	<u>234</u>	50	<u>81.80.318</u>	REP	<u>234</u>	102
<u>81.68.065</u>	AMD	<u>234</u>	51	<u>81.80.330</u>	AMD	<u>234</u>	87
<u>81.68.070</u>	REP	<u>234</u>	102	<u>81.80.340</u>	REP	<u>234</u>	102
<u>81.68.080</u>	AMD	<u>234</u>	52	<u>81.80.346</u>	REP	<u>234</u>	102
<u>81.68.090</u>	AMD	<u>234</u>	53	<u>81.80.370</u>	AMD	<u>234</u>	88
<u>81.70</u>	ADD	<u>234</u>	54	<u>81.80.371</u>	AMD	<u>234</u>	89
<u>81.70.020</u>	AMD	<u>234</u>	55	<u>81.80.375</u>	REP	<u>234</u>	102
<u>81.70.030</u>	AMD	<u>234</u>	56	<u>81.80.380</u>	REP	<u>234</u>	102
<u>81.70.230</u>	AMD	<u>234</u>	57	<u>81.80.381</u>	REP	<u>234</u>	102
<u>81.70.250</u>	AMD	<u>234</u>	58	<u>81.80.391</u>	REP	<u>234</u>	102
<u>81.70.280</u>	AMD	<u>234</u>	59	<u>81.80.395</u>	REP	<u>234</u>	102
<u>81.70.290</u>	AMD	<u>234</u>	60	<u>81.80.400</u>	REP	<u>234</u>	102
<u>81.70.300</u>	REP	<u>234</u>	102	<u>81.80.410</u>	REP	<u>234</u>	102
<u>81.70.320</u>	AMD	<u>234</u>	61	<u>81.80.420</u>	REP	<u>234</u>	102
<u>81.70.330</u>	AMD	<u>234</u>	62	<u>81.80.430</u>	AMD	<u>234</u>	90
<u>81.70.340</u>	AMD	<u>234</u>	63	<u>81.80.440</u>	REP	<u>234</u>	102
<u>81.77</u>	ADD	<u>234</u>	64	<u>81.80.450</u>	REP	<u>234</u>	102
<u>81.77.010</u>	AMD	<u>234</u>	65	<u>81.80.460</u>	REP	<u>234</u>	102
<u>81.77.015</u>	REP	<u>234</u>	102	<u>81.84.010</u>	REMD	<u>234</u>	92
<u>81.77.040</u>	AMD	<u>234</u>	66	<u>81.84.020</u>	AMD	<u>234</u>	93
<u>81.77.070</u>	REP	<u>234</u>	102	<u>81.84.060</u>	AMD	<u>234</u>	97
<u>81.77.100</u>	AMD	<u>234</u>	67	<u>81.88</u>	ADD	<u>142</u>	5
<u>81.80</u>	ADD	<u>234</u>	91	<u>81.88.010</u>	AMD	<u>142</u>	1
<u>81.80.010</u>	AMD	<u>234</u>	68	<u>81.88.040</u>	AMD	<u>142</u>	2
<u>81.80.020</u>	AMD	<u>234</u>	69	<u>81.88.050</u>	AMD	<u>142</u>	3
<u>81.80.030</u>	REP	<u>234</u>	102	<u>81.88.060</u>	AMD	<u>142</u>	4
<u>81.80.045</u>	AMD	<u>234</u>	70	<u>81.88.080</u>	AMD	<u>142</u>	6
<u>81.80.060</u>	AMD	<u>234</u>	71	<u>81.88.090</u>	AMD	<u>142</u>	7
<u>81.80.070</u>	AMD	<u>234</u>	72	<u>81.88.100</u>	AMD	<u>142</u>	8
<u>81.80.080</u>	AMD	<u>234</u>	73	<u>81.88.150</u>	REP	<u>142</u>	11
<u>81.80.130</u>	AMD	<u>234</u>	74	<u>81.104.115</u>	AMD	<u>422</u>	7
<u>81.80.140</u>	AMD	<u>234</u>	75	<u>81.112.030</u>	AMD	<u>509</u>	3
<u>81.80.150</u>	AMD	<u>234</u>	76	<u>81.112.060</u>	AMD	<u>166</u>	1
<u>81.80.170</u>	AMD	<u>234</u>	77	<u>81.112.180</u>	AMD	<u>422</u>	6
<u>81.80.175</u>	REP	<u>234</u>	102	<u>82.02.210</u>	AMD	<u>6</u>	105
<u>81.80.190</u>	AMD	<u>234</u>	78	<u>82.04</u>	ADD	<u>48</u>	3
<u>81.80.220</u>	AMD	<u>234</u>	79	<u>82.04</u>	ADD	<u>221</u>	5
<u>81.80.230</u>	AMD	<u>234</u>	80	<u>82.04</u>	ADD	<u>334</u>	1
<u>81.80.240</u>	REP	<u>234</u>	102	<u>82.04</u>	ADD	<u>381</u>	1
<u>81.80.250</u>	AMD	<u>234</u>	81	<u>82.04</u>	ADD	<u>447</u>	1
<u>81.80.260</u>	AMD	<u>234</u>	82	<u>82.04</u>	ADD	<u>477</u>	2
<u>81.80.270</u>	AMD	<u>234</u>	83	<u>82.04.050</u>	REMD	<u>6</u>	1004
<u>81.80.272</u>	AMD	<u>234</u>	84	<u>82.04.050</u>	REMD	<u>54</u>	4
<u>81.80.280</u>	AMD	<u>234</u>	85	<u>82.04.060</u>	AMD	<u>6</u>	1007
<u>81.80.301</u>	REP	<u>234</u>	102	<u>82.04.065</u>	AMD	<u>6</u>	1002
<u>81.80.305</u>	AMD	<u>234</u>	86				1003

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>82.04.190</u>	AMD	<u>6</u>	1008	<u>82.12.0284</u>	AMD	<u>54</u>	15
<u>82.04.250</u>	AMD	<u>54</u>	5	<u>82.12.035</u>	AMD	<u>6</u>	1203
<u>82.04.260</u>	REMD	<u>48</u>	2	<u>82.12.037</u>	AMD	<u>6</u>	103
<u>82.04.260</u>	REMD	<u>54</u>	6	<u>82.12.803</u>	AMD	<u>6</u>	1104
<u>82.04.261</u>	AMD	<u>48</u>	4	<u>82.12.855</u>	AMD	<u>332</u>	2
<u>82.04.261</u>	AMD	<u>54</u>	7	<u>82.12.865</u>	AMD	<u>443</u>	2
<u>82.04.294</u>	AMD	<u>54</u>	8	<u>82.12.955</u>	AMD	<u>309</u>	5
<u>82.04.310</u>	AMD	<u>58</u>	1	<u>82.14</u>	ADD	<u>6</u>	503
<u>82.04.332</u>	AMD	<u>131</u>	1				902,903
<u>82.04.333</u>	AMD	<u>48</u>	5	<u>82.14</u>	ADD	<u>251</u>	11
<u>82.04.4281</u>	AMD	<u>54</u>	9	<u>82.14</u>	ADD	<u>486</u>	3
<u>82.04.4334</u>	AMD	<u>309</u>	3	<u>82.14.020</u>	AMD	<u>6</u>	502
<u>82.04.440</u>	AMD	<u>54</u>	10	<u>82.14.370</u>	AMD	<u>250</u>	1
<u>82.04.4461</u>	AMD	<u>54</u>	11	<u>82.14.370</u>	AMD	<u>478</u>	1
<u>82.04.4462</u>	AMD	<u>54</u>	12	<u>82.14.390</u>	AMD	<u>6</u>	904
<u>82.04.470</u>	AMD	<u>6</u>	1201	<u>82.14.390</u>	AMD	<u>486</u>	2
<u>82.04.530</u>	AMD	<u>6</u>	1022	<u>82.14.450</u>	AMD	<u>380</u>	1
<u>82.04.530</u>	AMD	<u>54</u>	13	<u>82.14.465</u>	AMD	<u>266</u>	7
<u>82.08</u>	ADD	<u>6</u>	801	<u>82.14.470</u>	AMD	<u>266</u>	8
			1401	<u>82.14.475</u>	AMD	<u>229</u>	8
			1402	<u>82.14B.020</u>	AMD	<u>6</u>	1009
<u>82.08</u>	ADD	<u>22</u>	1	<u>82.14B.020</u>	AMD	<u>54</u>	16
<u>82.08</u>	ADD	<u>182</u>	1	<u>82.14B.030</u>	REMD	<u>6</u>	1024
<u>82.08</u>	ADD	<u>381</u>	2	<u>82.14B.030</u>	REMD	<u>54</u>	17
<u>82.08</u>	ADD	<u>477</u>	3	<u>82.16</u>	ADD	<u>334</u>	2
<u>82.08.010</u>	AMD	<u>6</u>	1301	<u>82.16.010</u>	AMD	<u>6</u>	1023
			1302	<u>82.16.050</u>	AMD	<u>330</u>	1
<u>82.08.0255</u>	AMD	<u>223</u>	9	<u>82.16.120</u>	AMD	<u>111</u>	101
<u>82.08.0264</u>	AMD	<u>135</u>	1	<u>82.24</u>	ADD	<u>221</u>	2
<u>82.08.0273</u>	AMD	<u>135</u>	2	<u>82.24.120</u>	AMD	<u>111</u>	102
<u>82.08.02745</u>	AMD	<u>54</u>	14	<u>82.24.135</u>	AMD	<u>111</u>	103
<u>82.08.0283</u>	AMD	<u>6</u>	1101	<u>82.24.280</u>	AMD	<u>111</u>	104
<u>82.08.0289</u>	AMD	<u>6</u>	1005	<u>82.26.105</u>	AMD	<u>221</u>	3
			1006	<u>82.26.110</u>	AMD	<u>221</u>	4
<u>82.08.037</u>	AMD	<u>6</u>	102	<u>82.29A</u>	ADD	<u>21</u>	1
<u>82.08.050</u>	REMD	<u>6</u>	1202	<u>82.29A.130</u>	REMD	<u>90</u>	1
<u>82.08.803</u>	AMD	<u>6</u>	1103	<u>82.32</u>	ADD	<u>6</u>	104,201
<u>82.08.855</u>	AMD	<u>332</u>	1				301,302
<u>82.08.865</u>	AMD	<u>443</u>	1				401,501
<u>82.08.955</u>	AMD	<u>309</u>	4				601
<u>82.12</u>	ADD	<u>6</u>	802				701-703
			1403				1601
<u>82.12</u>	ADD	<u>22</u>	2				1602
<u>82.12</u>	ADD	<u>182</u>	2	<u>82.32</u>	ADD	<u>111</u>	113
<u>82.12</u>	ADD	<u>381</u>	3	<u>82.32.020</u>	AMD	<u>6</u>	101
<u>82.12.0256</u>	AMD	<u>223</u>	10	<u>82.32.030</u>	AMD	<u>6</u>	202
<u>82.12.0277</u>	AMD	<u>6</u>	1102	<u>82.32.033</u>	AMD	<u>111</u>	105

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>82.32.050</u>	AMD	<u>111</u>	106	<u>82.38.050</u>	AMD	<u>515</u>	24
<u>82.32.100</u>	AMD	<u>111</u>	107	<u>82.38.070</u>	REP	<u>515</u>	34
<u>82.32.130</u>	AMD	<u>111</u>	108	<u>82.38.071</u>	REP	<u>515</u>	34
<u>82.32.140</u>	AMD	<u>111</u>	109	<u>82.38.081</u>	REP	<u>515</u>	34
<u>82.32.160</u>	AMD	<u>111</u>	110	<u>82.38.100</u>	AMD	<u>419</u>	17
<u>82.32.170</u>	AMD	<u>111</u>	111	<u>82.38.100</u>	AMD	<u>515</u>	25
<u>82.32.330</u>	AMD	<u>6</u>	1502	<u>82.38.130</u>	AMD	<u>515</u>	26
<u>82.32.430</u>	AMD	<u>6</u>	1501	<u>82.38.140</u>	AMD	<u>515</u>	27
<u>82.32.520</u>	AMD	<u>6</u>	1001	<u>82.38.150</u>	AMD	<u>515</u>	28
<u>82.32.520</u>	AMD	<u>54</u>	18	<u>82.38.165</u>	REP	<u>515</u>	34
<u>82.32.545</u>	AMD	<u>54</u>	19	<u>82.38.180</u>	AMD	<u>515</u>	29
<u>82.32.550</u>	AMD	<u>54</u>	20	<u>82.38.185</u>	REP	<u>515</u>	34
<u>82.32.555</u>	AMD	<u>6</u>	1011	<u>82.38.230</u>	AMD	<u>218</u>	78
<u>82.32.555</u>	AMD	<u>54</u>	21	<u>82.38.270</u>	AMD	<u>515</u>	30
<u>82.32.600</u>	REEN	<u>54</u>	22,23	<u>82.38.285</u>	REP	<u>515</u>	34
<u>82.32.630</u>	AMD	<u>48</u>	6	<u>82.38.310</u>	AMD	<u>515</u>	31
<u>82.32.700</u>	AMD	<u>266</u>	9	<u>82.38.320</u>	AMD	<u>515</u>	32
<u>82.33</u>	ADD	<u>484</u>	3	<u>82.45</u>	ADD	<u>48</u>	7
<u>82.33A.010</u>	AMD	<u>232</u>	8	<u>82.45.100</u>	AMD	<u>111</u>	112
<u>82.33A.020</u>	AMD	<u>232</u>	9	<u>82.62.010</u>	AMD	<u>485</u>	1
<u>82.36</u>	ADD	<u>515</u>	5,14,20	<u>82.62.020</u>	AMD	<u>485</u>	2
<u>82.36.010</u>	AMD	<u>515</u>	1	<u>82.62.030</u>	AMD	<u>485</u>	3
<u>82.36.020</u>	AMD	<u>515</u>	2	<u>82.62.045</u>	AMD	<u>485</u>	4
<u>82.36.025</u>	AMD	<u>515</u>	3	<u>82.62.050</u>	AMD	<u>485</u>	5
<u>82.36.026</u>	AMD	<u>515</u>	4	<u>82.72.010</u>	AMD	<u>6</u>	1010
<u>82.36.027</u>	AMD	<u>515</u>	6	<u>82.80.140</u>	AMD	<u>329</u>	2
<u>82.36.031</u>	AMD	<u>515</u>	8	<u>84.09.030</u>	AMD	<u>285</u>	3
<u>82.36.042</u>	REP	<u>515</u>	34	<u>84.12.260</u>	AMD	<u>111</u>	201
<u>82.36.045</u>	AMD	<u>515</u>	9	<u>84.14.005</u>	AMD	<u>430</u>	1
<u>82.36.060</u>	AMD	<u>515</u>	10	<u>84.14.007</u>	AMD	<u>430</u>	2
<u>82.36.080</u>	AMD	<u>515</u>	11	<u>84.14.010</u>	AMD	<u>185</u>	1
<u>82.36.160</u>	AMD	<u>515</u>	12	<u>84.14.010</u>	AMD	<u>430</u>	3
<u>82.36.180</u>	AMD	<u>515</u>	13	<u>84.14.020</u>	AMD	<u>430</u>	4
<u>82.36.273</u>	REP	<u>515</u>	34	<u>84.14.030</u>	AMD	<u>430</u>	5
<u>82.36.305</u>	REP	<u>515</u>	34	<u>84.14.040</u>	AMD	<u>430</u>	6
<u>82.36.320</u>	AMD	<u>515</u>	15	<u>84.14.050</u>	AMD	<u>430</u>	7
<u>82.36.340</u>	AMD	<u>515</u>	16	<u>84.14.060</u>	AMD	<u>185</u>	2
<u>82.36.360</u>	REP	<u>515</u>	34	<u>84.14.060</u>	AMD	<u>430</u>	8
<u>82.36.370</u>	AMD	<u>515</u>	17	<u>84.14.090</u>	AMD	<u>430</u>	9
<u>82.36.373</u>	REP	<u>515</u>	34	<u>84.14.100</u>	AMD	<u>430</u>	10
<u>82.36.380</u>	AMD	<u>515</u>	18	<u>84.14.110</u>	AMD	<u>430</u>	11
<u>82.36.407</u>	REP	<u>515</u>	34	<u>84.16.036</u>	AMD	<u>111</u>	202
<u>82.36.450</u>	AMD	<u>515</u>	19	<u>84.33</u>	ADD	<u>69</u>	4
<u>82.38</u>	ADD	<u>515</u>	33	<u>84.33.081</u>	AMD	<u>69</u>	5
<u>82.38.030</u>	AMD	<u>515</u>	21	<u>84.33.088</u>	AMD	<u>47</u>	1
<u>82.38.032</u>	AMD	<u>515</u>	22	<u>84.33.140</u>	AMD	<u>54</u>	24
<u>82.38.035</u>	AMD	<u>515</u>	23	<u>84.34.055</u>	AMD	<u>241</u>	73

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>84.34.108</u>	AMD	<u>54</u>	25	<u>90.16.090</u>	AMD	<u>286</u>	2
<u>84.36.560</u>	AMD	<u>301</u>	1	<u>90.46</u>	ADD	<u>445</u>	10,11
<u>84.36.660</u>	AMD	<u>434</u>	3	<u>90.46.005</u>	AMD	<u>445</u>	2
<u>84.36.815</u>	AMD	<u>111</u>	301	<u>90.46.120</u>	AMD	<u>445</u>	3
<u>84.36.820</u>	AMD	<u>111</u>	302	<u>90.48</u>	ADD	<u>30</u>	1
<u>84.36.825</u>	AMD	<u>111</u>	303	<u>90.48.110</u>	AMD	<u>343</u>	13
<u>84.36.830</u>	AMD	<u>111</u>	304	<u>90.48.162</u>	AMD	<u>343</u>	12
<u>84.36.840</u>	AMD	<u>111</u>	305	<u>90.48.260</u>	AMD	<u>341</u>	55
<u>84.40.030</u>	AMD	<u>301</u>	2	<u>90.48.366</u>	AMD	<u>347</u>	1
<u>84.52.010</u>	AMD	<u>54</u>	26	<u>90.48.368</u>	AMD	<u>347</u>	2
<u>84.52.053</u>	AMD	<u>129</u>	3	<u>90.50A</u>	ADD	<u>341</u>	40
<u>84.52.054</u>	AMD	<u>54</u>	27	<u>90.50A.030</u>	AMD	<u>341</u>	38
<u>84.55.012</u>	REP	<u>54</u>	28	<u>90.50A.040</u>	AMD	<u>341</u>	39
<u>84.55.0121</u>	REP	<u>54</u>	28	<u>90.54.020</u>	AMD	<u>445</u>	8
<u>84.55.050</u>	AMD	<u>380</u>	2	<u>90.54.180</u>	AMD	<u>445</u>	9
<u>84.56.010</u>	AMD	<u>105</u>	1	<u>90.56.010</u>	AMD	<u>347</u>	6
<u>84.56.020</u>	AMD	<u>105</u>	2	<u>90.56.330</u>	AMD	<u>347</u>	3
<u>84.56.070</u>	AMD	<u>295</u>	5	<u>90.58.030</u>	AMD	<u>328</u>	1
<u>84.56.090</u>	AMD	<u>295</u>	6	<u>90.58.080</u>	AMD	<u>170</u>	1
<u>84.64.200</u>	AMD	<u>295</u>	7	<u>90.71</u>	ADD	<u>341</u>	1
<u>85.05.410</u>	AMD	<u>469</u>	8				3-21
<u>85.06.380</u>	AMD	<u>469</u>	9				23
<u>85.08.320</u>	AMD	<u>469</u>	10				41,42
<u>85.24.080</u>	AMD	<u>469</u>	11	<u>90.71</u>	ADD	<u>345</u>	3
<u>85.28.130</u>	AMD	<u>218</u>	95	<u>90.71.005</u>	REP	<u>341</u>	67
<u>85.28.140</u>	AMD	<u>218</u>	96	<u>90.71.010</u>	AMD	<u>341</u>	2
<u>85.38.075</u>	AMD	<u>469</u>	15	<u>90.71.015</u>	REP	<u>341</u>	67
<u>86.09.283</u>	AMD	<u>469</u>	12	<u>90.71.020</u>	REP	<u>341</u>	67
<u>87.03.020</u>	AMD	<u>218</u>	79	<u>90.71.030</u>	REP	<u>341</u>	67
<u>87.03.460</u>	AMD	<u>469</u>	13	<u>90.71.040</u>	REP	<u>341</u>	67
<u>87.06.080</u>	AMD	<u>63</u>	1	<u>90.71.050</u>	REP	<u>341</u>	67
<u>87.84.020</u>	AMD	<u>218</u>	80	<u>90.71.060</u>	AMD	<u>341</u>	22
<u>88.02</u>	ADD	<u>342</u>	7	<u>90.71.070</u>	REP	<u>341</u>	67
<u>88.02.030</u>	AMD	<u>22</u>	3	<u>90.71.080</u>	REP	<u>341</u>	67
<u>88.02.050</u>	AMD	<u>342</u>	5,6	<u>90.71.100</u>	AMD	<u>341</u>	43
<u>88.02.230</u>	AMD	<u>378</u>	1	<u>90.71.100</u>	RECD	<u>341</u>	66
<u>88.16.090</u>	AMD	<u>518</u>	706	<u>90.71.900</u>	REP	<u>341</u>	67
<u>88.40.011</u>	AMD	<u>347</u>	4	<u>90.71.901</u>	REP	<u>341</u>	67
<u>88.46.010</u>	AMD	<u>347</u>	5	<u>90.71.902</u>	DECD	<u>341</u>	65
<u>89</u>	ADD	<u>352</u>	1-3	<u>90.71.903</u>	DECD	<u>341</u>	65
			8	<u>90.72.030</u>	AMD	<u>150</u>	1
<u>89.08</u>	ADD	<u>341</u>	29	<u>90.72.045</u>	AMD	<u>150</u>	2
<u>89.08</u>	ADD	<u>348</u>	207	<u>90.76.005</u>	AMD	<u>147</u>	1
<u>89.08.520</u>	AMD	<u>341</u>	28	<u>90.76.010</u>	AMD	<u>147</u>	2
<u>89.08.530</u>	AMD	<u>352</u>	4	<u>90.76.020</u>	AMD	<u>147</u>	3
<u>89.08.540</u>	AMD	<u>352</u>	5	<u>90.76.050</u>	AMD	<u>147</u>	4
<u>90.16.050</u>	AMD	<u>286</u>	1	<u>90.76.070</u>	AMD	<u>147</u>	5

RCW Sections Affected by 2007 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>90.76.080</u>	AMD	<u>147</u>	6				
<u>90.76.090</u>	AMD	<u>147</u>	7				
<u>90.76.110</u>	AMD	<u>147</u>	8				
<u>90.76.120</u>	REP	<u>147</u>	12				
<u>90.82.043</u>	AMD	<u>445</u>	6				
<u>90.82.060</u>	AMD	<u>245</u>	1				
<u>90.88.005</u>	AMD	<u>341</u>	50				
<u>90.88.020</u>	AMD	<u>341</u>	51				
<u>90.88.030</u>	AMD	<u>341</u>	52				
<u>90.88.901</u>	AMD	<u>341</u>	53				
<u>90.88.902</u>	AMD	<u>341</u>	54				