

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>1.50.010</u>	AMD	<u>139</u>	25	<u>4.24</u>	ADD	<u>276</u>	307
<u>2.42.120</u>	AMD	<u>291</u>	2	<u>4.24.550</u>	REMD	<u>98</u>	1
<u>2.43</u>	ADD	<u>291</u>	1	<u>4.24.556</u>	AMD	<u>231</u>	39
<u>2.43.040</u>	AMD	<u>291</u>	3	<u>5.60.060</u>	AMD	<u>6</u>	402
<u>2.56</u>	ADD	<u>148</u>	1	<u>5.66.010</u>	AMD	<u>6</u>	403
<u>2.56</u>	ADD	<u>279</u>	1,2	<u>6.13.020</u>	AMD	<u>6</u>	633
<u>2.56.030</u>	AMD	<u>279</u>	3	<u>6.13.060</u>	AMD	<u>6</u>	634
<u>2.56.030</u>	AMD	<u>291</u>	4	<u>6.13.080</u>	AMD	<u>6</u>	635
<u>2.70.005</u>	AMD	<u>313</u>	2	<u>6.13.180</u>	AMD	<u>6</u>	636
<u>2.70.010</u>	AMD	<u>313</u>	3	<u>6.13.210</u>	AMD	<u>6</u>	637
<u>2.70.020</u>	AMD	<u>313</u>	4	<u>6.13.220</u>	AMD	<u>6</u>	638
<u>2.70.030</u>	AMD	<u>313</u>	5	<u>6.13.230</u>	AMD	<u>6</u>	639
<u>3.30.010</u>	AMD	<u>13</u>	1	<u>7.36.020</u>	AMD	<u>6</u>	801
<u>3.34.010</u>	AMD	<u>63</u>	1	<u>7.69.020</u>	AMD	<u>6</u>	404
<u>3.34.110</u>	AMD	<u>227</u>	7	<u>7.69.030</u>	AMD	<u>286</u>	16
<u>3.42.020</u>	AMD	<u>227</u>	6	<u>7.69B.010</u>	AMD	<u>6</u>	405
<u>3.42.030</u>	REP	<u>227</u>	12	<u>9</u>	ADD	<u>231</u>	51-54
<u>3.46</u>	ADD	<u>227</u>	11				56
<u>3.46.010</u>	REP	<u>227</u>	12	<u>9</u>	ADD	<u>276</u>	401
<u>3.46.020</u>	REP	<u>227</u>	12	<u>9.35</u>	ADD	<u>207</u>	2
<u>3.46.030</u>	REP	<u>227</u>	12	<u>9.35.001</u>	AMD	<u>207</u>	3
<u>3.46.040</u>	REP	<u>227</u>	12	<u>9.35.020</u>	AMD	<u>207</u>	4
<u>3.46.050</u>	REP	<u>227</u>	12	<u>9.41.300</u>	REMD	<u>33</u>	1
<u>3.46.060</u>	REP	<u>227</u>	12	<u>9.46.231</u>	AMD	<u>6</u>	629
<u>3.46.063</u>	REP	<u>227</u>	12	<u>9.94A</u>	ADD	<u>219</u>	2
<u>3.46.067</u>	REP	<u>227</u>	12	<u>9.94A</u>	ADD	<u>231</u>	7-19
<u>3.46.070</u>	REP	<u>227</u>	12	<u>9.94A</u>	ADD	<u>249</u>	1-8
<u>3.46.080</u>	REP	<u>227</u>	12	<u>9.94A</u>	ADD	<u>276</u>	302
<u>3.46.090</u>	REP	<u>227</u>	12	<u>9.94A.030</u>	REMD	<u>7</u>	1
<u>3.46.100</u>	REP	<u>227</u>	12	<u>9.94A.030</u>	REMD	<u>230</u>	2
<u>3.46.110</u>	REP	<u>227</u>	12	<u>9.94A.030</u>	REMD	<u>231</u>	23
<u>3.46.120</u>	REP	<u>227</u>	12	<u>9.94A.030</u>	REMD	<u>276</u>	309
<u>3.46.130</u>	REP	<u>227</u>	12	<u>9.94A.500</u>	AMD	<u>231</u>	2
<u>3.46.140</u>	REP	<u>227</u>	12	<u>9.94A.501</u>	AMD	<u>231</u>	24
<u>3.46.145</u>	REP	<u>227</u>	12	<u>9.94A.505</u>	AMD	<u>231</u>	25
<u>3.46.150</u>	REP	<u>227</u>	12	<u>9.94A.515</u>	REMD	<u>38</u>	1
<u>3.46.160</u>	REP	<u>227</u>	12	<u>9.94A.515</u>	REMD	<u>108</u>	23
<u>3.50</u>	ADD	<u>227</u>	4,9	<u>9.94A.525</u>	REMD	<u>231</u>	3
<u>3.50.003</u>	AMD	<u>227</u>	3	<u>9.94A.530</u>	AMD	<u>231</u>	4
<u>3.50.007</u>	REP	<u>227</u>	12	<u>9.94A.533</u>	AMD	<u>219</u>	3
<u>3.50.020</u>	AMD	<u>227</u>	5	<u>9.94A.533</u>	AMD	<u>276</u>	301
<u>3.50.075</u>	AMD	<u>227</u>	8	<u>9.94A.535</u>	AMD	<u>233</u>	9
<u>3.66.020</u>	AMD	<u>227</u>	1	<u>9.94A.535</u>	AMD	<u>276</u>	303
<u>4.08.030</u>	AMD	<u>6</u>	407	<u>9.94A.545</u>	REP	<u>231</u>	57
<u>4.08.040</u>	AMD	<u>6</u>	408	<u>9.94A.545</u>	AMD	<u>276</u>	304
<u>4.20.046</u>	AMD	<u>6</u>	409	<u>9.94A.610</u>	AMD	<u>231</u>	26
<u>4.22.020</u>	AMD	<u>6</u>	401	<u>9.94A.610</u>	RECD	<u>231</u>	56

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>9.94A.612</u>	AMD	<u>231</u>	27	<u>10.01.160</u>	AMD	<u>318</u>	2
<u>9.94A.612</u>	RECD	<u>231</u>	56	<u>10.05.010</u>	AMD	<u>282</u>	15
<u>9.94A.614</u>	RECD	<u>231</u>	56	<u>10.05.020</u>	AMD	<u>282</u>	16
<u>9.94A.616</u>	RECD	<u>231</u>	56	<u>10.05.090</u>	AMD	<u>282</u>	17
<u>9.94A.618</u>	RECD	<u>231</u>	56	<u>10.05.160</u>	AMD	<u>282</u>	19
<u>9.94A.620</u>	RECD	<u>231</u>	56	<u>10.22.010</u>	AMD	<u>276</u>	308
<u>9.94A.625</u>	AMD	<u>231</u>	28	<u>10.58</u>	ADD	<u>90</u>	2
<u>9.94A.628</u>	RECD	<u>231</u>	56	<u>10.77.065</u>	AMD	<u>213</u>	1
<u>9.94A.634</u>	RECD	<u>231</u>	56	<u>10.77.092</u>	AMD	<u>213</u>	2
<u>9.94A.650</u>	AMD	<u>231</u>	29	<u>10.77.097</u>	AMD	<u>213</u>	3
<u>9.94A.660</u>	REMD	<u>231</u>	30	<u>10.77.163</u>	AMD	<u>213</u>	4
<u>9.94A.670</u>	AMD	<u>231</u>	31	<u>10.77.800</u>	REP	<u>213</u>	14
<u>9.94A.690</u>	AMD	<u>231</u>	32	<u>11.02.005</u>	AMD	<u>6</u>	901
<u>9.94A.700</u>	RECD	<u>231</u>	56	<u>11.02.070</u>	AMD	<u>6</u>	902
<u>9.94A.705</u>	RECD	<u>231</u>	56	<u>11.02.100</u>	AMD	<u>6</u>	903
<u>9.94A.710</u>	RECD	<u>231</u>	56	<u>11.02.120</u>	AMD	<u>6</u>	904
<u>9.94A.712</u>	REMD	<u>231</u>	33	<u>11.04.095</u>	AMD	<u>6</u>	905
<u>9.94A.713</u>	REP	<u>231</u>	57	<u>11.04.290</u>	AMD	<u>6</u>	930
<u>9.94A.715</u>	REP	<u>231</u>	57	<u>11.07.010</u>	REMD	<u>6</u>	906
<u>9.94A.715</u>	REMD	<u>276</u>	305	<u>11.08.300</u>	AMD	<u>6</u>	907
<u>9.94A.720</u>	REP	<u>231</u>	57	<u>11.10.010</u>	AMD	<u>6</u>	908
<u>9.94A.728</u>	AMD	<u>231</u>	34	<u>11.10.030</u>	AMD	<u>6</u>	931
<u>9.94A.737</u>	AMD	<u>231</u>	20	<u>11.11.010</u>	AMD	<u>6</u>	909
<u>9.94A.740</u>	AMD	<u>231</u>	22	<u>11.12.051</u>	AMD	<u>6</u>	910
<u>9.94A.760</u>	AMD	<u>231</u>	35	<u>11.12.095</u>	AMD	<u>6</u>	911
<u>9.94A.775</u>	AMD	<u>231</u>	36	<u>11.12.180</u>	AMD	<u>6</u>	912
<u>9.94A.780</u>	AMD	<u>231</u>	37	<u>11.28.030</u>	AMD	<u>6</u>	913
<u>9.94A.800</u>	REP	<u>231</u>	57	<u>11.28.131</u>	AMD	<u>6</u>	914
<u>9.94A.820</u>	AMD	<u>231</u>	38	<u>11.28.185</u>	AMD	<u>6</u>	915
<u>9.94A.830</u>	REP	<u>231</u>	57	<u>11.54.010</u>	AMD	<u>6</u>	916
<u>9.95.017</u>	AMD	<u>231</u>	40	<u>11.54.020</u>	AMD	<u>6</u>	917
<u>9.95.064</u>	AMD	<u>231</u>	41	<u>11.54.030</u>	AMD	<u>6</u>	918
<u>9.95.110</u>	AMD	<u>231</u>	42	<u>11.54.040</u>	AMD	<u>6</u>	919
<u>9.95.123</u>	AMD	<u>231</u>	43	<u>11.54.050</u>	AMD	<u>6</u>	920
<u>9.95.240</u>	AMD	<u>134</u>	27	<u>11.54.070</u>	AMD	<u>6</u>	921
<u>9.95.420</u>	AMD	<u>231</u>	44	<u>11.62.005</u>	AMD	<u>6</u>	922
<u>9.95.440</u>	AMD	<u>231</u>	45	<u>11.62.010</u>	AMD	<u>6</u>	923
<u>9.96A.020</u>	AMD	<u>134</u>	26	<u>11.62.030</u>	AMD	<u>6</u>	924
<u>9A</u>	ADD	<u>200</u>	1-4	<u>11.68.011</u>	AMD	<u>6</u>	925
<u>9A.44.130</u>	REMD	<u>230</u>	1	<u>11.76.080</u>	AMD	<u>6</u>	806
<u>9A.48</u>	ADD	<u>276</u>	306	<u>11.80.010</u>	AMD	<u>6</u>	932
<u>9A.48.120</u>	AMD	<u>206</u>	1	<u>11.80.050</u>	AMD	<u>6</u>	933
<u>9A.76</u>	ADD	<u>91</u>	1	<u>11.80.130</u>	AMD	<u>6</u>	926
<u>9A.82.010</u>	REMD	<u>108</u>	24	<u>11.84.030</u>	AMD	<u>6</u>	624
<u>9A.83.030</u>	AMD	<u>6</u>	630	<u>11.88.010</u>	AMD	<u>6</u>	802
<u>10</u>	ADD	<u>21</u>	1-7	<u>11.88.040</u>	AMD	<u>6</u>	803
<u>10</u>	ADD	<u>224</u>	1,2	<u>11.88.090</u>	AMD	<u>6</u>	804

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>11.88.125</u>	AMD	<u>6</u>	805	<u>18</u>	ADD	<u>119</u>	1-20
<u>11.92.140</u>	AMD	<u>6</u>	807	<u>18.04.025</u>	AMD	<u>16</u>	2
<u>11.94.090</u>	AMD	<u>6</u>	808	<u>18.04.195</u>	AMD	<u>16</u>	3
<u>11.94.100</u>	AMD	<u>6</u>	809	<u>18.04.205</u>	AMD	<u>16</u>	4
<u>11.94.140</u>	AMD	<u>6</u>	810	<u>18.04.345</u>	AMD	<u>16</u>	5
<u>11.96A.030</u>	AMD	<u>6</u>	927	<u>18.04.350</u>	AMD	<u>16</u>	6
<u>11.96A.120</u>	AMD	<u>6</u>	928	<u>18.16.020</u>	AMD	<u>20</u>	1
<u>11.100.025</u>	AMD	<u>6</u>	929	<u>18.16.030</u>	AMD	<u>20</u>	2
<u>11.114.010</u>	AMD	<u>6</u>	934	<u>18.16.050</u>	AMD	<u>20</u>	3
<u>12.40.010</u>	AMD	<u>227</u>	2	<u>18.16.060</u>	AMD	<u>20</u>	4
<u>13.34</u>	ADD	<u>259</u>	1	<u>18.16.100</u>	AMD	<u>20</u>	5
<u>13.34.065</u>	AMD	<u>267</u>	2	<u>18.16.175</u>	REMD	<u>20</u>	6
<u>13.34.105</u>	AMD	<u>267</u>	13	<u>18.16.180</u>	AMD	<u>20</u>	7
<u>13.34.136</u>	AMD	<u>152</u>	2	<u>18.16.280</u>	AMD	<u>20</u>	8
<u>13.34.136</u>	AMD	<u>267</u>	3	<u>18.19</u>	ADD	<u>135</u>	3,4,9
<u>13.34.145</u>	AMD	<u>152</u>	3				19
<u>13.34.215</u>	AMD	<u>267</u>	1	<u>18.19.020</u>	AMD	<u>135</u>	1
<u>13.40.0357</u>	AMD	<u>158</u>	1	<u>18.19.030</u>	AMD	<u>135</u>	2
<u>13.40.0357</u>	AMD	<u>230</u>	3	<u>18.19.040</u>	AMD	<u>135</u>	5
<u>13.50.050</u>	AMD	<u>221</u>	1	<u>18.19.050</u>	AMD	<u>135</u>	6
<u>15.24</u>	ADD	<u>11</u>	3	<u>18.19.060</u>	AMD	<u>135</u>	7
<u>15.24.035</u>	AMD	<u>11</u>	1	<u>18.19.090</u>	AMD	<u>135</u>	8
<u>15.24.040</u>	AMD	<u>11</u>	2	<u>18.19.100</u>	AMD	<u>135</u>	10
<u>15.44</u>	ADD	<u>12</u>	5	<u>18.20</u>	ADD	<u>251</u>	1
<u>15.44.020</u>	AMD	<u>12</u>	1	<u>18.20.350</u>	AMD	<u>146</u>	3
<u>15.44.021</u>	AMD	<u>12</u>	2	<u>18.25</u>	ADD	<u>134</u>	31
<u>15.44.030</u>	AMD	<u>12</u>	3	<u>18.27</u>	ADD	<u>120</u>	4,12
<u>15.44.032</u>	AMD	<u>12</u>	4	<u>18.27.030</u>	AMD	<u>120</u>	1
<u>15.54.325</u>	REMD	<u>292</u>	1	<u>18.27.100</u>	AMD	<u>120</u>	2
<u>15.54.340</u>	AMD	<u>292</u>	2	<u>18.32</u>	ADD	<u>134</u>	32
<u>15.54.362</u>	AMD	<u>292</u>	3	<u>18.32</u>	ADD	<u>147</u>	2
<u>15.54.433</u>	AMD	<u>292</u>	4	<u>18.32.215</u>	AMD	<u>147</u>	1
<u>15.58</u>	ADD	<u>119</u>	23	<u>18.44</u>	ADD	<u>110</u>	11
<u>15.58.070</u>	AMD	<u>285</u>	15	<u>18.71</u>	ADD	<u>134</u>	29
<u>15.58.180</u>	AMD	<u>285</u>	16	<u>18.71.0191</u>	AMD	<u>134</u>	33
<u>15.58.200</u>	AMD	<u>285</u>	17	<u>18.79</u>	ADD	<u>134</u>	30
<u>15.58.205</u>	AMD	<u>285</u>	18	<u>18.79.130</u>	AMD	<u>134</u>	34
<u>15.58.210</u>	AMD	<u>285</u>	19	<u>18.79.255</u>	REP	<u>154</u>	1
<u>15.58.220</u>	AMD	<u>285</u>	20	<u>18.79.260</u>	AMD	<u>146</u>	11
<u>15.64</u>	ADD	<u>215</u>	2	<u>18.84</u>	ADD	<u>246</u>	6
<u>16.36</u>	ADD	<u>285</u>	28	<u>18.84</u>	ADD	<u>285</u>	14
<u>17.21.070</u>	AMD	<u>285</u>	21	<u>18.84.010</u>	AMD	<u>246</u>	1
<u>17.21.110</u>	AMD	<u>285</u>	22	<u>18.84.020</u>	AMD	<u>246</u>	2
<u>17.21.122</u>	AMD	<u>285</u>	23	<u>18.84.030</u>	AMD	<u>246</u>	3
<u>17.21.126</u>	AMD	<u>285</u>	24	<u>18.84.040</u>	AMD	<u>246</u>	4
<u>17.21.129</u>	AMD	<u>285</u>	25	<u>18.84.080</u>	AMD	<u>246</u>	5
<u>17.21.220</u>	AMD	<u>285</u>	26	<u>18.85</u>	ADD	<u>23</u>	49

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>18.85</u>	ADD	<u>110</u>	10	<u>18.85.200</u>	RECD	<u>23</u>	49
<u>18.85</u>	ADD	<u>119</u>	24	<u>18.85.210</u>	AMD	<u>23</u>	27
<u>18.85.010</u>	AMD	<u>23</u>	1	<u>18.85.210</u>	RECD	<u>23</u>	49
<u>18.85.010</u>	RECD	<u>23</u>	49	<u>18.85.215</u>	AMD	<u>23</u>	28
<u>18.85.030</u>	AMD	<u>23</u>	2	<u>18.85.215</u>	RECD	<u>23</u>	49
<u>18.85.030</u>	RECD	<u>23</u>	49	<u>18.85.220</u>	AMD	<u>23</u>	29
<u>18.85.040</u>	AMD	<u>23</u>	3	<u>18.85.220</u>	RECD	<u>23</u>	49
<u>18.85.040</u>	RECD	<u>23</u>	49	<u>18.85.225</u>	AMD	<u>23</u>	30
<u>18.85.050</u>	AMD	<u>23</u>	4	<u>18.85.225</u>	RECD	<u>23</u>	49
<u>18.85.050</u>	RECD	<u>23</u>	49	<u>18.85.227</u>	AMD	<u>23</u>	31
<u>18.85.055</u>	AMD	<u>23</u>	5	<u>18.85.227</u>	RECD	<u>23</u>	49
<u>18.85.055</u>	RECD	<u>23</u>	49	<u>18.85.230</u>	AMD	<u>23</u>	32
<u>18.85.060</u>	AMD	<u>23</u>	6	<u>18.85.230</u>	RECD	<u>23</u>	49
<u>18.85.060</u>	RECD	<u>23</u>	49	<u>18.85.240</u>	AMD	<u>23</u>	33
<u>18.85.071</u>	AMD	<u>23</u>	7	<u>18.85.240</u>	RECD	<u>23</u>	49
<u>18.85.071</u>	RECD	<u>23</u>	49	<u>18.85.261</u>	AMD	<u>23</u>	34
<u>18.85.080</u>	AMD	<u>23</u>	8	<u>18.85.261</u>	RECD	<u>23</u>	49
<u>18.85.080</u>	RECD	<u>23</u>	49	<u>18.85.271</u>	AMD	<u>23</u>	35
<u>18.85.085</u>	AMD	<u>23</u>	9	<u>18.85.271</u>	RECD	<u>23</u>	49
<u>18.85.085</u>	RECD	<u>23</u>	49	<u>18.85.281</u>	AMD	<u>23</u>	36
<u>18.85.090</u>	AMD	<u>23</u>	11	<u>18.85.281</u>	RECD	<u>23</u>	49
<u>18.85.090</u>	RECD	<u>23</u>	49	<u>18.85.310</u>	AMD	<u>23</u>	37
<u>18.85.095</u>	REP	<u>23</u>	50	<u>18.85.310</u>	RECD	<u>23</u>	49
<u>18.85.097</u>	AMD	<u>23</u>	14	<u>18.85.315</u>	AMD	<u>23</u>	38
<u>18.85.097</u>	RECD	<u>23</u>	49	<u>18.85.315</u>	RECD	<u>23</u>	49
<u>18.85.100</u>	AMD	<u>23</u>	15	<u>18.85.317</u>	AMD	<u>23</u>	39
<u>18.85.100</u>	RECD	<u>23</u>	49	<u>18.85.317</u>	RECD	<u>23</u>	49
<u>18.85.110</u>	AMD	<u>23</u>	16	<u>18.85.320</u>	AMD	<u>23</u>	40
<u>18.85.110</u>	RECD	<u>23</u>	49	<u>18.85.320</u>	RECD	<u>23</u>	49
<u>18.85.120</u>	AMD	<u>23</u>	17	<u>18.85.330</u>	AMD	<u>23</u>	41
<u>18.85.120</u>	RECD	<u>23</u>	49	<u>18.85.330</u>	RECD	<u>23</u>	49
<u>18.85.130</u>	AMD	<u>23</u>	18	<u>18.85.340</u>	AMD	<u>23</u>	42
<u>18.85.130</u>	RECD	<u>23</u>	49	<u>18.85.340</u>	RECD	<u>23</u>	49
<u>18.85.140</u>	AMD	<u>23</u>	19	<u>18.85.345</u>	AMD	<u>23</u>	43
<u>18.85.140</u>	RECD	<u>23</u>	49	<u>18.85.345</u>	RECD	<u>23</u>	49
<u>18.85.150</u>	REP	<u>23</u>	50	<u>18.85.350</u>	AMD	<u>23</u>	44
<u>18.85.155</u>	AMD	<u>23</u>	20	<u>18.85.350</u>	RECD	<u>23</u>	49
<u>18.85.155</u>	RECD	<u>23</u>	49	<u>18.85.400</u>	REP	<u>23</u>	50
<u>18.85.165</u>	AMD	<u>23</u>	22	<u>18.85.450</u>	REP	<u>23</u>	50
<u>18.85.165</u>	RECD	<u>23</u>	49	<u>18.85.460</u>	REP	<u>23</u>	50
<u>18.85.170</u>	AMD	<u>23</u>	23	<u>18.85.470</u>	REP	<u>23</u>	50
<u>18.85.170</u>	RECD	<u>23</u>	49	<u>18.85.480</u>	REP	<u>23</u>	50
<u>18.85.180</u>	AMD	<u>23</u>	24	<u>18.85.520</u>	AMD	<u>23</u>	45
<u>18.85.180</u>	RECD	<u>23</u>	49	<u>18.85.520</u>	RECD	<u>23</u>	49
<u>18.85.190</u>	AMD	<u>23</u>	25	<u>18.85.530</u>	AMD	<u>23</u>	46
<u>18.85.190</u>	RECD	<u>23</u>	49	<u>18.85.530</u>	RECD	<u>23</u>	49
<u>18.85.200</u>	AMD	<u>23</u>	26	<u>18.85.540</u>	RECD	<u>23</u>	49

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>18.85.550</u>	RECD	<u>23</u>	49	<u>18.235.020</u>	AMD	<u>119</u>	21
<u>18.85.560</u>	AMD	<u>23</u>	47	<u>18.260.110</u>	AMD	<u>150</u>	1
<u>18.85.560</u>	RECD	<u>23</u>	49	<u>19</u>	ADD	<u>108</u>	1-13
<u>18.88A.210</u>	AMD	<u>146</u>	12	<u>19</u>	ADD	<u>138</u>	2,3
<u>18.108</u>	ADD	<u>25</u>	2	<u>19</u>	ADD	<u>239</u>	1-8
<u>18.108.025</u>	AMD	<u>25</u>	1				10-12
<u>18.130</u>	ADD	<u>134</u>	5-7	<u>19.28.101</u>	AMD	<u>181</u>	201
			12	<u>19.48.130</u>	RECD	<u>199</u>	1
			19,20	<u>19.86</u>	ADD	<u>74</u>	7
<u>18.130</u>	ADD	<u>285</u>	12,13	<u>19.94</u>	ADD	<u>68</u>	1-3
<u>18.130.020</u>	AMD	<u>134</u>	2	<u>19.118.110</u>	AMD	<u>93</u>	1
<u>18.130.040</u>	REMD	<u>134</u>	17,18	<u>19.146</u>	ADD	<u>108</u>	14,20
<u>18.130.050</u>	AMD	<u>134</u>	3	<u>19.146</u>	ADD	<u>109</u>	1
<u>18.130.060</u>	AMD	<u>134</u>	4	<u>19.146</u>	ADD	<u>110</u>	12
<u>18.130.080</u>	AMD	<u>134</u>	8	<u>19.146.005</u>	AMD	<u>108</u>	21
<u>18.130.095</u>	AMD	<u>134</u>	9	<u>19.146.010</u>	AMD	<u>78</u>	3
<u>18.130.140</u>	AMD	<u>134</u>	21	<u>19.150</u>	ADD	<u>61</u>	2
<u>18.130.150</u>	AMD	<u>134</u>	22	<u>19.150.010</u>	AMD	<u>61</u>	1
<u>18.130.160</u>	REMD	<u>134</u>	10	<u>19.150.020</u>	AMD	<u>61</u>	3
<u>18.130.165</u>	AMD	<u>134</u>	23	<u>19.150.901</u>	AMD	<u>61</u>	4
<u>18.130.170</u>	AMD	<u>134</u>	11	<u>19.150.902</u>	AMD	<u>61</u>	5
<u>18.130.172</u>	AMD	<u>134</u>	24	<u>19.250</u>	ADD	<u>271</u>	2
<u>18.130.180</u>	AMD	<u>134</u>	25				4-9
<u>18.130.310</u>	AMD	<u>134</u>	13	<u>19.250.010</u>	AMD	<u>271</u>	3
<u>18.135</u>	ADD	<u>58</u>	4	<u>19.270.010</u>	AMD	<u>66</u>	1
<u>18.135.010</u>	AMD	<u>58</u>	1	<u>19.270.020</u>	AMD	<u>66</u>	2
<u>18.135.020</u>	AMD	<u>58</u>	2	<u>19.270.030</u>	REP	<u>66</u>	6
<u>18.135.065</u>	AMD	<u>58</u>	3	<u>19.270.040</u>	AMD	<u>66</u>	3
<u>18.160.050</u>	AMD	<u>155</u>	2	<u>19.270.050</u>	AMD	<u>66</u>	4
<u>18.185</u>	ADD	<u>285</u>	29	<u>19.270.060</u>	AMD	<u>66</u>	5
<u>18.185.030</u>	AMD	<u>105</u>	1	<u>19.290.010</u>	AMD	<u>233</u>	1
<u>18.185.060</u>	AMD	<u>105</u>	2	<u>19.290.020</u>	AMD	<u>233</u>	2
<u>18.185.090</u>	AMD	<u>105</u>	3	<u>19.290.030</u>	AMD	<u>233</u>	3
<u>18.185.110</u>	AMD	<u>105</u>	4	<u>19.290.040</u>	AMD	<u>233</u>	4
<u>18.185.250</u>	AMD	<u>105</u>	5	<u>19.290.050</u>	AMD	<u>233</u>	5
<u>18.185.260</u>	AMD	<u>105</u>	6	<u>19.290.060</u>	AMD	<u>233</u>	6
<u>18.185.280</u>	AMD	<u>105</u>	7	<u>19.290.070</u>	AMD	<u>233</u>	7
<u>18.185.300</u>	AMD	<u>105</u>	8	<u>19.290.090</u>	AMD	<u>233</u>	8
<u>18.205</u>	ADD	<u>135</u>	18	<u>19.295.010</u>	AMD	<u>161</u>	1
<u>18.205.020</u>	AMD	<u>135</u>	15	<u>20.01.125</u>	AMD	<u>26</u>	1
<u>18.205.030</u>	AMD	<u>135</u>	16	<u>23B.01.410</u>	AMD	<u>59</u>	1
<u>18.205.040</u>	AMD	<u>135</u>	17	<u>25.15.005</u>	AMD	<u>198</u>	4
<u>18.225</u>	ADD	<u>135</u>	13	<u>26.09.004</u>	AMD	<u>6</u>	1003
<u>18.225.010</u>	AMD	<u>135</u>	11	<u>26.09.010</u>	AMD	<u>6</u>	1004
<u>18.225.020</u>	AMD	<u>135</u>	12	<u>26.09.015</u>	AMD	<u>6</u>	1043
<u>18.225.090</u>	AMD	<u>141</u>	1	<u>26.09.015</u>	REMD	<u>6</u>	1044
<u>18.225.150</u>	AMD	<u>135</u>	14	<u>26.09.020</u>	AMD	<u>6</u>	1005

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>26.09.030</u>	AMD	<u>6</u>	1006	<u>26.18</u>	ADD	<u>6</u>	1048
<u>26.09.040</u>	AMD	<u>6</u>	1007	<u>26.18.010</u>	AMD	<u>6</u>	1026
<u>26.09.050</u>	AMD	<u>6</u>	1008	<u>26.18.020</u>	AMD	<u>6</u>	1027
<u>26.09.060</u>	AMD	<u>6</u>	1009	<u>26.18.030</u>	AMD	<u>6</u>	1028
<u>26.09.070</u>	AMD	<u>6</u>	1010	<u>26.18.040</u>	AMD	<u>6</u>	1029
<u>26.09.080</u>	AMD	<u>6</u>	1011	<u>26.18.050</u>	AMD	<u>6</u>	1030
<u>26.09.090</u>	AMD	<u>6</u>	1012	<u>26.18.070</u>	AMD	<u>6</u>	1031
<u>26.09.100</u>	AMD	<u>6</u>	1013	<u>26.18.090</u>	AMD	<u>6</u>	1032
<u>26.09.110</u>	AMD	<u>6</u>	1014	<u>26.18.100</u>	AMD	<u>6</u>	1033
<u>26.09.120</u>	AMD	<u>6</u>	1015	<u>26.18.110</u>	AMD	<u>6</u>	1034
<u>26.09.150</u>	REMD	<u>6</u>	1016	<u>26.18.120</u>	AMD	<u>6</u>	1035
<u>26.09.170</u>	AMD	<u>6</u>	1017	<u>26.18.140</u>	AMD	<u>6</u>	1036
<u>26.09.194</u>	AMD	<u>6</u>	1045	<u>26.18.150</u>	AMD	<u>6</u>	1037
<u>26.09.210</u>	AMD	<u>6</u>	1018	<u>26.19.071</u>	AMD	<u>6</u>	1038
<u>26.09.255</u>	AMD	<u>6</u>	1019	<u>26.19.075</u>	AMD	<u>6</u>	1039
<u>26.09.280</u>	AMD	<u>6</u>	1020	<u>26.20.035</u>	AMD	<u>6</u>	1040
<u>26.09.290</u>	AMD	<u>6</u>	1021	<u>26.20.071</u>	AMD	<u>6</u>	1041
<u>26.09.310</u>	AMD	<u>6</u>	1022	<u>26.20.080</u>	AMD	<u>6</u>	1042
<u>26.09.405</u>	AMD	<u>259</u>	2	<u>26.44</u>	ADD	<u>232</u>	2
<u>26.10.050</u>	AMD	<u>6</u>	1023	<u>26.44.030</u>	AMD	<u>211</u>	4
<u>26.10.180</u>	AMD	<u>6</u>	1024	<u>26.44.030</u>	REMD	<u>211</u>	5
<u>26.12.172</u>	AMD	<u>6</u>	1046	<u>26.44.063</u>	AMD	<u>267</u>	4
<u>26.12.190</u>	AMD	<u>6</u>	1025	<u>26.50.010</u>	AMD	<u>6</u>	406
<u>26.12.260</u>	AMD	<u>6</u>	1047	<u>26.50.050</u>	AMD	<u>287</u>	2
<u>26.16.010</u>	AMD	<u>6</u>	602	<u>26.50.130</u>	AMD	<u>287</u>	3
<u>26.16.020</u>	AMD	<u>6</u>	603	<u>26.60</u>	ADD	<u>6</u>	601
<u>26.16.030</u>	AMD	<u>6</u>	604				1001
<u>26.16.050</u>	AMD	<u>6</u>	605				1101
<u>26.16.060</u>	AMD	<u>6</u>	606				1201
<u>26.16.070</u>	AMD	<u>6</u>	607	<u>26.60.050</u>	AMD	<u>6</u>	1002
<u>26.16.080</u>	AMD	<u>6</u>	608	<u>27.34</u>	ADD	<u>275</u>	6
<u>26.16.090</u>	AMD	<u>6</u>	609	<u>27.44</u>	ADD	<u>275</u>	2
<u>26.16.095</u>	AMD	<u>6</u>	610	<u>27.53.030</u>	AMD	<u>275</u>	5
<u>26.16.100</u>	AMD	<u>6</u>	611	<u>28A</u>	ADD	<u>170</u>	102
<u>26.16.120</u>	AMD	<u>6</u>	612				104,105
<u>26.16.125</u>	AMD	<u>6</u>	640				107
<u>26.16.140</u>	AMD	<u>6</u>	613				201
<u>26.16.150</u>	AMD	<u>6</u>	614				301,302
<u>26.16.180</u>	AMD	<u>6</u>	615				403
<u>26.16.190</u>	AMD	<u>6</u>	616				406
<u>26.16.200</u>	AMD	<u>6</u>	617	<u>28A</u>	ADD	<u>179</u>	201-210
<u>26.16.205</u>	AMD	<u>6</u>	618	<u>28A.150.510</u>	AMD	<u>297</u>	5
<u>26.16.210</u>	AMD	<u>6</u>	619	<u>28A.155</u>	ADD	<u>220</u>	2
<u>26.16.220</u>	AMD	<u>6</u>	620	<u>28A.165.035</u>	AMD	<u>321</u>	4
<u>26.16.230</u>	AMD	<u>6</u>	621	<u>28A.165.055</u>	AMD	<u>321</u>	10
<u>26.16.240</u>	AMD	<u>6</u>	622	<u>28A.210</u>	ADD	<u>173</u>	1
<u>26.16.250</u>	AMD	<u>6</u>	623	<u>28A.210</u>	ADD	<u>302</u>	1

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>28A.215.060</u>	AMD	<u>169</u>	1	<u>28A.655.061</u>	REMD	<u>321</u>	2
<u>28A.220</u>	ADD	<u>125</u>	4	<u>28A.655.065</u>	AMD	<u>170</u>	205
<u>28A.225.090</u>	AMD	<u>171</u>	1	<u>28A.655.070</u>	AMD	<u>163</u>	2
<u>28A.225.225</u>	AMD	<u>192</u>	1	<u>28A.655.090</u>	AMD	<u>165</u>	3
<u>28A.225.270</u>	AMD	<u>192</u>	2	<u>28B</u>	ADD	<u>208</u>	1-8
<u>28A.230</u>	ADD	<u>167</u>	3	<u>28B</u>	ADD	<u>262</u>	6-8
<u>28A.230</u>	ADD	<u>190</u>	2	<u>28B.10</u>	ADD	<u>160</u>	2-4
<u>28A.230.097</u>	AMD	<u>170</u>	202	<u>28B.10</u>	ADD	<u>167</u>	4
<u>28A.230.120</u>	AMD	<u>185</u>	1	<u>28B.10</u>	ADD	<u>168</u>	2
<u>28A.235</u>	ADD	<u>215</u>	3	<u>28B.10.569</u>	AMD	<u>168</u>	1
<u>28A.245</u>	ADD	<u>170</u>	203,304	<u>28B.15.385</u>	AMD	<u>188</u>	2
			404	<u>28B.15.621</u>	AMD	<u>6</u>	501
<u>28A.245.030</u>	AMD	<u>179</u>	302	<u>28B.15.621</u>	AMD	<u>188</u>	1
<u>28A.300</u>	ADD	<u>95</u>	2	<u>28B.15.910</u>	REMD	<u>188</u>	3
<u>28A.300</u>	ADD	<u>297</u>	2	<u>28B.50</u>	ADD	<u>170</u>	108,305
<u>28A.300</u>	ADD	<u>298</u>	3	<u>28B.50.273</u>	AMD	<u>14</u>	10
<u>28A.300.130</u>	AMD	<u>165</u>	1	<u>28B.50.810</u>	AMD	<u>166</u>	2
<u>28A.305.130</u>	AMD	<u>27</u>	1	<u>28B.50.874</u>	AMD	<u>229</u>	11
<u>28A.305.215</u>	AMD	<u>172</u>	2	<u>28B.76.210</u>	AMD	<u>205</u>	4
<u>28A.305.215</u>	AMD	<u>274</u>	2	<u>28B.76.220</u>	REP	<u>205</u>	5
<u>28A.310.240</u>	AMD	<u>174</u>	1	<u>28B.102.040</u>	AMD	<u>170</u>	306
<u>28A.315</u>	ADD	<u>159</u>	8	<u>28B.105.110</u>	AMD	<u>329</u>	908
<u>28A.315.085</u>	AMD	<u>159</u>	3	<u>28B.118.010</u>	AMD	<u>321</u>	9
<u>28A.315.105</u>	AMD	<u>159</u>	4	<u>28B.135</u>	ADD	<u>162</u>	4
<u>28A.315.125</u>	REP	<u>159</u>	5	<u>28B.135.010</u>	AMD	<u>162</u>	2
<u>28A.315.135</u>	REP	<u>159</u>	5	<u>28B.135.030</u>	AMD	<u>162</u>	3
<u>28A.315.145</u>	REP	<u>159</u>	5	<u>28C.04.100</u>	AMD	<u>170</u>	101
<u>28A.315.195</u>	AMD	<u>159</u>	1	<u>28C.04.100</u>	RECD	<u>170</u>	403
<u>28A.315.205</u>	AMD	<u>159</u>	2	<u>28C.04.110</u>	AMD	<u>170</u>	103
<u>28A.320</u>	ADD	<u>215</u>	7	<u>28C.04.110</u>	RECD	<u>170</u>	403
<u>28A.320</u>	ADD	<u>321</u>	3	<u>28C.18</u>	ADD	<u>103</u>	3,4
<u>28A.323.020</u>	AMD	<u>159</u>	6	<u>28C.18</u>	ADD	<u>258</u>	2-4
<u>28A.323.020</u>	RECD	<u>159</u>	8	<u>28C.18.010</u>	AMD	<u>103</u>	2
<u>28A.323.030</u>	REP	<u>159</u>	7	<u>28C.18.060</u>	AMD	<u>212</u>	2
<u>28A.335.190</u>	REMD	<u>215</u>	6	<u>28C.22.005</u>	REP	<u>170</u>	405
<u>28A.343.050</u>	REMD	<u>9</u>	1	<u>28C.22.010</u>	REP	<u>170</u>	405
<u>28A.343.070</u>	AMD	<u>159</u>	9	<u>28C.22.020</u>	RECD	<u>170</u>	404
<u>28A.400.300</u>	AMD	<u>174</u>	2	<u>29A.32.031</u>	AMD	<u>1</u>	12
<u>28A.405.415</u>	AMD	<u>175</u>	2	<u>29A.32.070</u>	AMD	<u>1</u>	13
<u>28A.410.060</u>	AMD	<u>107</u>	1	<u>29A.60.140</u>	AMD	<u>308</u>	1
<u>28A.410.210</u>	AMD	<u>176</u>	1	<u>29A.72</u>	ADD	<u>1</u>	8,9
<u>28A.410.220</u>	AMD	<u>176</u>	2	<u>29A.72.040</u>	AMD	<u>1</u>	7
<u>28A.415</u>	ADD	<u>65</u>	2	<u>29A.72.250</u>	AMD	<u>1</u>	10
<u>28A.505.220</u>	AMD	<u>170</u>	401	<u>29A.72.290</u>	AMD	<u>1</u>	11
<u>28A.600.045</u>	AMD	<u>170</u>	303	<u>30.04</u>	ADD	<u>108</u>	15
<u>28A.600.320</u>	AMD	<u>95</u>	3	<u>30.60.010</u>	AMD	<u>240</u>	1
<u>28A.655</u>	ADD	<u>163</u>	3	<u>31.04</u>	ADD	<u>108</u>	16

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>31.04.005</u>	REP	<u>78</u>	4	<u>36.61.060</u>	AMD	<u>301</u>	8
<u>31.04.025</u>	AMD	<u>78</u>	1	<u>36.61.070</u>	AMD	<u>301</u>	9
<u>31.04.035</u>	AMD	<u>78</u>	2	<u>36.61.080</u>	AMD	<u>301</u>	10
<u>31.12</u>	ADD	<u>108</u>	17	<u>36.61.090</u>	AMD	<u>301</u>	11
<u>32.04</u>	ADD	<u>108</u>	18	<u>36.61.100</u>	AMD	<u>301</u>	12
<u>33.04</u>	ADD	<u>108</u>	19	<u>36.61.110</u>	AMD	<u>301</u>	13
<u>34.05.514</u>	AMD	<u>128</u>	16	<u>36.61.115</u>	AMD	<u>301</u>	14
<u>35</u>	ADD	<u>299</u>	2,6,7	<u>36.61.120</u>	AMD	<u>301</u>	15
			9-14	<u>36.61.140</u>	AMD	<u>301</u>	16
			16-18	<u>36.61.160</u>	AMD	<u>301</u>	17
			24	<u>36.61.170</u>	AMD	<u>301</u>	18
<u>35.20</u>	ADD	<u>227</u>	10	<u>36.61.190</u>	AMD	<u>301</u>	19
<u>35.21.005</u>	AMD	<u>196</u>	1	<u>36.61.200</u>	AMD	<u>301</u>	20
<u>35.21.403</u>	AMD	<u>301</u>	28	<u>36.61.220</u>	AMD	<u>301</u>	21
<u>35.21.684</u>	AMD	<u>117</u>	1	<u>36.61.230</u>	AMD	<u>301</u>	22
<u>35.22.280</u>	AMD	<u>129</u>	1	<u>36.61.260</u>	AMD	<u>301</u>	23
<u>35.23.101</u>	AMD	<u>50</u>	1	<u>36.61.270</u>	AMD	<u>301</u>	24
<u>35.23.191</u>	AMD	<u>50</u>	2	<u>36.70A</u>	ADD	<u>289</u>	2
<u>35.23.440</u>	AMD	<u>129</u>	2	<u>36.70A.280</u>	AMD	<u>289</u>	5
<u>35.27.140</u>	AMD	<u>50</u>	3	<u>36.73.040</u>	AMD	<u>122</u>	17
<u>35.27.370</u>	AMD	<u>129</u>	3	<u>36.94.020</u>	AMD	<u>301</u>	25
<u>35.58</u>	ADD	<u>123</u>	1-4	<u>36.100.040</u>	AMD	<u>137</u>	5
<u>35.58</u>	ADD	<u>126</u>	2,3	<u>36.120.050</u>	AMD	<u>122</u>	16
<u>35.58.020</u>	AMD	<u>123</u>	5	<u>36.125</u>	ADD	<u>242</u>	3
<u>35.74.050</u>	AMD	<u>122</u>	15	<u>36.125.020</u>	AMD	<u>242</u>	2
<u>35.92.390</u>	AMD	<u>299</u>	19	<u>38.24.010</u>	AMD	<u>44</u>	2
<u>35.101</u>	ADD	<u>137</u>	6	<u>38.40</u>	ADD	<u>44</u>	1
<u>35.102.050</u>	AMD	<u>129</u>	4	<u>38.40.060</u>	AMD	<u>71</u>	5
<u>35A.01.040</u>	AMD	<u>196</u>	2	<u>38.52.106</u>	AMD	<u>329</u>	909
<u>35A.12.050</u>	AMD	<u>50</u>	4	<u>39.04.010</u>	AMD	<u>130</u>	16
<u>35A.21</u>	ADD	<u>129</u>	5	<u>39.04.155</u>	REMD	<u>130</u>	17
<u>35A.21.312</u>	AMD	<u>117</u>	2	<u>39.12</u>	ADD	<u>120</u>	3
<u>35A.80.040</u>	AMD	<u>299</u>	20	<u>39.12.070</u>	AMD	<u>285</u>	2
<u>36.01</u>	ADD	<u>299</u>	15	<u>39.30.020</u>	AMD	<u>130</u>	2
<u>36.01.225</u>	AMD	<u>117</u>	3	<u>39.34</u>	ADD	<u>181</u>	101
<u>36.17.020</u>	AMD	<u>309</u>	2	<u>39.34.030</u>	AMD	<u>198</u>	2
<u>36.22.175</u>	AMD	<u>328</u>	6006	<u>39.34.190</u>	AMD	<u>301</u>	26
<u>36.28A</u>	ADD	<u>276</u>	101-103	<u>39.42.060</u>	AMD	<u>179</u>	301
<u>36.57A</u>	ADD	<u>123</u>	6-9	<u>39.102.020</u>	AMD	<u>209</u>	1
<u>36.57A.010</u>	AMD	<u>123</u>	10	<u>40.14.024</u>	AMD	<u>328</u>	6005
<u>36.61</u>	ADD	<u>301</u>	2	<u>40.24</u>	ADD	<u>18</u>	6
<u>36.61.010</u>	AMD	<u>301</u>	1	<u>40.24.010</u>	AMD	<u>312</u>	1
<u>36.61.020</u>	AMD	<u>301</u>	3	<u>40.24.020</u>	AMD	<u>18</u>	1
<u>36.61.025</u>	AMD	<u>301</u>	4	<u>40.24.020</u>	AMD	<u>312</u>	2
<u>36.61.030</u>	AMD	<u>301</u>	5	<u>40.24.030</u>	AMD	<u>18</u>	2
<u>36.61.040</u>	AMD	<u>301</u>	6	<u>40.24.030</u>	AMD	<u>312</u>	3
<u>36.61.050</u>	AMD	<u>301</u>	7	<u>40.24.040</u>	AMD	<u>18</u>	3

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
40.24.060	AMD	18	4	42.17.020	REMD	6	201
40.24.070	AMD	18	5	42.17.080	AMD	73	1
40.24.080	AMD	312	4	42.17.128	AMD	29	1
41.04.600	REP	229	14	42.17.241	AMD	6	202
41.04.605	REP	229	14	42.24.080	AMD	198	6
41.04.610	REP	229	14	42.40.020	AMD	266	2
41.04.615	REP	229	14	42.40.030	AMD	266	3
41.04.620	REP	229	14	42.40.040	AMD	266	4
41.04.625	REP	229	14	42.40.050	AMD	266	6
41.04.630	REP	229	14	42.40.070	AMD	266	5
41.04.635	REP	229	14	42.40.910	AMD	266	9
41.04.640	REP	229	14	42.52	ADD	134	15
41.04.645	REP	229	14	42.52	ADD	222	2
41.04.655	AMD	36	1	42.52	ADD	247	1
41.04.660	AMD	36	2	42.52.040	AMD	6	203
41.04.665	REMD	36	3	42.52.185	AMD	39	2
41.05	ADD	229	1	42.52.802	AMD	222	14
41.05.011	REMD	229	2	42.56.230	AMD	200	5
41.05.017	AMD	304	2	42.56.240	AMD	276	202
41.05.123	AMD	229	6	42.56.270	REMD	306	1
41.05.300	AMD	229	3	42.56.330	AMD	200	6
41.05.310	AMD	229	4	42.56.360	REMD	136	4,5
41.05.320	AMD	229	5	42.56.430	AMD	252	1
41.05.330	AMD	229	7	43	ADD	118	2,3
41.05.340	AMD	229	8	43	ADD	179	101-106
41.05.350	AMD	229	9	43	ADD	205	2
41.05.360	AMD	229	10	43	ADD	315	1-6
41.05.550	AMD	87	1	43.03.305	AMD	6	204
41.06.142	AMD	267	9	43.06	ADD	228	1
41.26	ADD	99	2-4	43.06.220	AMD	181	1
41.26.720	AMD	99	5	43.06.460	AMD	241	1
41.32.010	REMD	175	1	43.06A	ADD	211	2,6
41.32.010	REMD	204	1	43.06A.100	AMD	211	3
41.32.813	AMD	101	1	43.06B.020	AMD	165	2
41.32.868	AMD	101	2	43.07	ADD	222	10
41.35.180	AMD	204	2	43.07.220	AMD	222	3
41.40.124	AMD	300	1	43.07.230	AMD	222	4
41.40.127	AMD	300	2	43.07.240	AMD	222	5
41.40.870	AMD	300	3	43.07.365	AMD	222	11
41.40.873	AMD	300	4	43.07.370	AMD	222	12
41.45.230	AMD	329	910	43.07.380	AMD	222	13
41.48.030	AMD	142	1	43.08.190	AMD	329	912
41.50.110	AMD	329	911	43.08.250	AMD	329	913
41.50.780	AMD	229	12	43.09.282	AMD	328	6007
41.56	ADD	203	2	43.15.020	AMD	152	9
41.56.475	AMD	149	1	43.19.1905	REMD	215	4
42.16.010	AMD	186	1	43.19.1906	AMD	215	5

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>43.19.501</u>	AMD	<u>328</u>	6016	<u>43.121.020</u>	AMD	<u>152</u>	7
<u>43.19.706</u>	REP	<u>215</u>	11	<u>43.121.180</u>	AMD	<u>152</u>	6
<u>43.20A</u>	ADD	<u>74</u>	4	<u>43.121.185</u>	AMD	<u>152</u>	5
<u>43.20B.080</u>	AMD	<u>6</u>	302	<u>43.131</u>	ADD	<u>249</u>	9,10
<u>43.20B.695</u>	AMD	<u>53</u>	1	<u>43.131</u>	ADD	<u>315</u>	7,8
<u>43.21C.0383</u>	AMD	<u>37</u>	2	<u>43.131.389</u>	REP	<u>313</u>	6
<u>43.22.350</u>	AMD	<u>181</u>	202	<u>43.131.390</u>	REP	<u>313</u>	6
<u>43.22.434</u>	AMD	<u>181</u>	203	<u>43.135</u>	ADD	<u>1</u>	2,6
<u>43.22.434</u>	AMD	<u>285</u>	4	<u>43.135.035</u>	AMD	<u>1</u>	5
<u>43.22.480</u>	AMD	<u>181</u>	204	<u>43.135.055</u>	AMD	<u>1</u>	14
<u>43.24.150</u>	AMD	<u>119</u>	22	<u>43.155</u>	ADD	<u>299</u>	30
<u>43.31</u>	ADD	<u>276</u>	501,502	<u>43.155.050</u>	AMD	<u>328</u>	6002
<u>43.33A.100</u>	AMD	<u>236</u>	1	<u>43.155.070</u>	REMD	<u>299</u>	25
<u>43.43</u>	ADD	<u>276</u>	201	<u>43.160.010</u>	REMD	<u>327</u>	1
<u>43.43.753</u>	AMD	<u>97</u>	1	<u>43.160.020</u>	AMD	<u>131</u>	1
<u>43.43.754</u>	AMD	<u>97</u>	2	<u>43.160.020</u>	AMD	<u>327</u>	2
<u>43.43.7541</u>	AMD	<u>97</u>	3	<u>43.160.030</u>	AMD	<u>327</u>	3
<u>43.43.756</u>	AMD	<u>97</u>	4	<u>43.160.050</u>	AMD	<u>327</u>	4
<u>43.43.825</u>	AMD	<u>134</u>	28	<u>43.160.060</u>	AMD	<u>327</u>	5
<u>43.60A.140</u>	AMD	<u>183</u>	3	<u>43.160.070</u>	AMD	<u>327</u>	6
<u>43.60A.190</u>	AMD	<u>187</u>	1	<u>43.160.074</u>	AMD	<u>327</u>	7
<u>43.63A</u>	ADD	<u>327</u>	13,14	<u>43.160.076</u>	REMD	<u>327</u>	8
			16	<u>43.160.080</u>	AMD	<u>327</u>	11
<u>43.63A.125</u>	AMD	<u>327</u>	15	<u>43.160.100</u>	REP	<u>327</u>	17
<u>43.70</u>	ADD	<u>146</u>	7	<u>43.160.120</u>	REP	<u>327</u>	17
<u>43.70</u>	ADD	<u>215</u>	8	<u>43.160.130</u>	REP	<u>327</u>	17
<u>43.70.320</u>	AMD	<u>134</u>	16	<u>43.160.140</u>	REP	<u>327</u>	17
<u>43.70.660</u>	AMD	<u>288</u>	6	<u>43.160.150</u>	REP	<u>327</u>	17
<u>43.79.330</u>	AMD	<u>128</u>	18	<u>43.160.160</u>	REP	<u>327</u>	17
<u>43.79A.040</u>	REMD	<u>122</u>	24	<u>43.160.170</u>	REP	<u>327</u>	17
<u>43.79A.040</u>	REMD	<u>128</u>	20	<u>43.160.200</u>	REP	<u>327</u>	17
<u>43.79A.040</u>	REMD	<u>208</u>	9	<u>43.160.210</u>	REP	<u>327</u>	17
<u>43.79A.040</u>	REMD	<u>239</u>	9	<u>43.160.220</u>	REP	<u>327</u>	17
<u>43.84.092</u>	REMD	<u>106</u>	2-4	<u>43.160.230</u>	REP	<u>327</u>	17
<u>43.84.092</u>	REMD	<u>128</u>	19	<u>43.160.240</u>	REP	<u>327</u>	17
<u>43.86A.030</u>	AMD	<u>187</u>	2	<u>43.160.900</u>	AMD	<u>327</u>	9
<u>43.86A.060</u>	AMD	<u>187</u>	3	<u>43.168.020</u>	AMD	<u>131</u>	2
<u>43.88</u>	ADD	<u>326</u>	3	<u>43.180.160</u>	AMD	<u>111</u>	1
<u>43.88A.020</u>	AMD	<u>1</u>	3	<u>43.185A</u>	ADD	<u>112</u>	2
<u>43.88A.030</u>	AMD	<u>1</u>	4	<u>43.185A.010</u>	AMD	<u>6</u>	301
<u>43.99N.060</u>	AMD	<u>328</u>	6017	<u>43.185A.110</u>	AMD	<u>112</u>	1
<u>43.101.010</u>	AMD	<u>69</u>	2	<u>43.215</u>	ADD	<u>164</u>	1,2
<u>43.101.080</u>	AMD	<u>69</u>	3	<u>43.320</u>	ADD	<u>3</u>	1-3
<u>43.101.095</u>	AMD	<u>74</u>	8	<u>43.320</u>	ADD	<u>322</u>	1-3
<u>43.105</u>	ADD	<u>151</u>	2	<u>43.330</u>	ADD	<u>14</u>	9
<u>43.105</u>	ADD	<u>262</u>	3,5	<u>43.330</u>	ADD	<u>290</u>	1
<u>43.121.015</u>	AMD	<u>152</u>	8	<u>43.330.086</u>	AMD	<u>131</u>	3

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>43.330.250</u>	AMD	<u>329</u>	914	<u>47.01.350</u>	AMD	<u>45</u>	1
<u>43.334</u>	ADD	<u>275</u>	4,7	<u>47.04</u>	ADD	<u>257</u>	1
<u>43.365.020</u>	AMD	<u>85</u>	1	<u>47.29.060</u>	AMD	<u>122</u>	18
<u>43.365.030</u>	AMD	<u>85</u>	2	<u>47.56</u>	ADD	<u>4</u>	2
<u>44.04</u>	ADD	<u>222</u>	6-8	<u>47.56</u>	ADD	<u>122</u>	1-7
<u>44.28</u>	ADD	<u>160</u>	5				23
<u>44.28.801</u>	REP	<u>327</u>	17	<u>47.56</u>	ADD	<u>270</u>	3-5
<u>44.48</u>	ADD	<u>326</u>	2	<u>47.56.030</u>	AMD	<u>122</u>	8
<u>46.01</u>	ADD	<u>74</u>	6	<u>47.56.040</u>	AMD	<u>122</u>	9
<u>46.04</u>	ADD	<u>282</u>	1	<u>47.56.070</u>	AMD	<u>122</u>	10
<u>46.10.020</u>	AMD	<u>52</u>	1	<u>47.56.076</u>	AMD	<u>122</u>	11
<u>46.10.040</u>	AMD	<u>52</u>	2	<u>47.56.0761</u>	REP	<u>122</u>	22
<u>46.12.101</u>	AMD	<u>316</u>	1	<u>47.56.078</u>	AMD	<u>122</u>	12
<u>46.12.510</u>	AMD	<u>139</u>	26	<u>47.56.080</u>	REP	<u>122</u>	22
<u>46.16.045</u>	AMD	<u>51</u>	1	<u>47.56.120</u>	AMD	<u>122</u>	13
<u>46.16.305</u>	REMD	<u>72</u>	1	<u>47.56.240</u>	AMD	<u>122</u>	14
<u>46.16.30920</u>	AMD	<u>183</u>	1	<u>47.58.030</u>	AMD	<u>122</u>	19
<u>46.16.30921</u>	AMD	<u>183</u>	2	<u>47.60</u>	ADD	<u>124</u>	2,5
<u>46.16.381</u>	AMD	<u>1000</u>	1	<u>47.60</u>	ADD	<u>126</u>	4
<u>46.16.725</u>	AMD	<u>72</u>	2	<u>47.60.005</u>	AMD	<u>124</u>	1
<u>46.20</u>	ADD	<u>282</u>	9,10	<u>47.60.010</u>	AMD	<u>122</u>	20
<u>46.20.035</u>	AMD	<u>267</u>	8	<u>47.60.335</u>	AMD	<u>124</u>	7
<u>46.20.113</u>	AMD	<u>139</u>	27	<u>47.60.345</u>	AMD	<u>124</u>	4
<u>46.20.1131</u>	AMD	<u>139</u>	28	<u>47.60.375</u>	AMD	<u>124</u>	3
<u>46.20.308</u>	REMD	<u>282</u>	2	<u>47.60.385</u>	AMD	<u>124</u>	6
<u>46.20.342</u>	AMD	<u>282</u>	4	<u>47.60.645</u>	AMD	<u>45</u>	2
<u>46.20.380</u>	AMD	<u>282</u>	5	<u>47.60.662</u>	AMD	<u>45</u>	3
<u>46.20.391</u>	AMD	<u>282</u>	6	<u>47.68.380</u>	AMD	<u>34</u>	1
<u>46.20.400</u>	AMD	<u>282</u>	7	<u>48</u>	ADD	<u>145</u>	1-18
<u>46.20.410</u>	AMD	<u>282</u>	8	<u>48.02.190</u>	REMD	<u>328</u>	6003
<u>46.20.720</u>	AMD	<u>282</u>	12	<u>48.03.020</u>	AMD	<u>217</u>	1
<u>46.20.740</u>	AMD	<u>282</u>	13	<u>48.03.040</u>	AMD	<u>100</u>	1
<u>46.44.0915</u>	AMD	<u>89</u>	1	<u>48.05.140</u>	AMD	<u>217</u>	2
<u>46.44.140</u>	AMD	<u>76</u>	1	<u>48.05.180</u>	AMD	<u>217</u>	3
<u>46.52.130</u>	AMD	<u>253</u>	1	<u>48.05.465</u>	AMD	<u>217</u>	4
<u>46.55</u>	ADD	<u>201</u>	3	<u>48.13</u>	ADD	<u>234</u>	7
<u>46.61.502</u>	AMD	<u>282</u>	20	<u>48.13.220</u>	AMD	<u>217</u>	5
<u>46.61.504</u>	AMD	<u>282</u>	21	<u>48.13.450</u>	AMD	<u>234</u>	1
<u>46.61.5055</u>	AMD	<u>282</u>	14	<u>48.13.455</u>	AMD	<u>234</u>	2
<u>46.61.524</u>	AMD	<u>231</u>	46	<u>48.13.460</u>	AMD	<u>234</u>	3
<u>46.63.020</u>	REMD	<u>282</u>	11	<u>48.13.465</u>	AMD	<u>234</u>	4
<u>46.68</u>	ADD	<u>282</u>	3	<u>48.13.475</u>	AMD	<u>234</u>	5
<u>46.68.110</u>	AMD	<u>121</u>	601	<u>48.13.490</u>	AMD	<u>234</u>	6
<u>46.76.020</u>	AMD	<u>19</u>	1	<u>48.14.020</u>	AMD	<u>217</u>	6
<u>46.82.420</u>	AMD	<u>125</u>	3	<u>48.14.040</u>	AMD	<u>217</u>	7
<u>47.01</u>	ADD	<u>14</u>	8	<u>48.14.095</u>	AMD	<u>217</u>	8
<u>47.01</u>	ADD	<u>270</u>	2,7	<u>48.15.080</u>	AMD	<u>217</u>	9

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>48.15.140</u>	AMD	<u>217</u>	10	<u>48.41.100</u>	AMD	<u>317</u>	4
<u>48.15.160</u>	AMD	<u>217</u>	11	<u>48.43</u>	ADD	<u>304</u>	1
<u>48.18.100</u>	AMD	<u>217</u>	12	<u>48.43.005</u>	REMD	<u>144</u>	1
<u>48.18.110</u>	AMD	<u>303</u>	1	<u>48.43.005</u>	REMD	<u>145</u>	20
<u>48.18.180</u>	AMD	<u>217</u>	13	<u>48.43.105</u>	AMD	<u>217</u>	48
<u>48.18.220</u>	AMD	<u>217</u>	14	<u>48.43.335</u>	AMD	<u>217</u>	49
<u>48.18.240</u>	AMD	<u>217</u>	15	<u>48.44.011</u>	AMD	<u>217</u>	50
<u>48.18.289</u>	AMD	<u>217</u>	16	<u>48.44.017</u>	AMD	<u>303</u>	5
<u>48.18.292</u>	AMD	<u>217</u>	17	<u>48.44.020</u>	AMD	<u>217</u>	51
<u>48.18.543</u>	AMD	<u>217</u>	18	<u>48.44.020</u>	AMD	<u>303</u>	2
<u>48.18A.035</u>	AMD	<u>217</u>	19	<u>48.44.023</u>	AMD	<u>143</u>	7
<u>48.18A.060</u>	AMD	<u>217</u>	20	<u>48.44.164</u>	AMD	<u>217</u>	52
<u>48.20</u>	ADD	<u>217</u>	24	<u>48.44.230</u>	AMD	<u>217</u>	53
<u>48.20.013</u>	AMD	<u>217</u>	21	<u>48.46.023</u>	AMD	<u>217</u>	54
<u>48.20.025</u>	AMD	<u>303</u>	4	<u>48.46.060</u>	AMD	<u>303</u>	3
<u>48.20.042</u>	AMD	<u>217</u>	22	<u>48.46.062</u>	AMD	<u>303</u>	6
<u>48.20.072</u>	AMD	<u>217</u>	23	<u>48.46.066</u>	AMD	<u>143</u>	8
<u>48.21.045</u>	AMD	<u>143</u>	6	<u>48.46.170</u>	AMD	<u>217</u>	55
<u>48.21A.040</u>	AMD	<u>217</u>	25	<u>48.46.243</u>	AMD	<u>217</u>	56
<u>48.23.380</u>	AMD	<u>217</u>	26	<u>48.46.260</u>	AMD	<u>217</u>	57
<u>48.23.420</u>	AMD	<u>217</u>	27	<u>48.46.340</u>	AMD	<u>217</u>	58
<u>48.23A</u>	ADD	<u>217</u>	31	<u>48.50.070</u>	AMD	<u>217</u>	59
<u>48.23A.040</u>	AMD	<u>217</u>	28	<u>48.56.020</u>	AMD	<u>217</u>	60
<u>48.23A.070</u>	AMD	<u>217</u>	29	<u>48.56.080</u>	AMD	<u>217</u>	61
<u>48.23A.080</u>	AMD	<u>217</u>	30	<u>48.62.121</u>	AMD	<u>217</u>	62
<u>48.24</u>	ADD	<u>310</u>	1	<u>48.62.151</u>	AMD	<u>217</u>	63
<u>48.24.080</u>	AMD	<u>217</u>	32	<u>48.66.055</u>	AMD	<u>217</u>	64
<u>48.25.140</u>	AMD	<u>217</u>	33	<u>48.66.120</u>	AMD	<u>217</u>	65
<u>48.29</u>	ADD	<u>110</u>	2-7	<u>48.76.090</u>	AMD	<u>217</u>	66
			9,13	<u>48.84.010</u>	AMD	<u>145</u>	19
<u>48.29.010</u>	AMD	<u>110</u>	1	<u>48.84.050</u>	AMD	<u>217</u>	67
<u>48.29.140</u>	AMD	<u>110</u>	8	<u>48.84.060</u>	AMD	<u>217</u>	68
<u>48.30.100</u>	AMD	<u>217</u>	34	<u>48.85.010</u>	AMD	<u>145</u>	21
<u>48.30.140</u>	AMD	<u>217</u>	35	<u>48.92.040</u>	AMD	<u>217</u>	69
<u>48.30.150</u>	AMD	<u>217</u>	36	<u>48.92.090</u>	AMD	<u>217</u>	70
<u>48.30.157</u>	AMD	<u>217</u>	37	<u>48.92.095</u>	AMD	<u>217</u>	71
<u>48.30.170</u>	AMD	<u>217</u>	38	<u>48.92.120</u>	AMD	<u>217</u>	72
<u>48.30.200</u>	AMD	<u>217</u>	39	<u>48.94.005</u>	AMD	<u>217</u>	73
<u>48.30.240</u>	AMD	<u>217</u>	40	<u>48.94.040</u>	AMD	<u>217</u>	74
<u>48.30.260</u>	AMD	<u>217</u>	41	<u>48.97.005</u>	AMD	<u>217</u>	75
<u>48.30.270</u>	AMD	<u>217</u>	42	<u>48.97.015</u>	AMD	<u>217</u>	76
<u>48.31.111</u>	AMD	<u>217</u>	43	<u>48.97.020</u>	AMD	<u>217</u>	77
<u>48.31.141</u>	AMD	<u>217</u>	44	<u>48.97.025</u>	AMD	<u>217</u>	78
<u>48.36A.310</u>	AMD	<u>217</u>	45	<u>48.97.900</u>	AMD	<u>217</u>	79
<u>48.36A.330</u>	AMD	<u>217</u>	46	<u>48.98.010</u>	AMD	<u>217</u>	80
<u>48.37.060</u>	AMD	<u>100</u>	2	<u>48.98.015</u>	AMD	<u>217</u>	81
<u>48.41.060</u>	AMD	<u>217</u>	47	<u>48.98.020</u>	AMD	<u>217</u>	82

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>48.98.030</u>	AMD	<u>217</u>	83	<u>53.08.295</u>	AMD	<u>45</u>	4
<u>48.99.030</u>	AMD	<u>217</u>	84	<u>53.12.270</u>	AMD	<u>130</u>	18
<u>48.115.001</u>	AMD	<u>217</u>	85	<u>53.34.010</u>	AMD	<u>122</u>	21
<u>48.115.005</u>	AMD	<u>217</u>	86	<u>54.04.045</u>	AMD	<u>197</u>	2
<u>48.115.010</u>	AMD	<u>217</u>	87	<u>54.04.070</u>	AMD	<u>216</u>	2
<u>48.115.015</u>	AMD	<u>217</u>	88	<u>54.04.082</u>	AMD	<u>216</u>	3
<u>48.115.020</u>	AMD	<u>217</u>	89	<u>54.12.080</u>	AMD	<u>218</u>	1
<u>48.115.025</u>	AMD	<u>217</u>	90	<u>54.16</u>	ADD	<u>299</u>	22
<u>48.115.030</u>	AMD	<u>217</u>	91	<u>54.16.180</u>	AMD	<u>198</u>	5
<u>48.115.035</u>	AMD	<u>217</u>	92	<u>54.44.020</u>	AMD	<u>198</u>	3
<u>48.115.040</u>	AMD	<u>217</u>	93	<u>57.12.010</u>	AMD	<u>31</u>	1
<u>48.120.005</u>	AMD	<u>217</u>	94	<u>58.08.040</u>	AMD	<u>17</u>	2
<u>48.120.010</u>	AMD	<u>217</u>	95	<u>59.18</u>	ADD	<u>278</u>	13
<u>48.125.030</u>	AMD	<u>217</u>	96	<u>59.18.030</u>	AMD	<u>278</u>	12
<u>48.135.010</u>	AMD	<u>217</u>	97	<u>59.18.200</u>	AMD	<u>113</u>	4
<u>49</u>	ADD	<u>71</u>	1-3	<u>59.18.312</u>	AMD	<u>43</u>	1
<u>49</u>	ADD	<u>286</u>	1-15	<u>59.18.365</u>	AMD	<u>75</u>	1
<u>49.46</u>	ADD	<u>199</u>	2	<u>59.18.375</u>	AMD	<u>75</u>	2
<u>49.60.230</u>	REMD	<u>266</u>	7	<u>59.18.600</u>	REP	<u>256</u>	3
<u>49.60.250</u>	REMD	<u>266</u>	8	<u>59.20</u>	ADD	<u>116</u>	4,5
<u>50.04.145</u>	AMD	<u>102</u>	1	<u>59.20.030</u>	AMD	<u>116</u>	2
<u>50.12.010</u>	AMD	<u>74</u>	5	<u>59.22.050</u>	AMD	<u>116</u>	6
<u>50.12.070</u>	AMD	<u>120</u>	7	<u>59.23.005</u>	REP	<u>116</u>	7
<u>50.13.060</u>	AMD	<u>120</u>	6	<u>59.23.010</u>	REP	<u>116</u>	7
<u>50.16.010</u>	AMD	<u>329</u>	915	<u>59.23.015</u>	REP	<u>116</u>	7
<u>50.20.050</u>	AMD	<u>323</u>	1	<u>59.23.020</u>	REP	<u>116</u>	7
<u>50.29.021</u>	AMD	<u>323</u>	2	<u>59.23.025</u>	REP	<u>116</u>	7
<u>51.04</u>	ADD	<u>74</u>	2	<u>59.23.030</u>	REP	<u>116</u>	7
<u>51.08</u>	ADD	<u>102</u>	5	<u>59.23.035</u>	REP	<u>116</u>	7
<u>51.08.070</u>	AMD	<u>102</u>	2	<u>59.23.040</u>	REP	<u>116</u>	7
<u>51.08.180</u>	AMD	<u>102</u>	3	<u>60.04.211</u>	AMD	<u>6</u>	641
<u>51.08.195</u>	AMD	<u>102</u>	4	<u>61.24.010</u>	AMD	<u>153</u>	1
<u>51.12.020</u>	AMD	<u>217</u>	98	<u>61.24.030</u>	AMD	<u>108</u>	22
<u>51.12.100</u>	AMD	<u>70</u>	1	<u>61.24.030</u>	AMD	<u>153</u>	2
<u>51.12.120</u>	AMD	<u>88</u>	1	<u>61.24.040</u>	AMD	<u>153</u>	3
<u>51.16.070</u>	AMD	<u>120</u>	5	<u>61.24.045</u>	AMD	<u>153</u>	4
<u>51.32</u>	ADD	<u>280</u>	3	<u>61.24.130</u>	AMD	<u>153</u>	5
<u>51.32.240</u>	AMD	<u>280</u>	2	<u>61.24.135</u>	AMD	<u>153</u>	6
<u>51.36.020</u>	AMD	<u>54</u>	1	<u>61.34</u>	ADD	<u>278</u>	2-10
<u>51.44</u>	ADD	<u>280</u>	4	<u>61.34.020</u>	AMD	<u>278</u>	1
<u>51.48.020</u>	AMD	<u>120</u>	9	<u>61.34.040</u>	AMD	<u>278</u>	11
<u>51.48.103</u>	AMD	<u>120</u>	8	<u>62A.9A-525</u>	AMD	<u>290</u>	2
<u>51.52</u>	ADD	<u>280</u>	5	<u>63.60.010</u>	AMD	<u>62</u>	1
<u>51.52.050</u>	AMD	<u>280</u>	1	<u>63.60.020</u>	AMD	<u>62</u>	2
<u>53</u>	ADD	<u>130</u>	5-15	<u>63.60.030</u>	AMD	<u>62</u>	3
<u>53.08</u>	ADD	<u>130</u>	3,4	<u>64.06.010</u>	AMD	<u>6</u>	632
<u>53.08.120</u>	AMD	<u>130</u>	1	<u>64.28.010</u>	AMD	<u>6</u>	625

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>64.28.020</u>	AMD	<u>6</u>	626	<u>67.40.025</u>	AMD	<u>329</u>	916
<u>64.28.030</u>	AMD	<u>6</u>	627	<u>67.40.040</u>	AMD	<u>328</u>	6011
<u>64.28.040</u>	AMD	<u>6</u>	628	<u>67.40.040</u>	AMD	<u>329</u>	917
<u>64.32.010</u>	AMD	<u>114</u>	3	<u>68</u>	ADD	<u>139</u>	1-24
<u>64.32.150</u>	AMD	<u>114</u>	2				30
<u>64.34</u>	ADD	<u>113</u>	3	<u>68.50</u>	ADD	<u>275</u>	1
<u>64.34</u>	ADD	<u>115</u>	1-6	<u>68.50.500</u>	REP	<u>139</u>	31
<u>64.34.010</u>	AMD	<u>114</u>	1	<u>68.50.510</u>	REP	<u>139</u>	31
<u>64.34.010</u>	AMD	<u>115</u>	7	<u>68.50.520</u>	REP	<u>139</u>	31
<u>64.34.020</u>	AMD	<u>115</u>	8	<u>68.50.530</u>	REP	<u>139</u>	31
<u>64.34.304</u>	AMD	<u>115</u>	9	<u>68.50.540</u>	REP	<u>139</u>	31
<u>64.34.410</u>	AMD	<u>115</u>	10	<u>68.50.550</u>	REP	<u>139</u>	31
<u>64.34.425</u>	AMD	<u>115</u>	11	<u>68.50.560</u>	REP	<u>139</u>	31
<u>64.34.440</u>	AMD	<u>113</u>	1	<u>68.50.570</u>	REP	<u>139</u>	31
<u>64.44</u>	ADD	<u>201</u>	2	<u>68.50.580</u>	REP	<u>139</u>	31
<u>64.44.050</u>	AMD	<u>201</u>	1	<u>68.50.590</u>	REP	<u>139</u>	31
<u>65</u>	ADD	<u>57</u>	1-7	<u>68.50.600</u>	REP	<u>139</u>	31
<u>66.04.010</u>	AMD	<u>94</u>	3	<u>68.50.610</u>	REP	<u>139</u>	31
<u>66.04.010</u>	REMD	<u>94</u>	4	<u>68.50.620</u>	REP	<u>139</u>	31
<u>66.08.026</u>	AMD	<u>67</u>	1	<u>68.50.635</u>	RECD	<u>139</u>	30
<u>66.12</u>	ADD	<u>64</u>	1	<u>68.50.640</u>	RECD	<u>139</u>	30
<u>66.20.010</u>	AMD	<u>181</u>	601,602	<u>68.52</u>	ADD	<u>96</u>	2
<u>66.20.300</u>	AMD	<u>41</u>	1	<u>68.52.100</u>	AMD	<u>96</u>	1
<u>66.20.300</u>	AMD	<u>94</u>	10	<u>68.60</u>	ADD	<u>275</u>	3
<u>66.20.310</u>	AMD	<u>41</u>	2,3	<u>69.50.505</u>	AMD	<u>6</u>	631
<u>66.20.310</u>	AMD	<u>94</u>	11	<u>70</u>	ADD	<u>14</u>	1-4
<u>66.24</u>	ADD	<u>94</u>	2				7,11,12
<u>66.24.140</u>	AMD	<u>94</u>	1	<u>70</u>	ADD	<u>288</u>	2-5
<u>66.24.170</u>	AMD	<u>41</u>	5				7,9
<u>66.24.185</u>	AMD	<u>41</u>	4	<u>70.41</u>	ADD	<u>47</u>	2,3
<u>66.24.210</u>	REMD	<u>94</u>	8	<u>70.41.080</u>	AMD	<u>155</u>	1
<u>66.24.240</u>	AMD	<u>41</u>	6,7	<u>70.41.210</u>	AMD	<u>134</u>	14
<u>66.24.244</u>	REMD	<u>41</u>	8,9	<u>70.44.050</u>	AMD	<u>31</u>	2
<u>66.24.244</u>	REMD	<u>248</u>	1,2	<u>70.47.015</u>	AMD	<u>217</u>	99
<u>66.24.400</u>	REMD	<u>41</u>	10	<u>70.47A.020</u>	AMD	<u>143</u>	1
<u>66.24.481</u>	AMD	<u>94</u>	9	<u>70.47A.030</u>	AMD	<u>143</u>	2
<u>66.24.590</u>	AMD	<u>41</u>	11	<u>70.47A.040</u>	AMD	<u>143</u>	3
<u>66.28.010</u>	REMD	<u>94</u>	5	<u>70.47A.070</u>	AMD	<u>143</u>	4
<u>66.28.040</u>	AMD	<u>41</u>	12	<u>70.47A.110</u>	AMD	<u>143</u>	5
<u>66.28.040</u>	AMD	<u>94</u>	6	<u>70.54</u>	ADD	<u>56</u>	3
<u>66.28.060</u>	AMD	<u>94</u>	7	<u>70.54.220</u>	AMD	<u>56</u>	2
<u>67.16.060</u>	AMD	<u>24</u>	1	<u>70.56.020</u>	AMD	<u>136</u>	1
<u>67.28</u>	ADD	<u>137</u>	3	<u>70.56.040</u>	AMD	<u>136</u>	2
<u>67.28.180</u>	AMD	<u>264</u>	2	<u>70.56.050</u>	AMD	<u>136</u>	3
<u>67.28.1815</u>	AMD	<u>264</u>	3	<u>70.74</u>	ADD	<u>285</u>	11
<u>67.28.1816</u>	AMD	<u>28</u>	1	<u>70.74.137</u>	AMD	<u>285</u>	5
<u>67.40</u>	ADD	<u>137</u>	4	<u>70.74.140</u>	AMD	<u>285</u>	6

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>70.74.142</u>	AMD	<u>285</u>	7	<u>71.24.035</u>	REMD	<u>267</u>	5
<u>70.74.144</u>	AMD	<u>285</u>	8	<u>71.24.300</u>	AMD	<u>261</u>	4
<u>70.74.146</u>	AMD	<u>285</u>	9	<u>71.24.320</u>	AMD	<u>261</u>	5
<u>70.74.360</u>	AMD	<u>285</u>	10	<u>71.24.330</u>	AMD	<u>261</u>	6
<u>70.79.330</u>	AMD	<u>181</u>	205	<u>71A.20.170</u>	AMD	<u>265</u>	1
<u>70.87.030</u>	AMD	<u>181</u>	206	<u>72.01</u>	ADD	<u>104</u>	4
<u>70.87.120</u>	AMD	<u>181</u>	207	<u>72.01.210</u>	AMD	<u>104</u>	3
<u>70.94.151</u>	AMD	<u>14</u>	5	<u>72.09</u>	ADD	<u>231</u>	56
<u>70.94.161</u>	AMD	<u>14</u>	6	<u>72.09</u>	ADD	<u>276</u>	601
<u>70.94.473</u>	AMD	<u>40</u>	1	<u>72.09.015</u>	AMD	<u>231</u>	47
<u>70.95C.120</u>	AMD	<u>178</u>	1	<u>72.09.270</u>	AMD	<u>231</u>	48
<u>70.95L.020</u>	AMD	<u>193</u>	1	<u>72.09.345</u>	AMD	<u>231</u>	49
<u>70.95N.290</u>	AMD	<u>79</u>	1	<u>72.09.580</u>	AMD	<u>231</u>	50
<u>70.96A.350</u>	AMD	<u>329</u>	918	<u>72.23</u>	ADD	<u>47</u>	4
<u>70.96A.800</u>	AMD	<u>320</u>	1	<u>72.36.030</u>	AMD	<u>6</u>	503
<u>70.96B.010</u>	AMD	<u>320</u>	3	<u>72.36.040</u>	AMD	<u>6</u>	504
<u>70.96B.050</u>	AMD	<u>320</u>	5	<u>72.36.050</u>	AMD	<u>6</u>	505
<u>70.96B.100</u>	AMD	<u>320</u>	6	<u>72.36.070</u>	AMD	<u>6</u>	506
<u>70.96B.800</u>	AMD	<u>320</u>	2	<u>72.36.110</u>	AMD	<u>6</u>	507
<u>70.96B.900</u>	REP	<u>320</u>	7	<u>73.04.010</u>	AMD	<u>6</u>	510
<u>70.105D</u>	ADD	<u>106</u>	1	<u>73.04.110</u>	AMD	<u>183</u>	4
<u>70.105D.070</u>	REMD	<u>328</u>	6009	<u>73.04.115</u>	AMD	<u>6</u>	511
<u>70.105D.070</u>	AMD	<u>329</u>	919,920	<u>73.04.120</u>	AMD	<u>6</u>	508
<u>70.105D.070</u>	REMD	<u>329</u>	921	<u>73.08.005</u>	AMD	<u>6</u>	502
<u>70.118.140</u>	AMD	<u>202</u>	1	<u>73.36.140</u>	AMD	<u>6</u>	509
<u>70.118.140</u>	RECD	<u>202</u>	3	<u>74.04</u>	ADD	<u>74</u>	3
<u>70.119A</u>	ADD	<u>214</u>	2	<u>74.04.660</u>	AMD	<u>181</u>	301
<u>70.120A</u>	ADD	<u>32</u>	2	<u>74.08A.340</u>	AMD	<u>329</u>	922
<u>70.123.020</u>	AMD	<u>6</u>	303	<u>74.09</u>	ADD	<u>146</u>	13
<u>70.129.140</u>	AMD	<u>6</u>	304	<u>74.09</u>	ADD	<u>245</u>	1
<u>70.146</u>	ADD	<u>299</u>	31	<u>74.09.510</u>	AMD	<u>317</u>	1
<u>70.146.070</u>	REMD	<u>299</u>	26	<u>74.09.530</u>	AMD	<u>317</u>	2
<u>71.05.020</u>	REMD	<u>156</u>	1	<u>74.13</u>	ADD	<u>267</u>	7
<u>71.05.215</u>	AMD	<u>156</u>	2	<u>74.13</u>	ADD	<u>281</u>	1,2
<u>71.05.217</u>	AMD	<u>156</u>	3	<u>74.13.031</u>	AMD	<u>267</u>	6
<u>71.05.235</u>	AMD	<u>213</u>	5	<u>74.13.640</u>	AMD	<u>211</u>	1
<u>71.05.280</u>	AMD	<u>213</u>	6	<u>74.15</u>	ADD	<u>267</u>	10
<u>71.05.290</u>	AMD	<u>213</u>	7	<u>74.15.040</u>	AMD	<u>232</u>	3
<u>71.05.300</u>	AMD	<u>213</u>	8	<u>74.15.240</u>	AMD	<u>267</u>	11
<u>71.05.320</u>	AMD	<u>213</u>	9	<u>74.34</u>	ADD	<u>146</u>	10
<u>71.05.425</u>	AMD	<u>213</u>	10	<u>74.38.030</u>	AMD	<u>146</u>	5
<u>71.09.025</u>	AMD	<u>213</u>	11	<u>74.39A</u>	ADD	<u>146</u>	8
<u>71.09.030</u>	AMD	<u>213</u>	12	<u>74.39A.290</u>	AMD	<u>140</u>	1
<u>71.09.060</u>	AMD	<u>213</u>	13	<u>74.41.040</u>	AMD	<u>146</u>	2
<u>71.24</u>	ADD	<u>261</u>	1	<u>74.41.050</u>	AMD	<u>146</u>	4
<u>71.24.025</u>	AMD	<u>261</u>	2	<u>74.42.070</u>	AMD	<u>6</u>	305
<u>71.24.035</u>	REMD	<u>261</u>	3	<u>74.46.421</u>	AMD	<u>263</u>	1

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>74.46.431</u>	AMD	<u>263</u>	2	<u>79A.15.040</u>	REMD	<u>299</u>	29
<u>74.46.511</u>	AMD	<u>263</u>	3	<u>79A.60.070</u>	REP	<u>231</u>	57
<u>74.46.515</u>	AMD	<u>263</u>	4	<u>80.04.130</u>	AMD	<u>181</u>	401
<u>74.46.803</u>	AMD	<u>255</u>	1	<u>80.28.010</u>	AMD	<u>299</u>	35
<u>74.46.807</u>	AMD	<u>255</u>	2	<u>80.28.060</u>	AMD	<u>181</u>	402
<u>76.09.030</u>	AMD	<u>46</u>	1	<u>80.28.300</u>	AMD	<u>299</u>	21
<u>76.15</u>	ADD	<u>299</u>	4,5,8	<u>80.36.110</u>	AMD	<u>181</u>	403
<u>76.15.010</u>	AMD	<u>299</u>	23	<u>80.36.135</u>	AMD	<u>181</u>	414
<u>76.15.020</u>	AMD	<u>299</u>	3	<u>80.36.145</u>	AMD	<u>181</u>	407
<u>76.48</u>	ADD	<u>191</u>	1	<u>80.36.320</u>	AMD	<u>181</u>	408
<u>76.48.020</u>	AMD	<u>191</u>	9	<u>80.36.330</u>	AMD	<u>181</u>	409
<u>76.48.050</u>	AMD	<u>191</u>	2	<u>80.36.350</u>	AMD	<u>181</u>	410
<u>76.48.060</u>	AMD	<u>191</u>	3	<u>80.80.020</u>	REP	<u>14</u>	13
<u>76.48.085</u>	AMD	<u>191</u>	4	<u>81.04.130</u>	AMD	<u>181</u>	404
<u>76.48.086</u>	AMD	<u>191</u>	5	<u>81.04.150</u>	AMD	<u>181</u>	405
<u>76.48.110</u>	AMD	<u>191</u>	6	<u>81.28.050</u>	AMD	<u>181</u>	406
<u>76.48.120</u>	AMD	<u>191</u>	7	<u>81.68.046</u>	AMD	<u>181</u>	415
<u>76.48.200</u>	AMD	<u>191</u>	8	<u>81.84.070</u>	AMD	<u>181</u>	416
<u>77.04.150</u>	AMD	<u>294</u>	1	<u>81.108.050</u>	AMD	<u>181</u>	411
<u>77.08.010</u>	REMD	<u>277</u>	2	<u>81.108.060</u>	AMD	<u>181</u>	412
<u>77.12</u>	ADD	<u>225</u>	4	<u>81.108.110</u>	AMD	<u>181</u>	413
<u>77.15</u>	ADD	<u>225</u>	2	<u>82</u>	ADD	<u>15</u>	1-3
<u>77.15.280</u>	AMD	<u>244</u>	2				5,6
<u>77.15.650</u>	AMD	<u>10</u>	2	<u>82.02.020</u>	AMD	<u>113</u>	2
<u>77.32</u>	ADD	<u>10</u>	1	<u>82.02.090</u>	AMD	<u>42</u>	1
<u>77.32.010</u>	AMD	<u>329</u>	923	<u>82.04</u>	ADD	<u>81</u>	15
<u>77.32.070</u>	AMD	<u>244</u>	1	<u>82.04</u>	ADD	<u>223</u>	1
<u>77.32.250</u>	AMD	<u>10</u>	3	<u>82.04</u>	ADD	<u>283</u>	1
<u>77.32.470</u>	AMD	<u>35</u>	1	<u>82.04</u>	ADD	<u>284</u>	2
<u>77.55.021</u>	AMD	<u>272</u>	1	<u>82.04</u>	ADD	<u>314</u>	2,3
<u>77.60</u>	ADD	<u>202</u>	3	<u>82.04.214</u>	AMD	<u>273</u>	1
<u>77.60.160</u>	AMD	<u>202</u>	2	<u>82.04.250</u>	AMD	<u>81</u>	5
<u>77.80.010</u>	REP	<u>252</u>	5	<u>82.04.260</u>	REMD	<u>81</u>	4
<u>77.80.020</u>	AMD	<u>252</u>	2	<u>82.04.260</u>	REMD	<u>217</u>	100
<u>77.80.050</u>	AMD	<u>252</u>	3	<u>82.04.260</u>	REMD	<u>296</u>	1
<u>77.80.060</u>	AMD	<u>252</u>	4	<u>82.04.290</u>	AMD	<u>81</u>	6
<u>79.17.010</u>	AMD	<u>328</u>	6012	<u>82.04.298</u>	AMD	<u>49</u>	1
<u>79.17.020</u>	REMD	<u>328</u>	6013	<u>82.04.431</u>	AMD	<u>137</u>	1
<u>79.64.020</u>	AMD	<u>328</u>	6004	<u>82.04.44525</u>	AMD	<u>81</u>	9
<u>79.105</u>	ADD	<u>132</u>	1	<u>82.04.4461</u>	AMD	<u>81</u>	7
<u>79.105</u>	ADD	<u>299</u>	33	<u>82.04.4463</u>	AMD	<u>81</u>	8
<u>79.105.150</u>	AMD	<u>299</u>	28	<u>82.04.4487</u>	REP	<u>81</u>	16
<u>79.110.230</u>	AMD	<u>55</u>	1	<u>82.04.4489</u>	AMD	<u>85</u>	3
<u>79.110.240</u>	AMD	<u>55</u>	2	<u>82.08</u>	ADD	<u>92</u>	1
<u>79A.05.065</u>	AMD	<u>238</u>	1	<u>82.08</u>	ADD	<u>137</u>	2
<u>79A.05.165</u>	AMD	<u>83</u>	2	<u>82.08</u>	ADD	<u>237</u>	2
<u>79A.15</u>	ADD	<u>299</u>	34	<u>82.08</u>	ADD	<u>260</u>	1

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>82.08</u>	ADD	<u>314</u>	4	<u>82.32.600</u>	REMD	<u>81</u>	14
<u>82.08</u>	ADD	<u>325</u>	2,3	<u>82.32.635</u>	REP	<u>81</u>	16
<u>82.08.0316</u>	AMD	<u>228</u>	3	<u>82.32.640</u>	REP	<u>81</u>	16
<u>82.08.975</u>	AMD	<u>81</u>	2	<u>82.32.730</u>	AMD	<u>324</u>	1
<u>82.08.981</u>	REP	<u>81</u>	16	<u>82.36.031</u>	AMD	<u>181</u>	505
<u>82.12</u>	ADD	<u>92</u>	2	<u>82.38.080</u>	AMD	<u>237</u>	1
<u>82.12</u>	ADD	<u>237</u>	3	<u>82.38.150</u>	AMD	<u>181</u>	506
<u>82.12</u>	ADD	<u>314</u>	5	<u>82.42.040</u>	AMD	<u>181</u>	507
<u>82.12.0316</u>	AMD	<u>228</u>	4	<u>82.45</u>	ADD	<u>269</u>	1
<u>82.12.975</u>	AMD	<u>81</u>	3	<u>82.45.010</u>	AMD	<u>6</u>	701
<u>82.12.981</u>	REP	<u>81</u>	16	<u>82.45.010</u>	AMD	<u>116</u>	3
<u>82.14.030</u>	AMD	<u>86</u>	101	<u>82.50</u>	ADD	<u>181</u>	508
<u>82.14.045</u>	AMD	<u>86</u>	102	<u>82.63.030</u>	AMD	<u>15</u>	4
<u>82.14.048</u>	AMD	<u>86</u>	103	<u>83.100.050</u>	AMD	<u>181</u>	504
<u>82.14.049</u>	AMD	<u>264</u>	4	<u>83.100.230</u>	AMD	<u>329</u>	924
<u>82.14.360</u>	AMD	<u>86</u>	104	<u>84.09.030</u>	AMD	<u>86</u>	501
<u>82.14.390</u>	REMD	<u>48</u>	1	<u>84.33</u>	ADD	<u>181</u>	509
<u>82.14.460</u>	AMD	<u>157</u>	2	<u>84.36</u>	ADD	<u>84</u>	1
<u>82.16.0491</u>	AMD	<u>131</u>	4	<u>84.36.041</u>	AMD	<u>6</u>	707
<u>82.19.010</u>	AMD	<u>86</u>	201	<u>84.36.120</u>	AMD	<u>6</u>	708
<u>82.24</u>	ADD	<u>228</u>	2	<u>84.36.381</u>	AMD	<u>6</u>	706
<u>82.24.020</u>	AMD	<u>86</u>	301	<u>84.36.383</u>	AMD	<u>6</u>	709
<u>82.24.020</u>	AMD	<u>226</u>	3	<u>84.36.383</u>	AMD	<u>182</u>	1
<u>82.24.026</u>	AMD	<u>86</u>	302	<u>84.36.635</u>	AMD	<u>268</u>	1
<u>82.24.027</u>	AMD	<u>86</u>	303	<u>84.37.080</u>	AMD	<u>6</u>	710
<u>82.24.028</u>	AMD	<u>86</u>	304	<u>84.38.030</u>	AMD	<u>6</u>	702
<u>82.24.080</u>	AMD	<u>226</u>	2	<u>84.38.070</u>	AMD	<u>6</u>	703
<u>82.24.110</u>	AMD	<u>226</u>	4	<u>84.38.130</u>	AMD	<u>6</u>	704
<u>82.24.250</u>	AMD	<u>226</u>	5	<u>84.38.150</u>	AMD	<u>6</u>	705
<u>82.29A.080</u>	AMD	<u>86</u>	401	<u>84.40.042</u>	AMD	<u>17</u>	1
<u>82.29A.130</u>	AMD	<u>84</u>	2	<u>84.48.080</u>	AMD	<u>86</u>	502
<u>82.29A.130</u>	AMD	<u>194</u>	1	<u>84.55.050</u>	AMD	<u>319</u>	1
<u>82.29A.135</u>	REMD	<u>268</u>	2	<u>84.56.020</u>	AMD	<u>181</u>	510
<u>82.29A.150</u>	REP	<u>86</u>	402	<u>84.56.440</u>	AMD	<u>181</u>	511
<u>82.29A.900</u>	DECD	<u>86</u>	403	<u>85.06.640</u>	AMD	<u>77</u>	1
<u>82.29A.910</u>	DECD	<u>86</u>	403	<u>86.09.151</u>	AMD	<u>301</u>	27
<u>82.32</u>	ADD	<u>184</u>	1	<u>88.16</u>	ADD	<u>128</u>	15
<u>82.32.050</u>	AMD	<u>181</u>	501	<u>88.16.010</u>	AMD	<u>128</u>	1
<u>82.32.080</u>	AMD	<u>181</u>	502	<u>88.16.035</u>	AMD	<u>128</u>	2
<u>82.32.140</u>	AMD	<u>181</u>	503	<u>88.16.061</u>	AMD	<u>128</u>	17
<u>82.32.330</u>	AMD	<u>81</u>	11	<u>88.16.070</u>	AMD	<u>128</u>	3
<u>82.32.545</u>	AMD	<u>81</u>	10	<u>88.16.090</u>	AMD	<u>128</u>	4
<u>82.32.545</u>	AMD	<u>283</u>	2	<u>88.16.100</u>	AMD	<u>128</u>	5
<u>82.32.550</u>	AMD	<u>81</u>	12	<u>88.16.102</u>	AMD	<u>128</u>	6
<u>82.32.590</u>	REMD	<u>15</u>	7	<u>88.16.103</u>	AMD	<u>128</u>	7
<u>82.32.590</u>	REMD	<u>81</u>	13	<u>88.16.105</u>	AMD	<u>128</u>	8
<u>82.32.600</u>	REMD	<u>15</u>	8	<u>88.16.107</u>	AMD	<u>128</u>	9

RCW Sections Affected by 2008 Statutes

RCW	Action	Bill/Ch.	Sec.	RCW	Action	Bill/Ch.	Sec.
<u>88.16.110</u>	AMD	<u>128</u>	10				
<u>88.16.118</u>	REMD	<u>128</u>	11				
<u>88.16.135</u>	AMD	<u>128</u>	12				
<u>88.16.155</u>	AMD	<u>128</u>	13				
<u>88.16.200</u>	AMD	<u>128</u>	14				
<u>89.08</u>	ADD	<u>299</u>	32				
<u>89.08.520</u>	AMD	<u>299</u>	27				
<u>90.48.390</u>	AMD	<u>329</u>	925				
<u>90.71.310</u>	AMD	<u>329</u>	926				
<u>90.71.370</u>	AMD	<u>329</u>	927				
<u>90.72.030</u>	AMD	<u>250</u>	1				
<u>90.72.045</u>	AMD	<u>250</u>	2				
<u>90.72.070</u>	AMD	<u>250</u>	3				
<u>90.82.060</u>	AMD	<u>210</u>	1				
<u>90.84.030</u>	AMD	<u>80</u>	1				
<u>90.84.040</u>	AMD	<u>80</u>	2				
<u>90.90</u>	ADD	<u>82</u>	1-3				